

# 第125回 お試しアカウント付き 並列プログラミング講習会 「MPI基礎: 並列プログラミング入門」

---

東京大学情報基盤センター

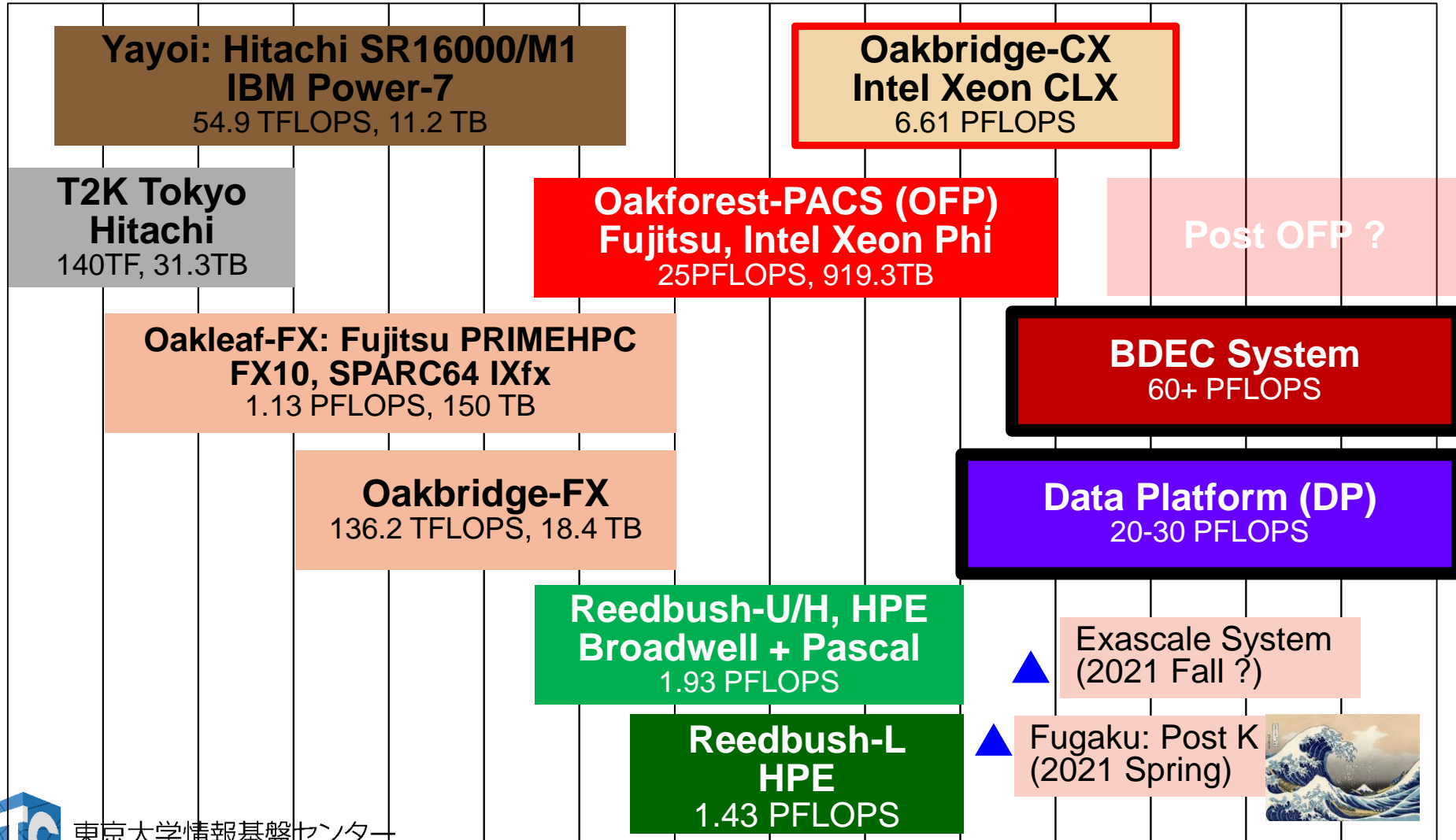
内容に関するご質問は  
ymiki @ cc.u-tokyo.ac.jp  
まで、お願いします。

# 講習会概略

- **開催日:**  
2019年 10月21日(月) 10:00 - 17:00
- **場所:** 東京大学情報基盤センター 4階 413遠隔会議室  
(昼食スペース: 3階328 大会議室)
- **講習会プログラム: 講師: 三木**
  - 9:30 - 10:00 受付
  - 10:00 - 11:20 ノートパソコンの設定、テストプログラムの実行(演習)
  - 11:30 - 12:30 並列プログラミングの基本(座学)  
(12:30 - 14:00 昼休み)
  - 14:00 - 15:00 MPIプログラム実習 I (演習)
  - 15:10 - 16:00 MPIプログラム実習 II (演習)
  - 16:10 - 17:00 MPIプログラム実習 III (演習)

# 東大センターのスパコン

FY11 12 13 14 15 16 17 18 19 20 21 22 23 24 25



# 3システム: 利用者2,000+, 学外50+%

- Reedbush (SGI, Intel BDW + NVIDIA P100 (Pascal))
  - データ解析・シミュレーション融合スーパーコンピュータ
  - 3.36 PF, 2016年7月～2021年3月末(予定)
  - 東大ITC初のGPUシステム (2017年3月より), DDN IME (Burst Buffer)
- Oakforest-PACS (OFP) (富士通, Intel Xeon Phi (KNL))
  - JCAHPC (筑波大CCS & 東大ITC)
  - 25 PF, TOP 500で6位 (2016年11月) (日本1位 登場時)
  - Omni-Path アーキテクチャ, DDN IME (Burst Buffer)
- Oakbridge-CX (富士通, Intel Xeon Platinum 8280)
  - 大規模超並列スーパーコンピュータシステム
  - 6.61 PF, 2019年7月～2023年6月
  - 全1,368ノードの内128ノードにSSDを搭載



# スーパーコンピュータシステムの詳細

- 以下のページをご参照ください
  - 利用申請方法
  - 運営体系
  - 料金体系
  - 利用の手引などがご覧になれます。

<https://www.cc.u-tokyo.ac.jp/guide>

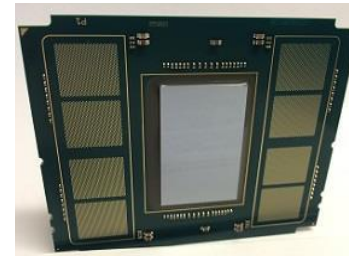
# Oakforest-PACS (OFP)

- 2016年12月1日稼働開始
- 8,208 Intel Xeon/Phi (KNL)、ピーク性能25PFLOPS
  - 富士通が構築
- **TOP 500 16位(国内2位), HPCG 9位(国内3位)**  
**(2019年6月)**
- **最先端共同HPC 基盤施設(JCAHPC: Joint Center for Advanced High Performance Computing)**
  - 筑波大学計算科学研究センター
  - 東京大学情報基盤センター
    - 東京大学柏キャンパスの東京大学情報基盤センター内に、両機関の教職員が中心となって設計するスーパーコンピュータシステムを設置し、最先端の大規模高性能計算基盤を構築・運営するための組織
- <http://jcahpc.jp>

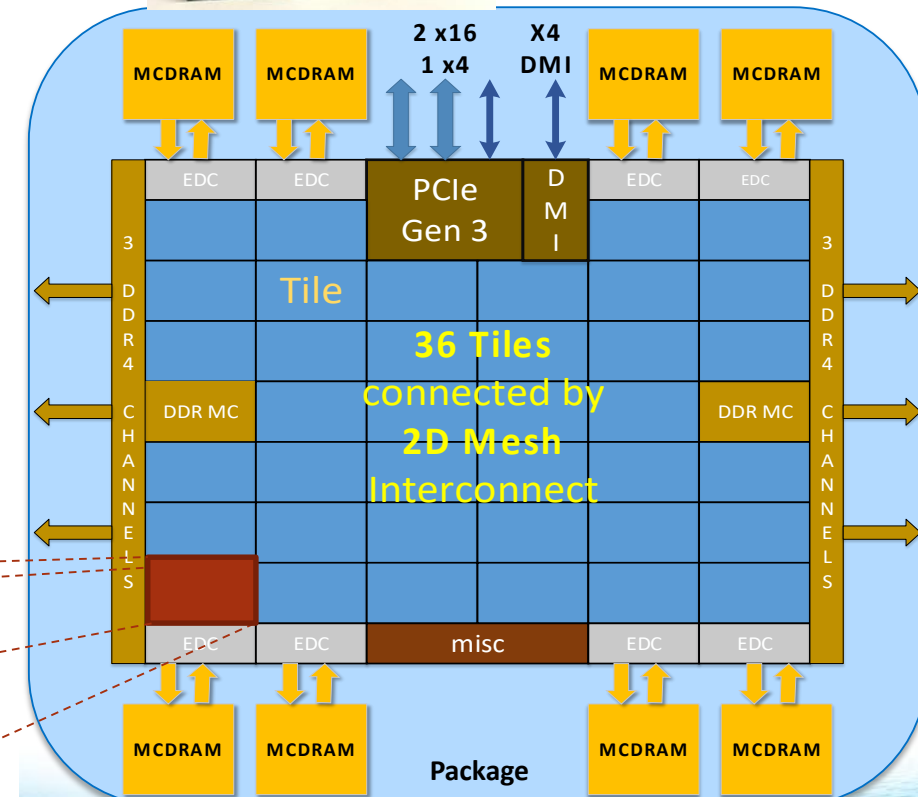


# Oakforest-PACS 計算ノード

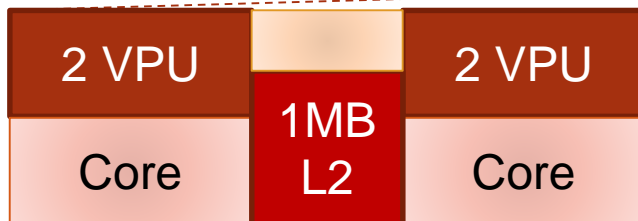
- Intel Xeon Phi (Knights Landing)
  - 1ノード1ソケット, 68コア
- MCDRAM: オンパッケージ  
の高バンド幅メモリ16GB  
+ DDR4メモリ 16GBx6  
= 16 + 96 GB



HotChips27  
KNLスライドより



MCDRAM: 490GB/秒以上 (実測)  
DDR4: 115.2 GB/秒  
=(8Byte × 2400MHz × 6 channel)



# スパコンへのログイン・ テストプログラム起動

---

別紙：[Oakforest-PACS利用の手引き](#)を参照



# ユーザアカウント

- 本講習会でのユーザ名  
利用者番号: t00501~  
利用グループ: gt00
- 利用期限  
11/21 9:00まで有効

# サンプルプログラムの実行

---

初めての並列プログラムの実行



# サンプルプログラム名

- C言語版・Fortran90版共通ファイル:  
[Samples-ofp.tar.gz](http://Samples-ofp.tar.gz)
- tarで展開後、C言語とFortran90言語のディレクトリが作られる
  - [C/](#) : C言語用
  - [F/](#) : Fortran90言語用
- 上記のファイルが置いてある場所  
[/work/gt00/z30118/MPI](#) ([/home](#)でないので注意)

# 並列版Helloプログラムをコンパイルしよう (1/2)

1. `cd` コマンドを実行して Lustreファイルシステムに移動する  
`$ cd /work/gt00/t005XX` (下線部は自分のIDに変えること)
2. `/work/gt00/z30118/MPI` にある `Samples-ofp.tar.gz` を自分のディレクトリにコピーする  
`$ cp /work/gt00/z30118/MPI/Samples-ofp.tar.gz ./`
3. `Samples-ofp.tar` を展開する  
`$ tar xvf Samples-ofp.tar.gz`
4. `Samples`ディレクトリに入る  
`$ cd Samples`
5. C言語 : `$ cd C`  
Fortran90言語 : `$ cd F`
6. `Hello`ディレクトリに入る  
`$ cd Hello`

# 並列版Helloプログラムをコンパイルしよう (2/2)

6. ピュアMPI用のMakefile (Makefile\_pure)を使ってmakeする

```
$ make -f Makefile_pure
```

7. 実行ファイル(hello)ができていることを確認する

```
$ ls
```

# JOBスクリプトサンプルの説明(ピュアMPI)

(hello-pure.bash, C言語、Fortran言語共通)

```
#!/bin/bash
#PJM -L rscgrp=lecture-flat
#PJM -L node=16
#PJM --mpi proc=1088
#PJM -L elapse=0:01:00
#PJM -g gt00

mpiexec.hydra -n
${PJM_MPI_PROC} ./hello
```

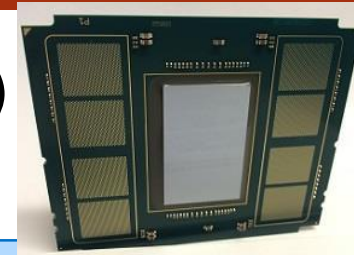
リソースグループ  
: lecture-flat

利用ノード数、  
MPIプロセス数

実行時間制限  
: 1分

利用グループ名  
: gt00

MPIジョブを $68 * 16 = 1088$  プロセス  
で実行する。

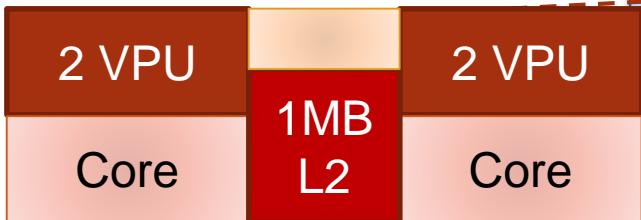
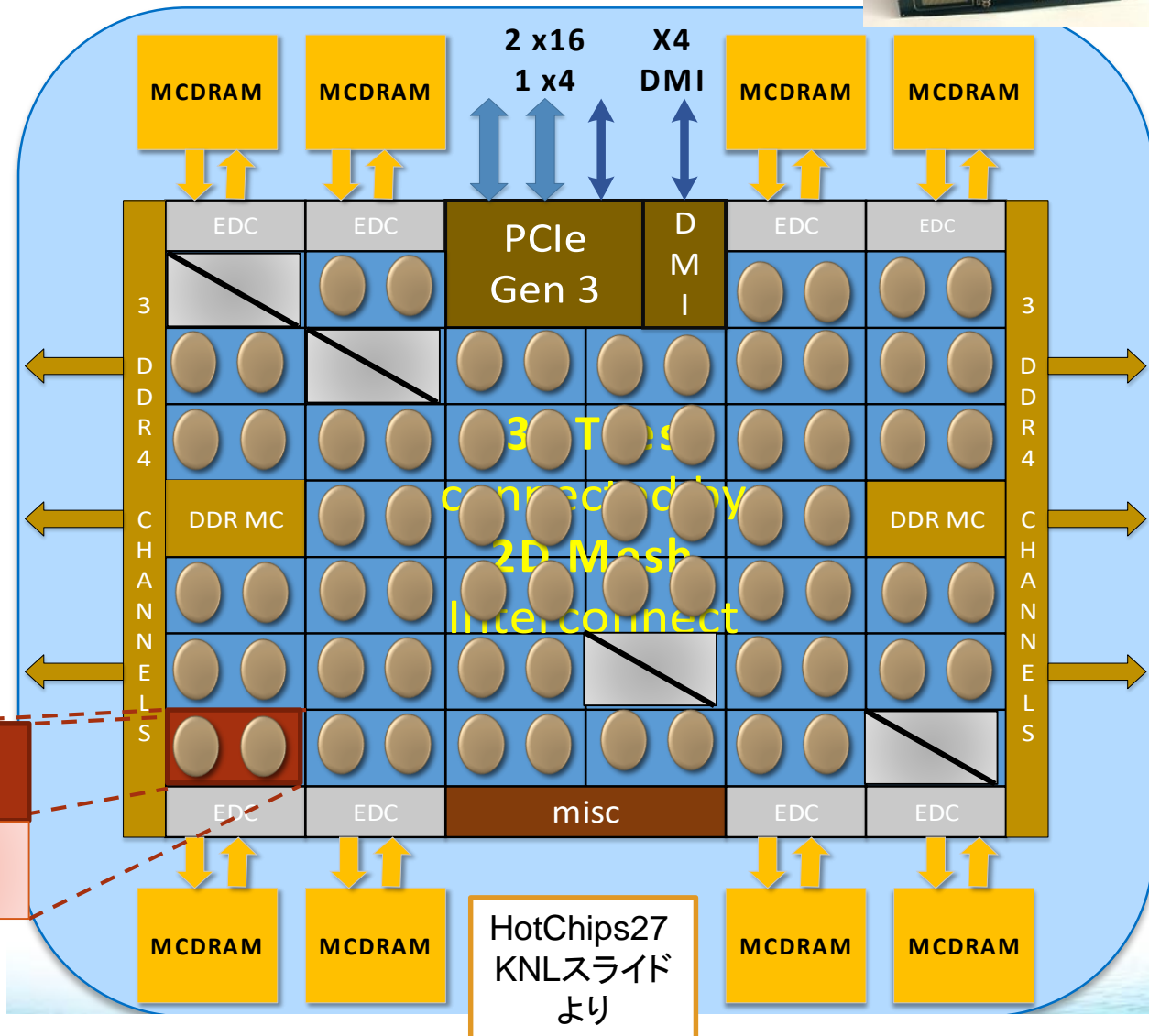


● MPIプロセス  
◓ 無効のタイル(例)

- Intel Xeon Phi (Knights Landing)
  - 1ノード1ソケット, 68コア

MCDRAM: オンパッケージの高バンド幅メモリ16GB  
+ DDR4メモリ 16GBx6  
= 16 + 96 GB

MCDRAM: 490GB/秒以上 (実測)  
DDR4: 115.2 GB/秒  
=(8Byte × 2400MHz × 6 channel)



# 並列版Helloプログラムを実行しよう (ピュアMPI)

- このサンプルのJOBスクリプトは `hello-pure.bash` です。
- 配布のサンプルでは、キュー名が “`lecture-flat`” になっています
- `$ emacs -nw hello-pure.bash` で、“`lecture-flat`” → “`tutorial-flat`” に変更してください



# 並列版Helloプログラムを実行しよう (ピュアMPI)

1. Helloフォルダ中で以下を実行する  
`$ pjsub hello-pure.bash`
2. 自分の導入されたジョブを確認する  
`$ pjstat`
3. 実行が終了すると、以下のファイルが生成される  
`hello-pure.bash.eXXXXXX`  
`hello-pure.bash.oXXXXXX` (XXXXXXは数字)
4. 上記の標準出力ファイルの中身を見してみる  
`$ cat hello-pure.bash.oXXXXXX`
5. “Hello parallel world!”が、  
68プロセス\*16ノード=1088表示されていたら成功。

# バッチジョブ実行による標準出力、標準エラー出力

- バッチジョブの実行が終了すると、標準出力ファイルと標準エラー出力ファイルが、ジョブ投入時のディレクトリに作成されます。
- 標準出力ファイルにはジョブ実行中の標準出力、標準エラー出力ファイルにはジョブ実行中のエラーメッセージが出力されます。

ジョブ名.oXXXXX --- 標準出力ファイル  
ジョブ名.eXXXXX --- 標準エラー出力ファイル  
(XXXXXX はジョブ投入時に表示されるジョブのジョブID)

# 並列版Helloプログラムの説明(C言語)

このプログラムは、全PEで起動される

```
#include <stdio.h>
#include <mpi.h>
```

```
int main(int argc, char* argv[]) {
```

```
    int  myid, numprocs;
    int  ierr, rc;
```

```
    ierr = MPI_Init(&argc, &argv);
    ierr = MPI_Comm_rank(MPI_COMM_WORLD, &myid);
    ierr = MPI_Comm_size(MPI_COMM_WORLD, &numprocs);
```

```
    printf("Hello parallel world! Myid:%d ¥n", myid);
```

```
    rc = MPI_Finalize();
```

```
    exit(0);
```

```
}
```

MPIの初期化

自分のID番号を取得  
:各PEで値は異なる

全体のプロセッサ台数  
を取得

:各PEで値は同じ  
(演習環境では  
1088、もしくは16)

MPIの終了

# 並列版Helloプログラムの説明 (Fortran言語)

このプログラムは、全PEで起動される

```
program main
```

```
  use mpi
```

```
  implicit none
```

```
  integer :: myid, numprocs
```

```
  integer :: ierr
```

```
  call MPI_INIT(ierr)
```

```
  call MPI_COMM_RANK(MPI_COMM_WORLD, myid, ierr)
```

```
  call MPI_COMM_SIZE(MPI_COMM_WORLD, numprocs, ierr)
```

```
  print *, "Hello parallel world! Myid:", myid
```

```
  call MPI_FINALIZE(ierr)
```

```
  stop
```

```
end program main
```

MPIの初期化

自分のID番号を取得  
: 各PEで値は異なる

全体のプロセッサ台数  
を取得

: 各PEで値は同じ

(演習環境では  
1088、もしくは16)

MPIの終了

# 参考: 結果の確認方法

- 出力が多すぎて正しいか簡単にはわからない...

1. Hello parallel worldの個数を数える

```
$ grep Hello hello-pure.bash.oXXXX | wc -l
```

1088と表示されればOK!

2. myidが連続しているかどうか、ばらばらに出力されるのでわからない

```
$ grep Hello hello-pure.bash.oXXXX | sort -k 5 -n | less
```

Myid: 0 から始まり、Myid: 1087で終わればよい

# 依存関係のあるジョブの投げ方 (ステップジョブ、チェーンジョブ)

- あるジョブスクリプト go0.sh の後に、go1.sh を投げたい
- さらに、go1.shの後に、go2.shを投げたい、ということがある
- 以上を、**ステップジョブ(またはチェーンジョブ)**という。
- Oakforest-PACSにおけるステップジョブの投げ方

1. `$pjsub --step go0.sh`

[INFO] PJM 0000 pjsub Job 800967\_0 submitted.

2. 上記のジョブ番号800967を覚えておき、以下の入力をする

```
$pjsub --step --sparam jid=800967 go1.sh
```

[INFO] PJM 0000 pjsub Job 800967\_1 submitted

3. 以下同様

```
$pjsub --step --sparam jid=800967 go2.sh
```

[INFO] PJM 0000 pjsub Job 800967\_2 submitted

# 並列プログラミングの基礎 (座学)

---

東京大学情報基盤センター 助教 三木 洋平



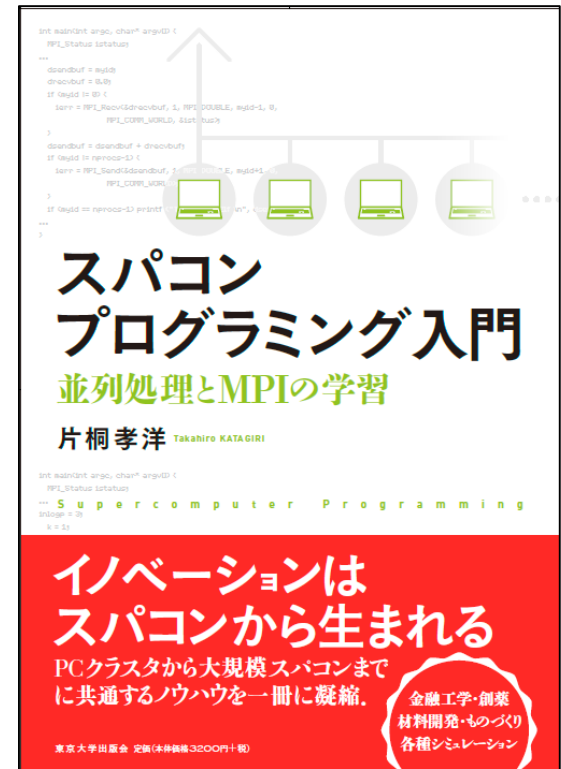
# 教科書(演習書)

## 「スパコンプログラミング入門 — 並列処理とMPIの学習 —」

- 片桐 孝洋 著、
- 東大出版会、ISBN978-4-13-062453-4、  
発売日: 2013年3月12日、判型:A5, 200頁

### 【本書の特徴】

- C言語で解説
- C言語、Fortran90言語のサンプルプログラムが付属
- 数値アルゴリズムは、図でわかりやすく説明
- 本講義の内容を全てカバー
- 内容は初級。初めて並列数値計算を学ぶ人向けの入門書





# 教科書(演習書)

- 「並列プログラミング入門: サンプルプログラムで学ぶOpenMPとOpenACC」(仮題)
  - 片桐 孝洋 著
  - 東大出版会、ISBN-10: 4130624563、ISBN-13: 978-4130624565、発売日: 2015年5月25日
  - 【本書の特徴】
    - C言語、Fortran90言語で解説
    - C言語、Fortran90言語の複数のサンプルプログラムが入手可能(ダウンロード形式)
    - 本講義の内容を全てカバー
    - Windows PC演習可能(Cygwin利用)。スパコンでも演習可能。
    - 内容は初級。初めて並列プログラミングを学ぶ人向けの入門書



# 参考書

- 「スパコンを知る:  
その基礎から最新の動向まで」
  - 岩下武史、片桐孝洋、高橋大介 著
  - 東大出版会、ISBN-10: 4130634550、  
ISBN-13: 978-4130634557、  
発売日: 2015年2月20日、176頁
  - 【本書の特徴】
    - スパコンの解説書です。以下を  
分かりやすく解説します。
      - スパコンは何に使えるか
      - スパコンはどんな仕組みで、なぜ速く計算できるのか
      - 最新技術、今後の課題と将来展望、など



# 参考書

- 「並列数値処理 - 高速化と性能向上のために -」
  - 金田康正 東大教授 理博 編著、  
片桐孝洋 東大特任准教授 博士(理学) 著、黒田久泰 愛媛大准教授  
博士(理学) 著、山本有作 神戸大教授 博士(工学) 著、五百木伸洋  
(株)日立製作所 著、
  - コロナ社、発行年月日:2010/04/30, 判 型: A5, ページ数:272頁、  
ISBN:978-4-339-02589-7, 定価:3,990円(本体3,800円+税5%)
  - 【本書の特徴】
    - Fortran言語で解説
    - 数値アルゴリズムは、数式などで厳密に説明
    - 本講義の内容に加えて、固有値問題の解法、疎行列反復解法、FFT、  
ソート、など、主要な数値計算アルゴリズムをカバー
    - 内容は中級～上級。専門として並列数値計算を学びたい人向き

# 本講義の流れ

1. 東大スーパーコンピュータの概略
2. 並列プログラミングの基礎
3. 性能評価指標
4. 基礎的なMPI関数
5. データ分散方式
6. ベクトルどうしの演算
7. ベクトル-行列積

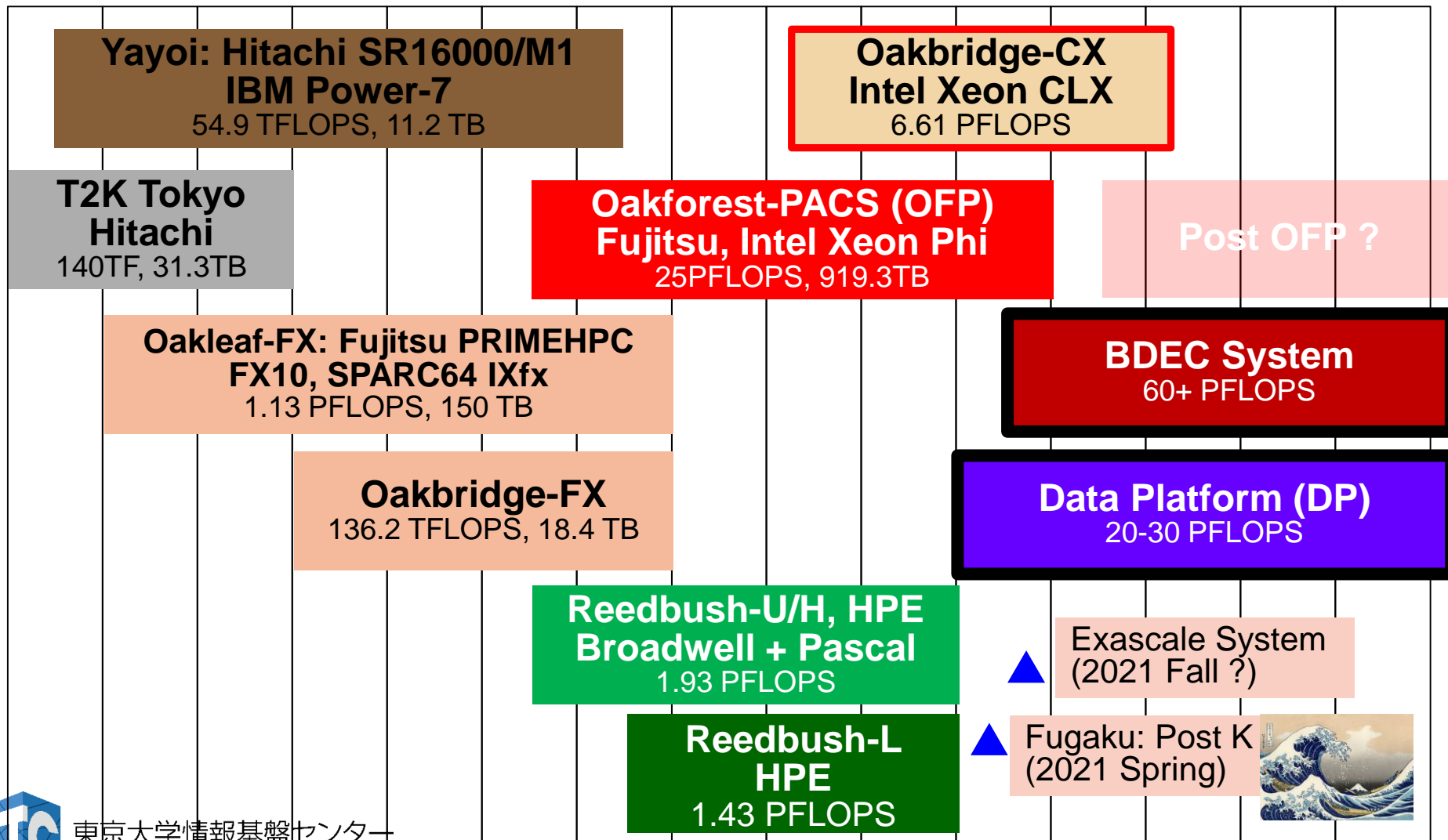
# 東大スーパーコンピュータ の概略

---



# 東大センターのスパコン

FY11 12 13 14 15 16 17 18 19 20 21 22 23 24 25



# 3システム: 利用者2,000+, 学外50+%

- **Reedbush (SGI, Intel BDW + NVIDIA P100 (Pascal))**
  - データ解析・シミュレーション融合スーパーコンピュータ
  - 3.36 PF, 2016年7月～2021年3月末(予定)
  - 東大ITC初のGPUシステム (2017年3月より), DDN IME (Burst Buffer)
- **Oakforest-PACS (OFP) (富士通, Intel Xeon Phi (KNL))**
  - JCAHPC (筑波大CCS & 東大ITC)
  - 25 PF, TOP 500で6位 (2016年11月) (日本1位 登場時)
  - Omni-Path アーキテクチャ, DDN IME (Burst Buffer)
- **Oakbridge-CX (富士通, Intel Xeon Platinum 8280)**
  - 大規模超並列スーパーコンピュータシステム
  - 6.61 PF, 2019年7月～2023年6月
  - 全1,368ノードの内128ノードにSSDを搭載



# Reedbushシステム

**Top500:** RB-L 291位@Nov. 2017  
 RB-H 203位@Jun. 2017  
 RB-U 361位@Nov. 2016  
**Green500:** RB-L 11位@Nov. 2017  
 RB-H 11位@Jun. 2017

## Reedbush-U

2016年7月1日 試験運転開始  
 2016年9月1日 正式運用開始

## Reedbush-H

2017年3月1日 試験運転開始  
 2017年4月3日 正式運用開始

## Reedbush-L

2017年10月2日 試験運転開始  
 2017年11月1日 正式運用開始





# 東京大学情報基盤センター Reedbushシステム

外部接続ルータ 1Gigabit/10Gigabit Ethernet Network



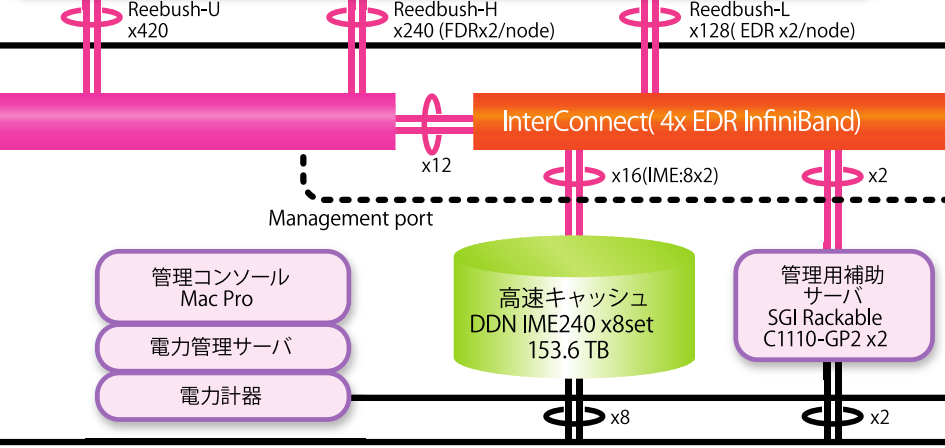
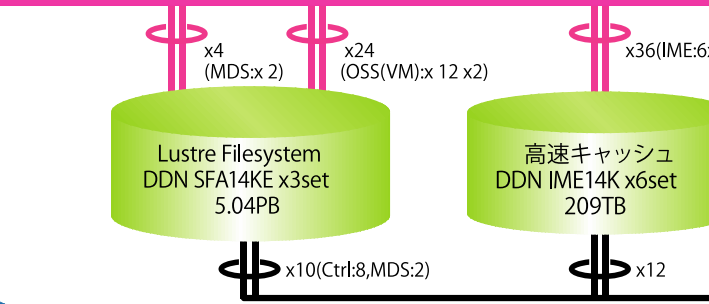
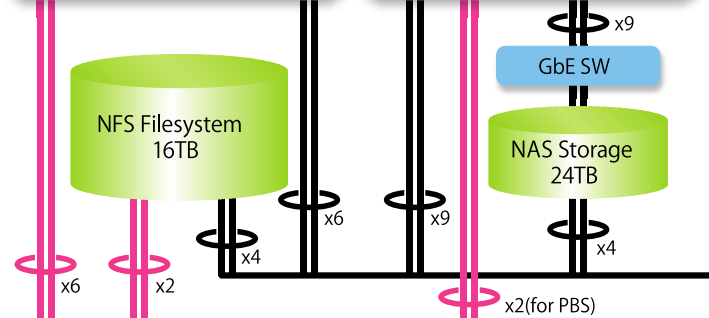
**ログインノード群**  
 SGI Rackable C1110-GP2  
 6nodes  
 E5-2680v4 2.4GHz  
 14core,256GiB Mem

**管理サーバ群**  
 SGI Rackable C1110-GP2  
 9nodes  
 E5-2680v4 2.4GHz  
 14core,128GiB Mem

**Reedbush-U**  
 SGI Rackable C2112-4GP3  
 420 nodes, 508.03TFLOPS  
 • CPU : E5-2695v4 2.1GHz 18core

**Reedbush-H**  
 SGI Rackable C1102-GP8  
 120 nodes, 240GPUs, 1.418PFLOPS  
 • CPU : E5-2695v4 2.1GHz 18core  
 • GPU : NVIDIA Tesla P100 SXM2 x2/node

**Reedbush-L**  
 SGI Rackable C1102-GP8  
 64 nodes, 256GPUs, 1.434PFLOPS  
 • CPU : E5-2695v4 2.1GHz 18core  
 • GPU : NVIDIA Tesla P100 SXM2 x4/node



メイン/管理ネットワーク 1Gigabit/10Gigabit Ethernet Network

# Reedbushのサブシステム

	Reedbush-U	Reedbush-H	Reedbush-L
CPU/node	Intel Xeon E5-2695v4 (Broadwell-EP, 2.1GHz, 18core) x 2 sockets (1.210 TF), 256 GiB (153.6GB/sec)		
GPU	-	NVIDIA Tesla P100 (Pascal, 5.3TF, 720GB/sec, 16GiB)	
Infiniband	EDR	FDR × 2ch	EDR × 2ch
ノード数	420	120	64
GPU数	-	240 (=120 × 2)	256 (=64 × 4)
ピーク性能 (TFLOPS)	509	1,417 (145 + 1,272)	1,433 (76.8 + 1,358)
メモリバンド幅 (TB/sec)	64.5	191.2 (18.4+172.8)	194.2 (9.83+184.3)
運用開始	2016.07	2017.03	2017.10

# Oakforest-PACS (OFP)

- 2016年12月1日稼働開始
- 8,208 Intel Xeon/Phi (KNL)、ピーク性能25PFLOPS
  - 富士通が構築
- **TOP 500 16位(国内2位), HPCG 9位(国内3位)**  
**(2019年6月)**
- **最先端共同HPC 基盤施設(JCAHPC: Joint Center for Advanced High Performance Computing)**
  - 筑波大学計算科学研究センター
  - 東京大学情報基盤センター
    - 東京大学柏キャンパスの東京大学情報基盤センター内に、両機関の教職員が中心となって設計するスーパーコンピュータシステムを設置し、最先端の大規模高性能計算基盤を構築・運営するための組織
- <http://jcahpc.jp>



# Oakforest-PACSの特徴 (1/2)

## • 計算ノード

- 1ノード 68コア, 3TFLOPS × 8,208  
ノード = 25 PFLOPS
- メモリ(MCDRAM(高速, 16GB) +  
DDR4(低速, 96GB))

## • ノード間通信

- フルバイセクションバンド幅を持つ  
Fat-Treeネットワーク
- 全系運用時のアプリケーション性能  
に効果, 多ジョブ運用
- Intel Omni-Path Architecture



# Oakforest-PACS の仕様

総ピーク演算性能		25 PFLOPS	
ノード数		8,208	
計算 ノード	Product	富士通 PRIMERGY CX600 M1 (2U) + CX1640 M1 x 8node	
	プロセッサ	Intel® Xeon Phi™ 7250 (開発コード: Knights Landing) 68 コア、1.4 GHz	
	メモリ	高バンド幅	16 GB, MCDRAM, 実効 490 GB/sec
		低バンド幅	96 GB, DDR4-2400, ピーク 115.2 GB/sec
相互結 合網	Product	Intel® Omni-Path Architecture	
	リンク速度	100 Gbps	
	トポロジ	フルバイセクションバンド幅Fat-tree網	

# Oakforest-PACS の特徴 (2 / 2)

## • ファイルI/O

- 並列ファイルシステム:  
Lustre 26PB
- ファイルキャッシュシステム  
(DDN IME):  
1TB/secを超える実効性能,  
約1PB
  - 計算科学・ビッグデータ解析・機  
械学習にも貢献



並列ファイル  
システム

ファイルキャッシュ  
システム



## • 消費電力

- Green 500でも世界6位  
(2016.11)
- Linpack: 2.72 MW
  - 4,986 MFLOPS/W (OFF)
  - 830 MFLOPS/W (京)



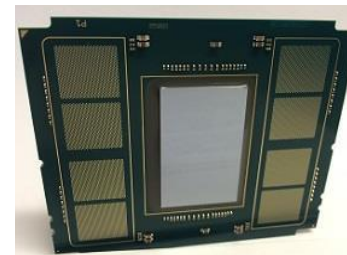
ラック当たり120ノード  
の高密度実装

# Oakforest-PACS の仕様(続き)

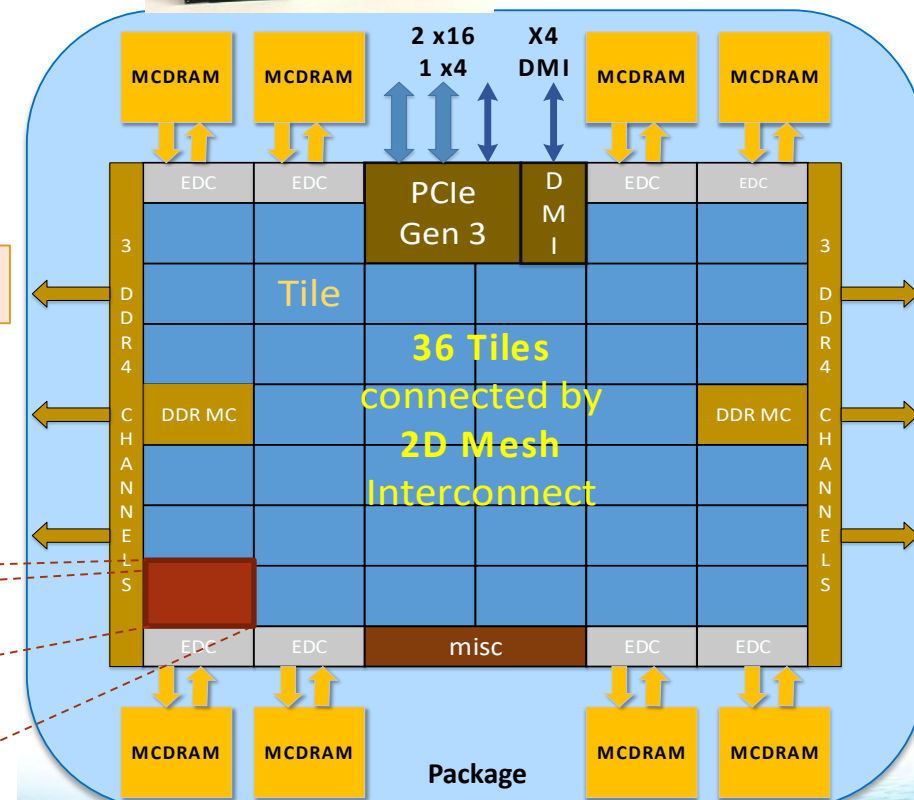
並列ファイルシステム	Type	Lustre File System
	総容量	26.2 PB
	Product	DataDirect Networks SFA14KE
	総バンド幅	500 GB/sec
高速ファイルキャッシュシステム	Type	Burst Buffer, Infinite Memory Engine (by DDN)
	総容量	940 TB (NVMe SSD, パリティを含む)
	Product	DataDirect Networks IME14K
	総バンド幅	1,560 GB/sec
総消費電力		4.2MW(冷却を含む)
総ラック数		102

# Oakforest-PACS 計算ノード

- Intel Xeon Phi (Knights Landing)
  - 1ノード1ソケット
- MCDRAM: オンパッケージの高バンド幅メモリ16GB + DDR4メモリ

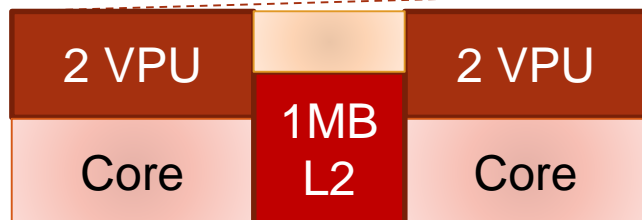


HotChips27  
KNLスライドより



ソケット当たりメモリ量:  $16\text{GB} \times 6 = 96\text{GB}$

MCDRAM: 490GB/秒以上 (実測)  
DDR4: 115.2 GB/秒  
=(8Byte  $\times$  2400MHz  $\times$  6 channel)

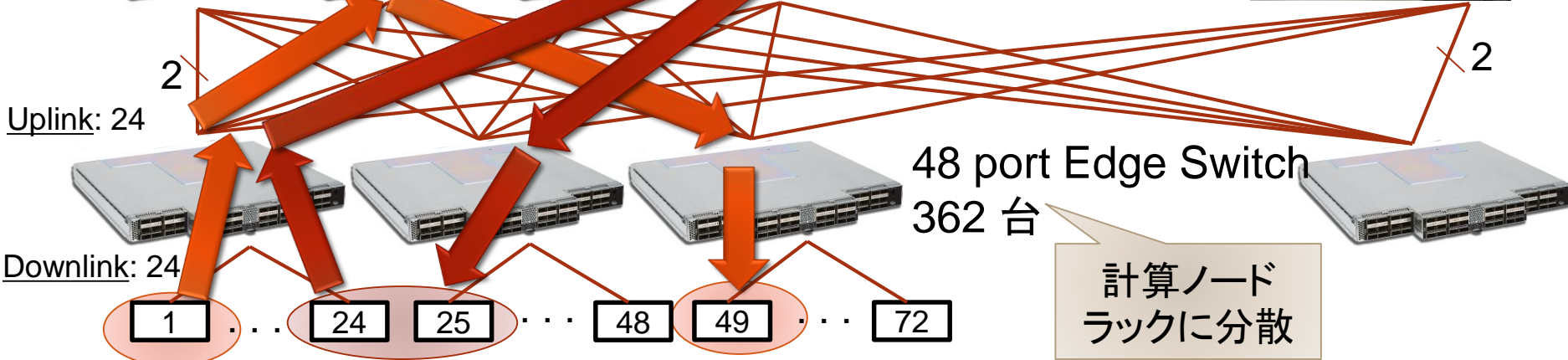
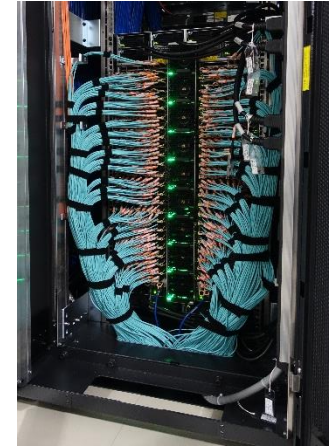




# Oakforest-PACS: Intel Omni-Path Architecture による フルバイセクションバンド幅Fat-tree網



768 port Director  
Switch  
12台  
(Source by Intel)



コストはかかるがフルバイセクションバンド幅を維持

- システム全系使用時にも高い並列性能を実現
- **柔軟な運用: ジョブに対する計算ノード割り当ての自由度が高い**

# 48<sup>th</sup> TOP500 List (November, 2016)

	Site	Computer/Year Vendor	Cores	R <sub>max</sub> (TFLOPS)	R <sub>peak</sub> (TFLOPS)	Power (kW)
1	National Supercomputing Center in Wuxi, China	<b>Sunway TaihuLight</b> , Sunway MPP, Sunway SW26010 260C 1.45GHz, 2016 NRCPC	10,649,600	93,015 (= 93.0 PF)	125,436	15,371
2	National Supercomputing Center in Tianjin, China	<b>Tianhe-2</b> , Intel Xeon E5-2692, TH Express-2, Xeon Phi, 2013 NUDT	3,120,000	33,863 (= 33.9 PF)	54,902	17,808
3	Oak Ridge National Laboratory, USA	<b>Titan</b> Cray XK7/NVIDIA K20x, 2012 Cray	560,640	17,590	27,113	8,209
4	Lawrence Livermore National Laboratory, USA	<b>Sequoia</b> BlueGene/Q, 2011 IBM	1,572,864	17,173	20,133	7,890
5	DOE/SC/LBNL/NERSC USA	<b>Cori</b> , Cray XC40, Intel Xeon Phi 7250 68C 1.4GHz, Cray Aries, 2016 Cray	632,400	14,015	27,881	3,939
6	Joint Center for Advanced High Performance Computing, Japan	<b>Oakforest-PACS</b> , PRIMERGY CX600 M1, Intel Xeon Phi Processor 7250 68C 1.4GHz, Intel Omni-Path, 2016 Fujitsu	557,056	13,555	24,914	2,719
7	RIKEN AICS, Japan	<b>K computer</b> , SPARC64 Villfx, 2011 Fujitsu	705,024	10,510	11,280	12,660
8	Swiss Natl. Supercomputer Center, Switzerland	<b>Piz Daint</b> Cray XC30/NVIDIA P100, 2013 Cray	206,720	9,779	15,988	1,312
9	Argonne National Laboratory, USA	<b>Mira</b> BlueGene/Q, 2012 IBM	786,432	8,587	10,066	3,945
10	DOE/NNSA/LANL/SNL, USA	<b>Trinity</b> , Cray XC40, Xeon E5-2698v3 16C 2.3GHz, 2016 Cray	301,056	8,101	11,079	4,233

R<sub>max</sub>: Performance of Linpack (TFLOPS)

<http://www.top500.org/>

R<sub>peak</sub>: Peak Performance (TFLOPS), Power: kW

# 53<sup>rd</sup> TOP500 List (June, 2019)

$R_{max}$ : Performance of Linpack (PFLOPS)  
 $R_{peak}$ : Peak Performance (PFLOPS),  
 Power: MW

<http://www.top500.org/>

	Site	Computer/Year Vendor	Cores	$R_{max}$ (PFLOPS)	$R_{peak}$ (PFLOPS)	Power (MW)
1	<a href="#">Summit, 2018, USA</a> DOE/SC/Oak Ridge National Laboratory	IBM Power System AC922, IBM POWER9 22C 3.07GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband	2,414,592	148.600	200.795	10.096
2	<a href="#">Sieera, 2018, USA</a> DOE/NNSA/LLNL	IBM Power System S922LC, IBM POWER9 22C 3.1GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband	1,572,480	94.640	125.712	7.438
3	<a href="#">Sunway TaihuLight, 2016, China</a> National Supercomputing Center in Wuxi	Sunway MPP, Sunway SW26010 260C 1.45GHz, Sunway	10,649,600	93.015	125.436	15.371
4	<a href="#">Tianhe-2A, 2018, China</a> National Super Computer Center in Guangzhou	TH-IVB-FEP Cluster, Intel Xeon E5-2692v2 12C 2.2GHz, TH Express-2, Matrix-2000	4,981,760	61.445	100.679	18.482
5	<a href="#">Frontera, 2019, USA</a> Texas Advanced Computing Center	Dell C6420, Xeon Platinum 8280 28c 2.7GHz, Mellanox Infiniband HDR	448,448	23.516	38.746	
6	<a href="#">Piz Daint, 2017, Switzerland</a> Swiss National Supercomputing Centre (CSCS)	Cray XC50, Xeon E5-2690v3 12C 2.6GHz, Aries interconnect, NVIDIA Tesla P100	387,872	21.230	27.154	2.384
7	<a href="#">Trinity, 2017, USA</a> DOE/NNSA/LANL/SNL	Cray XC40, Intel Xeon Phi 7250 68C 1.4GHz, Aries interconnect	979,072	20.159	41.461	7.578
8	<a href="#">ABCI (AI Bridging Cloud Infrastructure), 2018, Japan</a> National Institute of Advanced Industrial Science and Technology (AIST)	PRIMERGY CX2550 M4, Xeon Gold 6148 20C 2.4GHz, NVIDIA Tesla V100 SXM2, Infiniband EDR	391,680	19.880	32.577	1.649
9	<a href="#">SuperMUC-NG, 2018, Germany</a> Leibniz Rechenzentrum	Lenovo, ThinkSystem SD650, Xeon Platinum 8174 24C 3.1GHz, Intel Omni-Path	305,856	19.477	26.874	
10	<a href="#">Lassen, 2019, USA</a> DOE/NNSA/LLNL	IBM Power System S922LC, IBM POWER9 22C 3.1GHz, NVIDIA Volta V100, Dual-rail Mellanox EDR Infiniband	288,288	18.200	23.047	
16	<a href="#">Oakforest-PACS, 2016, Japan</a> Joint Center for Advanced High Performance Computing	PRIMERGY CX1640 M1, Intel Xeon Phi 7250 68C 1.4GHz, Intel Omni-Path	556,104	13.556	24.913	2.719



# (理論)ピーク性能

- OFPに搭載されているXeon Phi 7250のピーク性能を考える
  - コア数: 68コア
  - コア当たりのAVX-512 ユニット: 2
  - AVX-512ユニット当たりの同時演算数(倍精度): 8
  - 積和演算 (Fused Multiply Add: FMA): 2 に換算
  - クロック周波数: 1.40 GHz
- ノード当たりピーク性能:  
 $68 * 2 * 8 * 2 * 1.40 = 3046.4 \text{ GFLOPS}$
- しかし、AVX-512ユニットは実は1.40GHzで動作しない場合もある  
(より低い周波数) → 上記の性能は(原理的に)達成不可能
  - ピークに近い性能が得られるはずのもの(OFPでの実測値)
    - DGEMM (倍精度の行列積): 2200 GFLOPS (ピーク比: 72%)
    - HPL: 2000 GFLOPS (ピーク比: 66%)
  - Top500におけるOFPの登録値はピークの54.4%
- 「ピーク性能」の定義を正しく把握しておくことが重要！！
  - CPUメーカーによって定義の仕方も異なる

# HPCG Ranking (SC16, November, 2016)

	Site	Computer	Cores	HPL Rmax (Pflop/s)	TOP500 Rank	HPCG (Pflop/s)	HPCG/ HPL (%)
1	RIKEN AICS, Japan	K computer	705,024	10.510	7	0.6027	5.73
2	NSCC / Guangzhou, China	Tianhe-2	3,120,000	33.863	2	0.5800	1.71
3	JCAHPC, Japan	Oakforest-PACS	557,056	13.555	6	0.3855	2.84
4	National Supercomputing Center in Wuxi, China	Sunway TaihuLight	10,649,600	93.015	1	0.3712	.399
5	DOE/SC/LBNL/NERSC USA	Cori	632,400	13.832	5	0.3554	2.57
6	DOE/NNSA/LLNL, USA	Sequoia	1,572,864	17.173	4	0.3304	1.92
7	DOE/SC/Oak Ridge National Laboratory, USA	Titan	560,640	17.590	3	0.3223	1.83
8	DOE/NNSA/LANL/SNL, USA	Trinity	301,056	8.101	10	0.1826	2.25
9	NASA / Mountain View, USA	Pleiades: SGI ICE X	243,008	5.952	13	0.1752	2.94
10	DOE/SC/Argonne National Laboratory, USA	Mira: IBM BlueGene/Q,	786,432	8.587	9	0.1670	1.94

# HPCG Ranking (June, 2019)

	Computer	Cores	HPL Rmax (Pflop/s)	TOP500 Rank	HPCG (Pflop/s)
1	<b>Summit</b>	2,414,592	148,600	1	2.926
2	<b>Sierra</b>	1,572,480	94.640	2	1.796
3	<b>K computer</b>	705,024	10.510	20	0.603
4	<b>Trinity</b>	979,072	20,159	7	0.546
5	<b>ABCI</b>	391,680	19,880	8	0.509
6	<b>Piz Daint</b>	387,872	21.230	6	0.497
7	<b>Sunway TaihuLight</b>	10,649,600	93.015	3	0.481
8	<b>Nurion (KISTI, Korea)</b>	570,020	13.929	15	0.391
9	<b>Oakforest-PACS</b>	556,104	13.555	16	0.385
10	<b>Cori (NERSC/LBNL, USA)</b>	632,400	14.015	14	0.355

# Green 500 Ranking (SC16, November, 2016)

	Site	Computer	CPU	HPL Rmax (Pflop/s)	TOP500 Rank	Power (MW)	GFLOPS/W
1	NVIDIA Corporation	DGX SATURNV	NVIDIA DGX-1, Xeon E5-2698v4 20C 2.2GHz, Infiniband EDR, NVIDIA Tesla P100	3.307	28	0.350	9.462
2	Swiss National Supercomputing Centre (CSCS)	Piz Daint	Cray XC50, Xeon E5-2690v3 12C 2.6GHz, Aries interconnect, NVIDIA Tesla P100	9.779	8	1.312	7.454
3	RIKEN ACCS	Shoubu	ZettaScaler-1.6 etc.	1.001	116	0.150	6.674
4	National SC Center in Wuxi	Sunway TaihuLight	Sunway MPP, Sunway SW26010 260C 1.45GHz, Sunway	93.01	1	15.37	6.051
5	SFB/TR55 at Fujitsu Tech. Solutions GmbH	QPACE3	PRIMERGY CX1640 M1, Intel Xeon Phi 7210 64C 1.3GHz, Intel Omni-Path	0.447	375	0.077	5.806
6	JCAHPC	Oakforest-PACS	PRIMERGY CX1640 M1, Intel Xeon Phi 7250 68C 1.4GHz, Intel Omni-Path	1.355	6	2.719	4.986
7	DOE/SC/Argonne National Lab.	Theta	Cray XC40, Intel Xeon Phi 7230 64C 1.3GHz, Aries interconnect	5.096	18	1.087	4.688
8	Stanford Research Computing Center	XStream	Cray CS-Storm, Intel Xeon E5-2680v2 10C 2.8GHz, Infiniband FDR, Nvidia K80	0.781	162	0.190	4.112
9	ACCMS, Kyoto University	Camphor 2	Cray XC40, Intel Xeon Phi 7250 68C 1.4GHz, Aries interconnect	3.057	33	0.748	4.087
10	Jefferson Natl. Accel. Facility	SciPhi XVI	KOI Cluster, Intel Xeon Phi 7230 64C 1.3GHz, Intel Omni-Path	0.426	397	0.111	3.837

# Green 500 Ranking (June, 2019)

<http://www.top500.org/>

	TOP 500 Rank	System	Cores	HPL Rmax (Pflop/s)	Power (MW)	GFLOPS/W
1	469	DGX SaturnV Volta, USA	22,440	1,070	97	15.113
2	1	Summit, USA	2,414,592	148,600	10,096	14.719
3	8	ABCI, Japan	391,680	19,880	1,649	14.423
4	394	MareNostrum P9 CTE, Spain	18,360	1,145	81	14.131
5	25	TSUBAME 3.0, Japan	135,828	8,125	792	13.704
6	11	PANGEA III, France	291,024	17,860	1,367	13.065
7	2	Sierra, USA	1,572,480	94,640	7,438	12.723
8	43	Advanced Computing System (PreE), China	163,840	4,325	380	11.382
9	23	Taiwania 2, Taiwan	170,352	9,000	798	11.285
10	385	System for Telecom Company, China	23,904	1,155	107	10.778
12	June'18	Reedbush-L, U.Tokyo, Japan	16,640	806	79	10.167
19		Reedbush-H, U.Tokyo, Japan	17,760	802	94	8.576



# IO 500 Ranking (June, 2018)

	Site	Computer	File system	Client nodes	IO500 Score	BW (GiB/s)	MD (kIOP/s)
1	JCAHPC, Japan	Oakforest-PACS	DDN IME	2048	137.78	560.10	33.89
2	KAUST, Saudi	Shaheen2	Cray DataWarp	1024	77.37	496.81	12.05
3	KAUST, Saudi	Shaheen2	Lustre	1000	41.00	54.17	31.03
4	JSC, Germany	JURON	BeeGFS	8	35.77	14.24	89.81
5	DKRZ, Germany	Mistral	Lustre2	100	32.15	22.77	45.39
6	IBM, USA	Sonasad	Spectrum Scale	10	24.24	4.57	128.61
7	Fraunhofer, Germany	Seislab	BeeGFS	24	16.96	5.13	56.14
8	DKRZ, Germany	Mistral	Lustre1	100	15.47	12.68	18.88
9	Joint Institute for Nuclear Research	Govorun	Lustre	24	12.08	3.34	43.65
10	PNNL, USA	EMSL Cascade	Lustre	126	11.12	4.88	25.33

# IO 500 Ranking (June, 2019)

<http://www.io500.org/>

	Site	Computer	File system	Client nodes/ procs	IO500 Score	BW (GiB/s)	MD (kIOP/s)
1	University of Cambridge, UK	Data Accelerator	Dell EMC Lustre	512 8192	<b>620.69</b>	162.05	2377.44
2	Oak Ridge National Laboratory, USA	Summit	IBM Spectrum Scale	504 1008	<b>330.56</b>	88.20	1238.93
3	JCAHPC, Japan	Oakforest-PACS	DDN IME	2048 2048	<b>275.65</b>	492.06	154.41
4	KISTI, Korea	NURION	DDN IME	2048 4096	<b>156.91</b>	554.23	44.43
5	CSIRO, Australia	bracewell	Dell/ThinkPar Q BeeGFS	26 260	<b>140.58</b>	69.29	285.21
6	DDN	IME140	DDN IME	17 272	<b>112.67</b>	90.34	140.52
7	DDN Colorado	DDN IME140	DDN IME	10 160	<b>109.42</b>	75.79	157.96
8	DDN	AI400	DDN Lustre	10 160	<b>104.34</b>	19.65	553.98
9	KAUST, Saudi	Shaheen2	Cray DataWarp	1024 8192	<b>77.37</b>	496.81	12.05
10	University of Cambridge, UK	Data Accelerator	Dell EMC BeeGFS	184 5888	<b>74.58</b>	58.81	94.57

# Oakbridge-CX

- 2019年7月1日運用開始
- Intel Xeon Platinum 8280 (Cascade Lake, CLX), 富士通
  - 1,368 nodes, 6.61 PF peak, 385.1 TB/sec,
  - **4.2+ PF for HPL #45 in 53<sup>rd</sup> Top500**
  - Fast Cache: SSD's for 128 nodes: Intel SSD, BeeGFS
    - 1.6 TB/node, 3.20/1.32 GB/s/node for R/W
    - Staging, Check-Pointing, Data Intensive Application
    - **128ノードのうち16ノードは外部計算機資源(サーバー, ストレージ, センサーネットワーク等)に直接接続可能(SINET経由)**
- Network: Intel Omni-Path, 100 Gbps, Full Bi-Section
- Storage: DDN EXAScaler (Lustre)
  - 12.4 PB, 193.9 GB/sec
- Power Consumption:
  - 950.5 kVA

# Oakbridge-CX (OBCX)

## 計算ノード

Chassis: PRIEMRGY CX400 M1 x342 <4node / Chassis>

Node: PRIMERGY CX2550 M5 x1,240, CX2560 M5 x128



x1,368 node



### 全体性能

理論演算性能: 6.61PF  
 主記憶容量: 256.5TiB  
 メモリバンド幅: 385.1TB/s  
 ラック数: 21ラック  
 SSD搭載: 128ノード

### ノード単体

理論演算性能: 4.8384 TF  
 手記憶容量: 192GiB  
 メモリバンド幅: 281.6GB/s

計算ノード間ネットワーク (Omni-Path Architecture)  
 通信性能 100Gbps

## ログインノード



x10

FUJITSU Server  
 PRIMERGY CX2560 M5 x 10

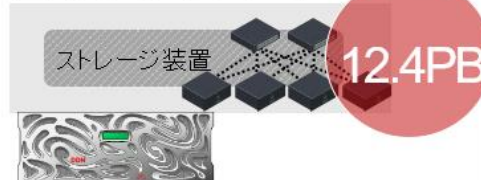
## 管理サーバ群



x15

FUJITSU Server  
 PRIMERGY RX2530 M4 x 15  
 (ジョブ、運用、認証、Web、  
 セキュリティログ保存)

## 並列ファイルシステム



12.4PB

ストレージ装置: DDN ES18KE x2セット  
 ファイルシステム: DDN ExaScaler  
 (Lustreベースファイルシステム)

# 東大情報基盤センターOakforest-PACSスーパーコンピュータシステムの料金表(2019年4月1日)

- パーソナルコース

- 100,000円 : 1口8ノード(基準) 3口まで、最大2048ノードまで  
トークン:  $2\text{ノード} \times 24\text{時間} \times 360\text{日分} = 17280\text{ノード時間(1口)}$

- グループコース

- 400,000円 (企業 480,000円) : 1口 8ノード(基準)、最大2048ノードまで  
トークン:  $8\text{ノード} \times 24\text{時間} \times 360\text{日分} = 69120\text{ノード時間(1口)}$

- 以上は、「トークン制」で運営

- 基準ノード数までは、トークン消費係数が1.0
- 基準ノード数を超えると、超えた分は、消費係数が2.0になる
- 大学等のユーザはOakbridge-CX, Reedbushとの相互トークン移行も可能

# 東大情報基盤センターOakbridge-CXスーパーコンピュータシステムの料金表(2019年10月1日)

- パーソナルコース
  - 100,000円 : 1口4ノード(基準) 3口まで、最大256ノードまで  
トークン:  $1\text{ノード} \times 24\text{時間} \times 360\text{日分} = 8640\text{ノード時間(1口)}$
- グループコース
  - 400,000円 (企業 480,000円) : 1口 4ノード(基準)、最大256ノードまで  
トークン:  $4\text{ノード} \times 24\text{時間} \times 360\text{日分} = 34560\text{ノード時間(1口)}$
- 以上は、「トークン制」で運営
  - 基準ノード数までは、トークン消費係数が1.0
  - 基準ノード数を超えると、超えた分は、消費係数が2.0になる
  - 大学等のユーザはOakforest-PACS, Reedbushとの相互トークン移行も可能
  - ノード固定もあり

# 東大情報基盤センターReedbushスーパーコンピュータシステムの料金表(2019年4月1日)

## ・ パーソナルコース

- ・ 150,000円 : RB-U: 4ノード(基準)、最大128ノードまで  
RB-H: 1ノード(基準、係数はUの2.5倍)、最大 32ノードまで  
RB-L: 1ノード(基準、係数はUの4倍)、最大 16ノードまで

## ・ グループコース

- ・ 300,000円: RB-U 1口 4ノード(基準)、最大128ノードまで、  
RB-H: 1ノード(基準、係数はUの2.5倍)、最大 32ノードまで  
RB-L: 1ノード(基準、係数はUの4倍)、最大 16ノードまで
- ・ 企業 RB-Uのみ 360,000円 : 1口 4ノード(基準)、最大128ノードまで
- ・ 企業 RB-Hのみ 216,000円 : 1口 1ノード(基準)、最大32ノードまで
- ・ 企業 RB-Lのみ 360,000円 : 1口 1ノード(基準)、最大16ノードまで

## ・ 以上は、「トークン制」で運営

- ・ 申し込みノード数 × 360日 × 24時間の「トークン」が与えられる
- ・ 基準ノードまでは、トークン消費係数が1.0 (Hはその2.5倍, Lは4倍)
- ・ 基準ノードを超えると、超えた分は、消費係数がさらに2倍になる
- ・ 大学等のユーザはOakforest-PACS, Oakbridge-CXとの相互トークン移行も可能
- ・ ノード固定もあり (Reedbush-U, L)

# GFLOPS (ピーク性能換算) あたり負担金 (~W)

System	JPY/GFLOPS
Reedbush-U (HPE) (Intel BDW)	61.9
Reedbush-H (HPE) (Intel BDW+NVIDIA P100x2/node)	15.9
Reedbush-L (HPE) (Intel BDW+NVIDIA P100x4/node)	13.4
Oakforest-PACS (Fujitsu) (Intel Xeon Phi/Knights Landing)	16.5
Oakbridge-CX (Fujitsu) (Intel Cascade Lake (CLX))	20.7



# トライアルユース制度について

- 安価に当センターのReedbush-U/H, Oakforest-PACSシステムが使える「**無償トライアルユース**」および「**有償トライアルユース**」制度があります。
  - **アカデミック利用**
    - パーソナルコース、グループコースの双方(1ヶ月～3ヶ月)
  - **企業利用**
    - パーソナルコース(1ヶ月～3ヶ月)(RB-U: 最大16ノード, RB-H: 最大2ノード、OFP: 最大16ノード, 最大64ノード)  
**本講習会の受講が必須、審査無**
    - **グループコース**
      - **無償トライアルユース**: (1ヶ月～3ヶ月): 無料( RB-U: 最大128ノード、RB-H: 最大32ノード、OFP: 最大2048ノード)
      - **有償トライアルユース**: (1ヶ月～最大通算9ヶ月)、有償(計算資源は無償と同等)
      - **スーパーコンピュータ利用資格者審査委員会の審査が必要(年2回実施)**
    - **双方のコースともに、簡易な利用報告書の提出が必要**
- **トライアルユース(無料体験)**: 利用申請するシステムを初めて使う場合
  - **1ヶ月間、講習会アカウントと同条件**
  - **一般利用、有償トライアルユースへの移行も可能**

# スーパーコンピュータシステムの詳細

- 以下のページをご参照ください

- 利用申請方法

- 運営体系

- 料金体系

- 利用の手引

などがご覧になれます。

<https://www.cc.u-tokyo.ac.jp/guide/>

# 並列プログラミングの基礎

---

# 並列プログラミングとは何か？

- 逐次実行のプログラム(実行時間 $T$ )を、 $p$ 台の計算機を使って、 $T/p$ にすること。



- 素人考えでは自明。
- 実際は、できるかどうかは、対象処理の内容(アルゴリズム)で **大きく** 難しさが違う
  - アルゴリズム上、絶対に並列化できない部分の存在
  - 通信のためのオーバーヘッドの存在
    - 通信立ち上がり時間
    - データ転送時間

# 並列計算機の種類

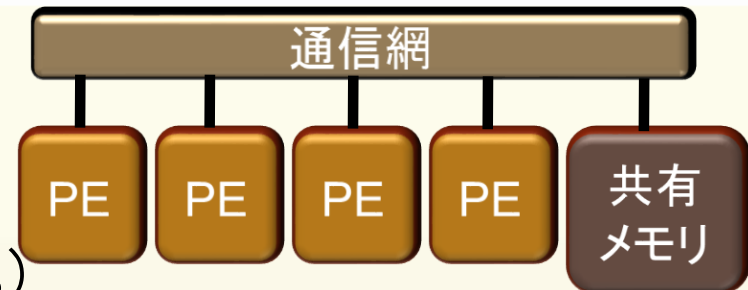
- Michael J. Flynn教授(スタンフォード大)の分類(1966)
- 単一命令・単一データ流  
(SISD, Single Instruction Single Data Stream)
- 単一命令・複数データ流  
(SIMD, Single Instruction Multiple Data Stream)
- 複数命令・単一データ流  
(MISD, Multiple Instruction Single Data Stream)
- 複数命令・複数データ流  
(MIMD, Multiple Instruction Multiple Data Stream)

# 並列計算機のメモリ型による分類

A) メモリアドレスを共有している: 互いのメモリがアクセス可能

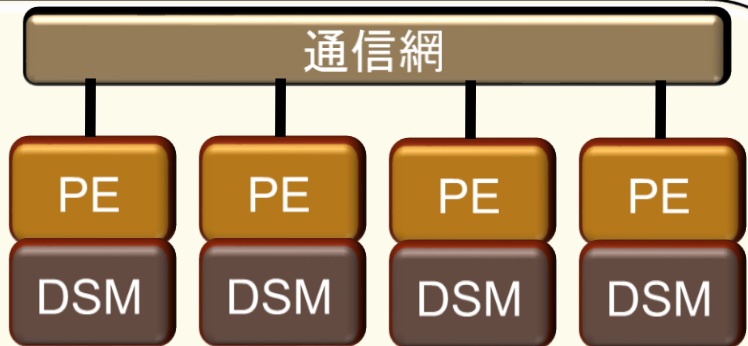
## 1. 共有メモリ型

(SMP:  
Symmetric Multiprocessor,  
UMA: Uniform Memory Access)



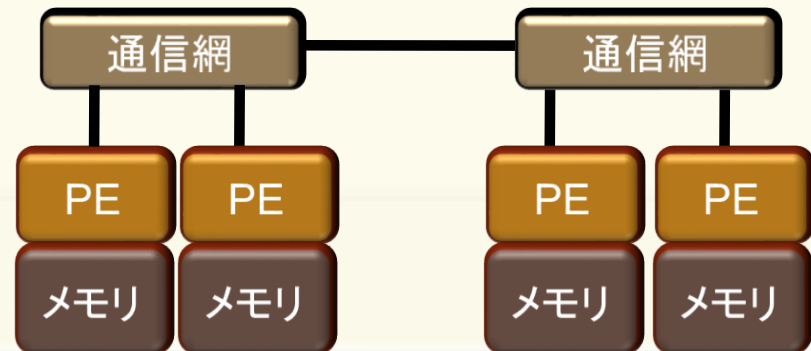
## 2. 分散共有メモリ型

(DSM:  
Distributed Shared Memory)



## 共有・非対称メモリ型

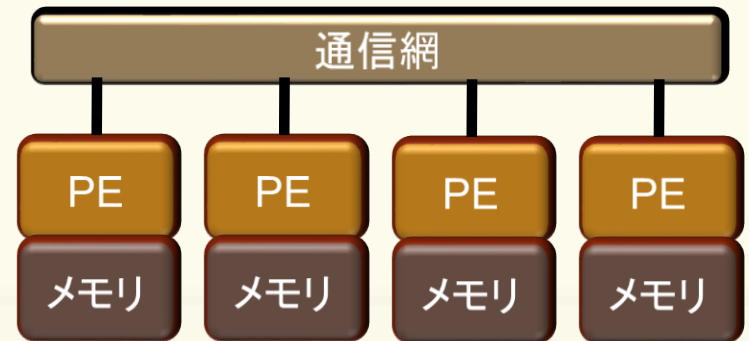
(ccNUMA、  
Cache Coherent Non-Uniform  
Memory Access)



# 並列計算機のメモリ型による分類

B) メモリアドレスは独立: 互いのメモリはアクセス不可

## 3. 分散メモリ型 (メッセージパッシング)



# プログラミング手法から見た分類

## 1. マルチスレッド

- Pthreads, ...

## 2. データ並列

- OpenMP
- (最近の)Fortran
- PGAS (Partitioned Global Address Space)言語: XcalableMP, UPC, Chapel, X10, Co-array Fortran, ...

## 3. タスク並列

- Cilk (Cilk plus), Thread Building Block (TBB), StackThreads, MassiveThreads, ...

## 4. メッセージ通信

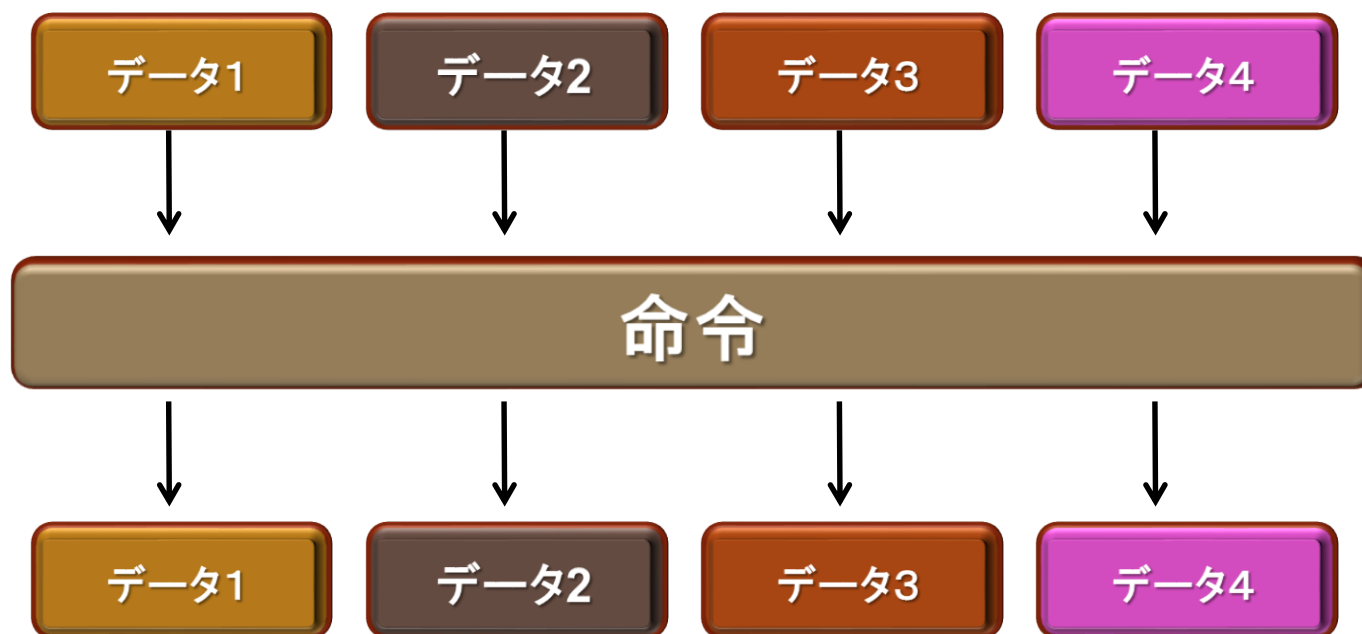
- MPI

複数ノードにまたがる並列化に使える  
他はメモリを共有していること  
(共有メモリ)が前提



# 並列プログラミングのモデル

- 実際の並列プログラムの挙動はMIMD
- アルゴリズムを考えるとときは<SIMDが基本>
- 複雑な挙動は人間には想定し難い



# 並列プログラミングのモデル

- 多くのMIMD上での並列プログラミングのモデル

1. SPMD (Single Program Multiple Data)

- 1つの共通のプログラムが、並列処理開始時に、全プロセッサ上で起動する

- MPI (バージョン1) のモデル



2. Master / Worker (Master / Slave)

- 1つのプロセス (Master) が、複数のプロセス (Worker) を管理 (生成、消去) する。

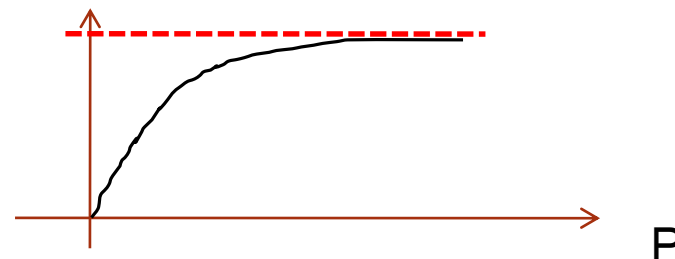
# 性能評価指標

---

並列化の尺度

# 性能評価指標－台数効果

- **台数効果**  $S_p = T_S / T_P$  ( $0 \leq S_p$ )
  - 式:
  - $T_S$  : 逐次の実行時間、  $T_P$  : P台での実行時間
  - P台用いて  $S_p = P$  のとき、理想的な(ideal)速度向上
  - P台用いて  $S_p > P$  のとき、スーパーリニア・スピードアップ
    - 主な原因は、並列化により、データアクセスが局所化されて、キャッシュヒット率が向上することによる高速化
- **並列化効率**
  - 式:  $E_p = S_p / P \times 100$  ( $0 \leq E_p$ ) [%]
- **飽和性能**
  - 速度向上の限界
  - Saturation、「さちる」



# Weak ScalingとStrong Scaling

並列処理においてシステム規模を大きくする方法

- Weak Scaling: それぞれの問題サイズは変えず並列度をあげる
  - 全体の問題サイズが(並列数に比例して)大きくなる
  - 通信のオーバーヘッドはあまり変わらないか、やや増加する
- Strong Scaling: 全体の問題サイズを変えずに並列度をあげる
  - 問題サイズが装置数に反比例して小さくなる
  - 通信のオーバーヘッドは相対的に大きくなる

**Weak Scaling**

それまで解けなかった  
規模の問題が解ける



**Strong Scaling**も重要

同じ問題規模で、短時間  
に結果を得る(より難しい)

# アムダールの法則

- 逐次実行時間を  $K$  とする。  
そのうち、並列化ができる割合を  $\alpha$  とする。
- このとき、台数効果は以下のようにになる。

$$S_p = K / (K\alpha / P + K(1-\alpha))$$
$$= 1 / (\alpha / P + (1-\alpha)) = 1 / (\alpha(1/P - 1) + 1)$$

- 上記の式から、たとえ無限大の数のプロセッサを使っても ( $P \rightarrow \infty$ )、台数効果は、高々  $1 / (1-\alpha)$  である。

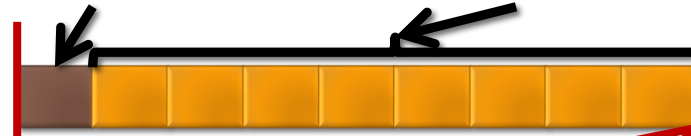
## (アムダールの法則)

- 全体の90%が並列化できたとしても、無限大の数のプロセッサをつかって、 $1 / (1-0.9) = 10$  倍 にしかない！  
→ 高性能を達成するためには、少しでも並列化効率を上げる実装をすることがとても重要である

# アムダールの法則の直観例

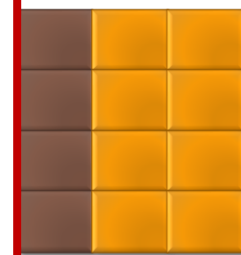
並列化できない部分(1ブロック) 並列化できる部分(8ブロック)

● 逐次実行



=88.8%が並列化可能

● 並列実行(4並列)



$9/3=3$ 倍

● 並列実行(8並列)



$9/2=4.5$ 倍  $\neq$  6倍

# Byte/Flop, B/F値

## 1. プログラム中で要求するメモリアクセスの割合

```
double A[N][N];
```

```
...
```

```
A[i][j] = 0.25 * (A[i][j] + A[i][j-1] + A[i][j+1] + A[i-1][j] + A[i+1][j]);
```

- メモリアクセス: 8byte \* 5回のロード + 8byte \* 1回のストア = 48byte
- 演算: 加算4回、乗算1回 = 5 FLOP **B/F = 9.6**

## 2. メモリシステムがデータを演算コアに供給する能力、供給できた割合

- 通常は 0.1以下、よくても0.5未満
  - B/F=0.5のシステムで上の計算をすると、96回分の計算ができるところを、5回しか動かない => **ピークの5%しか使えない**
- ➡ B/F値の不足をキャッシュによって補う
- ベクトル機: 伝統的にはB/F = 1くらいだった、今は 0.5とか

どちらのコンテキストで話しているかに注意！



# メッセージ通信ライブラリ

## MPI

---

# MPIの特徴

- **メッセージパッシング用のライブラリ規格の1つ**
  - メッセージパッシングのモデルである
  - コンパイラの規格、特定のソフトウェアやライブラリを指すものではない！
- **分散メモリ型並列計算機で並列実行に向く**
- **大規模計算が可能**
  - 1プロセッサにおけるメモリサイズやファイルサイズの制約を打破可能
  - プロセッサ台数の多い並列システム (Massively Parallel Processing (MPP) システム) を用いる実行に向く
    - 1プロセッサ換算で膨大な実行時間の計算を、短時間で処理可能
  - 移植が容易
    - **API (Application Programming Interface) の標準化**
- **スケーラビリティ、性能が高い**
  - 通信処理をユーザが記述することによるアルゴリズムの最適化が可能
  - プログラミングが難しい (敷居が高い)

# MPIの経緯(これまで)

- MPIフォーラム (<http://www.mpi-forum.org/>) が仕様策定
  - 1994年5月 1.0版(MPI-1)
  - 1995年6月 1.1版
  - 1997年7月 1.2版、および 2.0版(MPI-2)
  - 2008年5月 1.3版、2008年6月 2.1版
  - 2009年9月 2.2版
    - 日本語版 <http://www.pccluster.org/ja/mpi.html>
- MPI-2 では、以下を強化：
  - 並列I/O
  - C++、Fortran 90用インターフェース
  - 動的プロセス生成/消滅
    - 主に、並列探索処理などの用途

# MPIの経緯 MPI-3.1

- MPI-3.0 2012年9月
- MPI-3.1 2015年6月
- **以下のページで現状・ドキュメントを公開中**
  - <http://mpi-forum.org/docs/docs.html>
  - <http://meetings.mpi-forum.org>
  - <http://meetings.mpi-forum.org/mpi31-impl-status-Nov15.pdf>
- **注目すべき機能**
  - ノン・ブロッキング集団通信機能 (MPI\_IALLREDUCE、など)
  - 高性能な片方向通信 (RMA、Remote Memory Access)
  - Fortran2008 対応、など

# MPIの経緯 MPI-4.0策定中

- 以下のページで経緯・ドキュメントを公開
  - [http://meetings.mpi-forum.org/MPI\\_4.0\\_main\\_page.php](http://meetings.mpi-forum.org/MPI_4.0_main_page.php)
- 検討されている機能
  - ハイブリッドプログラミングへの対応
  - MPIアプリケーションの耐故障性 (Fault Tolerance, FT)
  - いくつかのアイデアを検討中
    - Active Messages (メッセージ通信のプロトコル)
      - 計算と通信のオーバーラップ
      - 最低限の同期を用いた非同期通信
      - 低いオーバーヘッド、パイプライン転送
      - バッファリングなしで、インタラプトハンドラで動く
    - Stream Messaging
    - 新プロファイル・インターフェース

# MPIの実装

- **MPICH(エム・ピッチ)**
  - 米国アルゴンヌ国立研究所が開発
- **MVAPICH (エムヴァピッチ)**
  - 米国オハイオ州立大学で開発、MPICHをベース
  - InfiniBand向けの優れた実装
- **OpenMPI**
  - オープンソース
- **ベンダMPI**
  - 大抵、上のどれかがベースになっている  
例: 富士通「京」、FX10用のMPI: Open-MPIベース  
Intel MPI: MPICH、MVAPICHベース
  - 注意点: メーカー独自機能拡張がなされていることがある

# MPIによる通信

- 郵便物の郵送に同じ
- 郵送に必要な情報：
  1. 自分の住所、送り先の住所
  2. 中に入っているものはどこにあるか
  3. 中に入っているものの分類
  4. 中に入っているものの量
  5. (荷物を複数同時に送る場合の)認識方法(タグ)
- MPIでは：
  1. 自分の認識ID、および、送り先の認識ID
  2. データ格納先のアドレス
  3. データ型
  4. データ量
  5. タグ番号

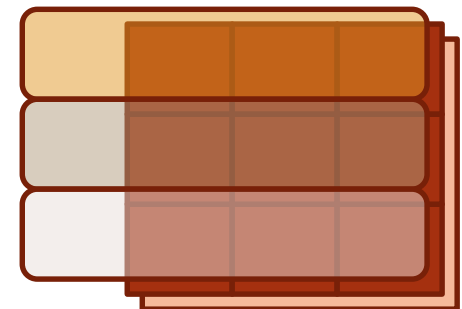
# MPI関数

- システム関数
  - MPI\_Init; MPI\_Comm\_rank; MPI\_Comm\_size; MPI\_Finalize;
- 1対1通信関数
  - ブロッキング型
    - MPI\_Send; MPI\_Recv;
  - ノンブロッキング型
    - MPI\_Isend; MPI\_Irecv;
- 1対全通信関数
  - MPI\_Bcast
- 集団通信関数
  - MPI\_Reduce; MPI\_Allreduce; MPI\_Barrier;
- 時間計測関数
  - MPI\_Wtime



# コミュニケータ

- MPI\_COMM\_WORLDは、**コミュニケータ**とよばれる概念を保存する変数
- コミュニケータは、操作を行う対象のプロセッサ群を定める
- 初期状態では、**0番～numprocs - 1番**までのプロセッサが、1つのコミュニケータに割り当てられる
  - この名前が、“**MPI\_COMM\_WORLD**”
- プロセッサ群を分割したい場合、**MPI\_Comm\_split** 関数を利用
  - メッセージを、一部のプロセッサ群に放送するとき利用
  - “マルチキャスト”で利用



# 略語とMPI用語

- MPIは「プロセス」間の通信を行います。プロセスは(普通は)「プロセッサ」(もしくは、コア)に一対一で割り当てられます。
- 今後、「MPIプロセス」と書くのは長いので、ここではPE (Processor Elementsの略)と書きます。
  - ただし用語として「PE」は現在はあまり使われていません。
- ランク(Rank)
  - 各「MPIプロセス」の「識別番号」のこと。
  - 通常MPIでは、MPI\_Comm\_rank関数で設定される変数(サンプルプログラムではmyid)に、0～全PE数-1 の数値が入る
  - 世の中の全MPIプロセス数を知るには、MPI\_Comm\_size関数を使う。  
(サンプルプログラムでは、numprocs に、この数値が入る)

# 基本的なMPI関数

---

送信、受信のためのインタフェース

# C言語インターフェースと Fortranインターフェースの違い

- C版は、 整数変数*ierr* が戻り値  
`ierr = MPI_Xxxx(...);`
- Fortran版は、最後に整数変数*ierr*が引数  
`call MPI_XXXX(..., ierr)`
- システム用配列の確保の仕方
  - C言語  
`MPI_Status istatus;`
  - Fortran言語  
`integer istatus(MPI_STATUS_SIZE)`

# C言語インターフェースと Fortranインターフェースの違い

- MPIにおける、データ型の指定

- C言語

MPI\_CHAR (文字型)、MPI\_INT (整数型)、  
MPI\_FLOAT (実数型)、MPI\_DOUBLE (倍精度実  
数型)

- Fortran言語

MPI\_CHARACTER (文字型)、MPI\_INTEGER (整  
数型)、MPI\_REAL (実数型)、MPI\_REAL8  
(=MPI\_DOUBLE\_PRECISION) (倍精度実数型)、  
MPI\_COMPLEX (複素数型)

- 以降は、C言語インターフェースで説明する

# 基礎的なMPI関数—MPI\_Recv (1/2)

```
• ierr = MPI_Recv(recvbuf, icount, idatatype, isource,  
                 itag,  icomm, istatus);
```

- `recvbuf` : 受信領域の先頭番地を指定する。
- `icount` : 整数型。受信領域のデータ要素数を指定する。
- `idatatype` : 整数型。受信領域のデータの型を指定する。
  - `MPI_CHAR` (文字型)、`MPI_INT` (整数型)、`MPI_FLOAT` (実数型)、`MPI_DOUBLE` (倍精度実数型)
- `isource` : 整数型。受信したいメッセージを送信するPEのランクを指定する。
  - 任意のPEから受信したいときは、`MPI_ANY_SOURCE` を指定する。

# 基礎的なMPI関数—MPI\_Recv (2/2)

- **itag** : 整数型。受信したいメッセージに付いているタグの値を指定。
  - 任意のタグ値のメッセージを受信したいときは、**MPI\_ANY\_TAG** を指定。
- **icomm** : 整数型。PE集団を認識する番号であるコミュニケータを指定。
  - 通常では**MPI\_COMM\_WORLD** を指定すればよい。
- **istatus** : MPI\_Status型(整数型の配列)。受信状況に関する情報が入る。**かならず専用の型宣言をした配列を確保すること。**
  - 要素数が**MPI\_STATUS\_SIZE**の整数配列が宣言される。
  - 受信したメッセージの送信元のランクが **istatus[MPI\_SOURCE]**、タグが **istatus[MPI\_TAG]** に代入される。
  - **C言語**: **MPI\_Status istatus;**
  - **Fortran言語**: **integer istatus(MPI\_STATUS\_SIZE)**
- **ierr(戻り値)** : 整数型。エラーコードが入る。

# 基礎的なMPI関数—MPI\_Send

- `ierr = MPI_Send(sendbuf, icount, idatatype, idest, itag, icscomm);`
- `sendbuf` : 送信領域の先頭番地を指定
- `icount` : 整数型。送信領域のデータ要素数を指定
- `idatatype` : 整数型。送信領域のデータの型を指定
- `idest` : 整数型。送信したいPEのicscomm内でのランクを指定
- `itag` : 整数型。受信したいメッセージに付けられたタグの値を指定
- `icscomm` : 整数型。プロセッサ集団を認識する番号である  
コミュニケータを指定
- `ierr` (戻り値) : 整数型。エラーコードが入る。



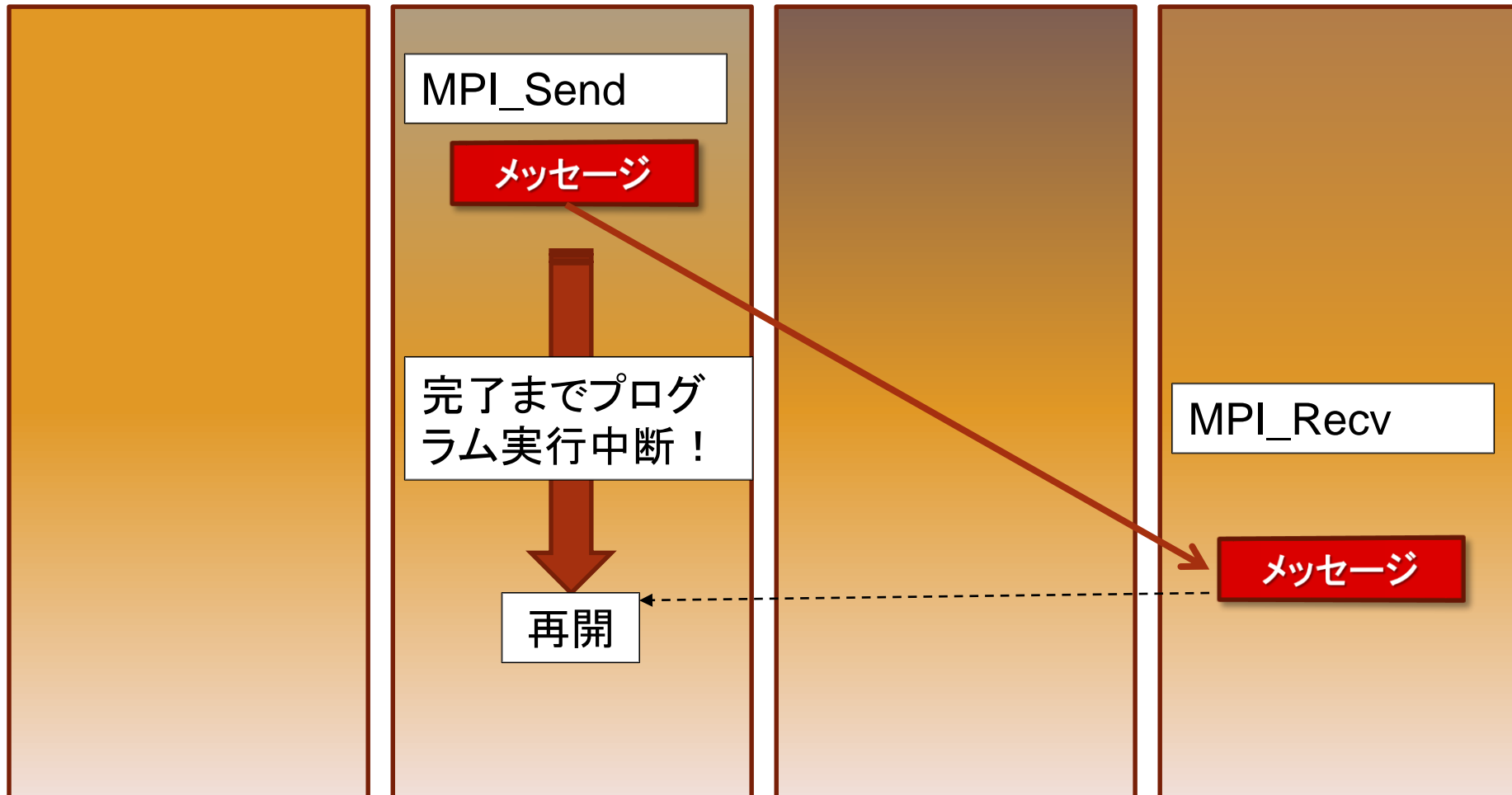
# Send—Recvの概念 (1対1通信)

PE0

PE1

PE2

PE3



# 基礎的なMPI関数—MPI\_Bcast

- `ierr = MPI_Bcast(sendbuf, icount, idatatype, iroot, icommm);`
- `sendbuf` : 送信および受信領域の先頭番地を指定する。
- `icount` : 整数型。送信領域のデータ要素数を指定する。
- `idatatype` : 整数型。送信領域のデータの型を指定する。
- `iroot` : 整数型。送信したいメッセージがあるPEの番号を指定する。全PEで同じ値を指定する必要がある。
- `icommm` : 整数型。PE集団を認識する番号であるコミュニケータを指定する。
- `ierr` (戻り値) : 整数型。エラーコードが入る。

# MPI\_Bcastの概念 (集団通信)

PE0

PE1

PE2

PE3

MPI\_Bcast()

MPI\_Bcast()

MPI\_Bcast()

MPI\_Bcast()

iroot

メッセージ

メッセージ

全PEが  
同じように関数を呼ぶこと!!

メッセージ

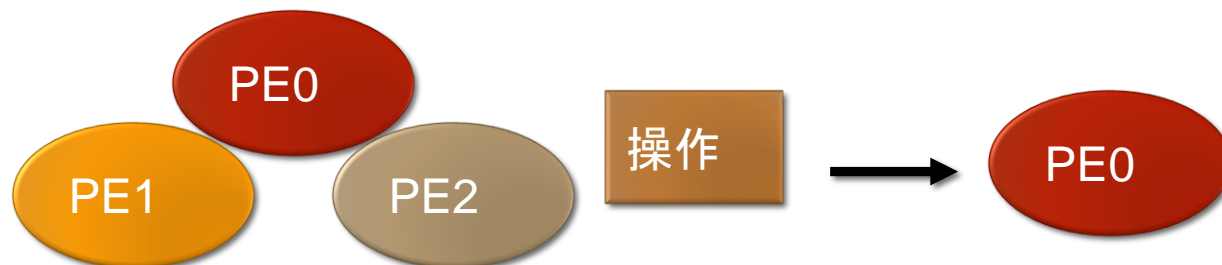
メッセージ

# リダクション演算

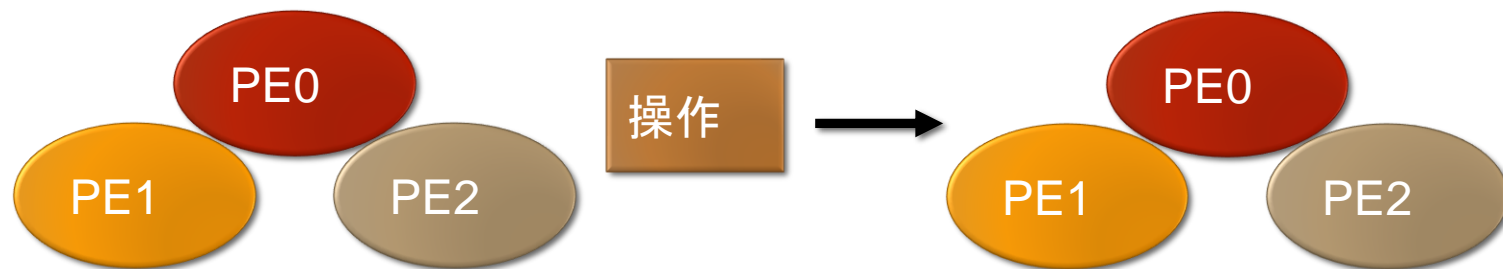
- **<操作>によって<次元>を減少 (リダクション)させる処理**
  - 例: 内積演算  
ベクトル( $n$ 次元空間)  $\rightarrow$  スカラ(1次元空間)
- **リダクション演算は、通信と計算を必要とする**
  - **集団通信演算 (collective communication operation)**  
と呼ばれる
- **演算結果の持ち方の違いで、2種のインターフェースが存在する**

# リダクション演算

- 演算結果に対する所有PEの違い
  - **MPI\_Reduce**関数
    - リダクション演算の結果を、ある一つのPEに所有させる



- **MPI\_Allreduce**関数
  - リダクション演算の結果を、全てのPEに所有させる



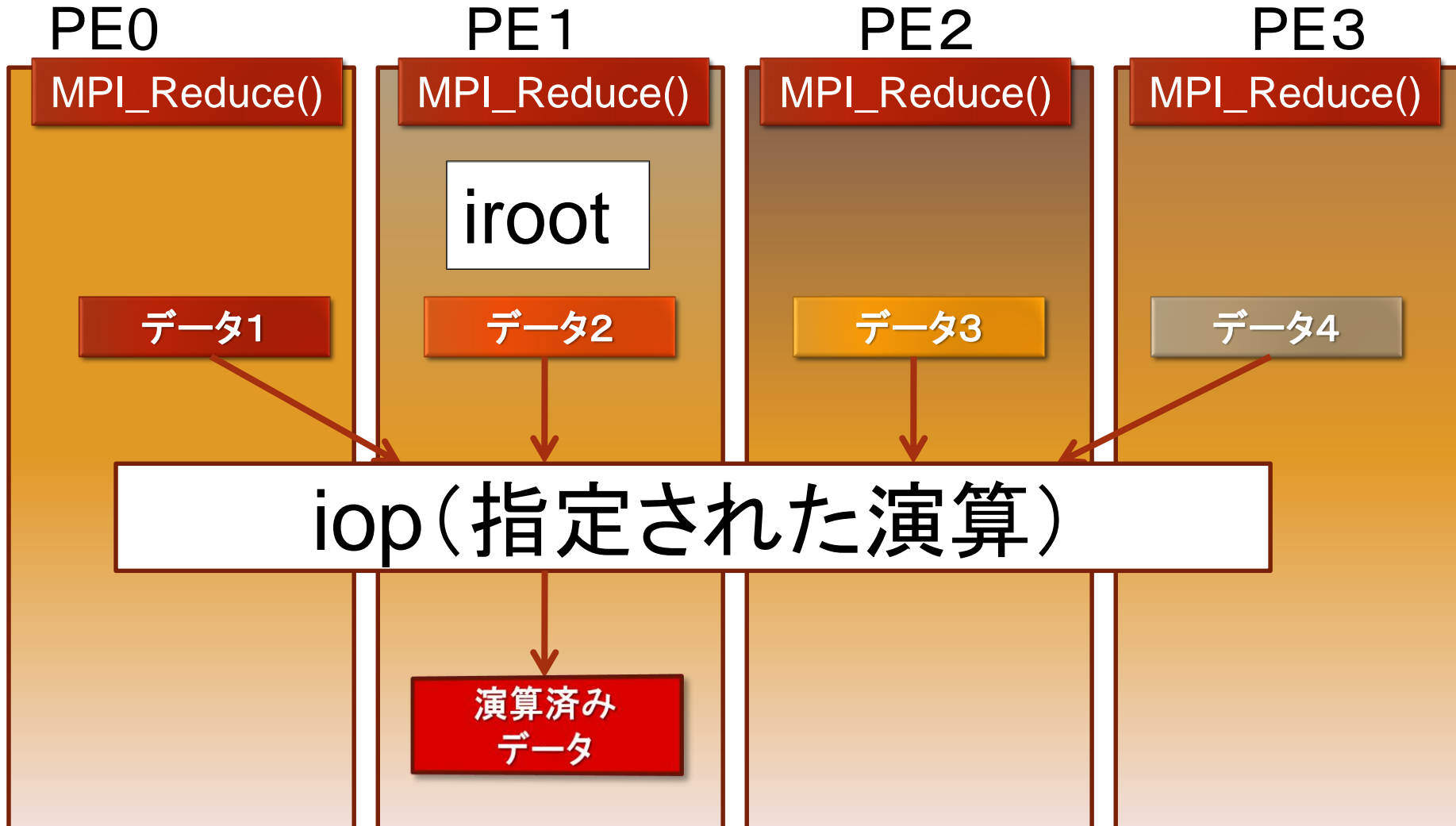
# 基礎的なMPI関数—MPI\_Reduce

- `ierr = MPI_Reduce(sendbuf, recvbuf, icount, idatatype, iop, iroot, ictop, icomm);`
- `sendbuf` : 送信領域の先頭番地を指定する。
- `recvbuf` : 受信領域の先頭番地を指定する。`iroot` で指定したPEのみで書き込みがなされる。  
送信領域と受信領域は、同一であってはならない。  
すなわち、異なる配列を確保しなくてはならない。
- `icount` : 整数型。送信領域のデータ要素数を指定する。
- `idatatype` : 整数型。送信領域のデータの型を指定する。
  - (Fortran) <最小／最大値と位置>を返す演算を指定する場合は、`MPI_2INTEGER`(整数型)、`MPI_2REAL`(単精度型)、`MPI_2REAL8`(`=MPI_2DOUBLE_PRECISION`) (倍精度型)、を指定する。

# 基礎的なMPI関数—MPI\_Reduce

- **iop** : 整数型。演算の種類を指定する。
  - **MPI\_SUM** (総和)、**MPI\_PROD** (積)、**MPI\_MAX** (最大)、**MPI\_MIN** (最小)、**MPI\_MAXLOC** (最大とその位置)、**MPI\_MINLOC** (最小とその位置) など。
- **iroot** : 整数型。結果を受け取るPEのicomm 内のランクを指定する。全てのicomm 内のPEで同じ値を指定する必要がある。
- **icomm** : 整数型。PE集団を認識する番号であるコミュニケータを指定する。
- **ierr** : 整数型。エラーコードが入る。

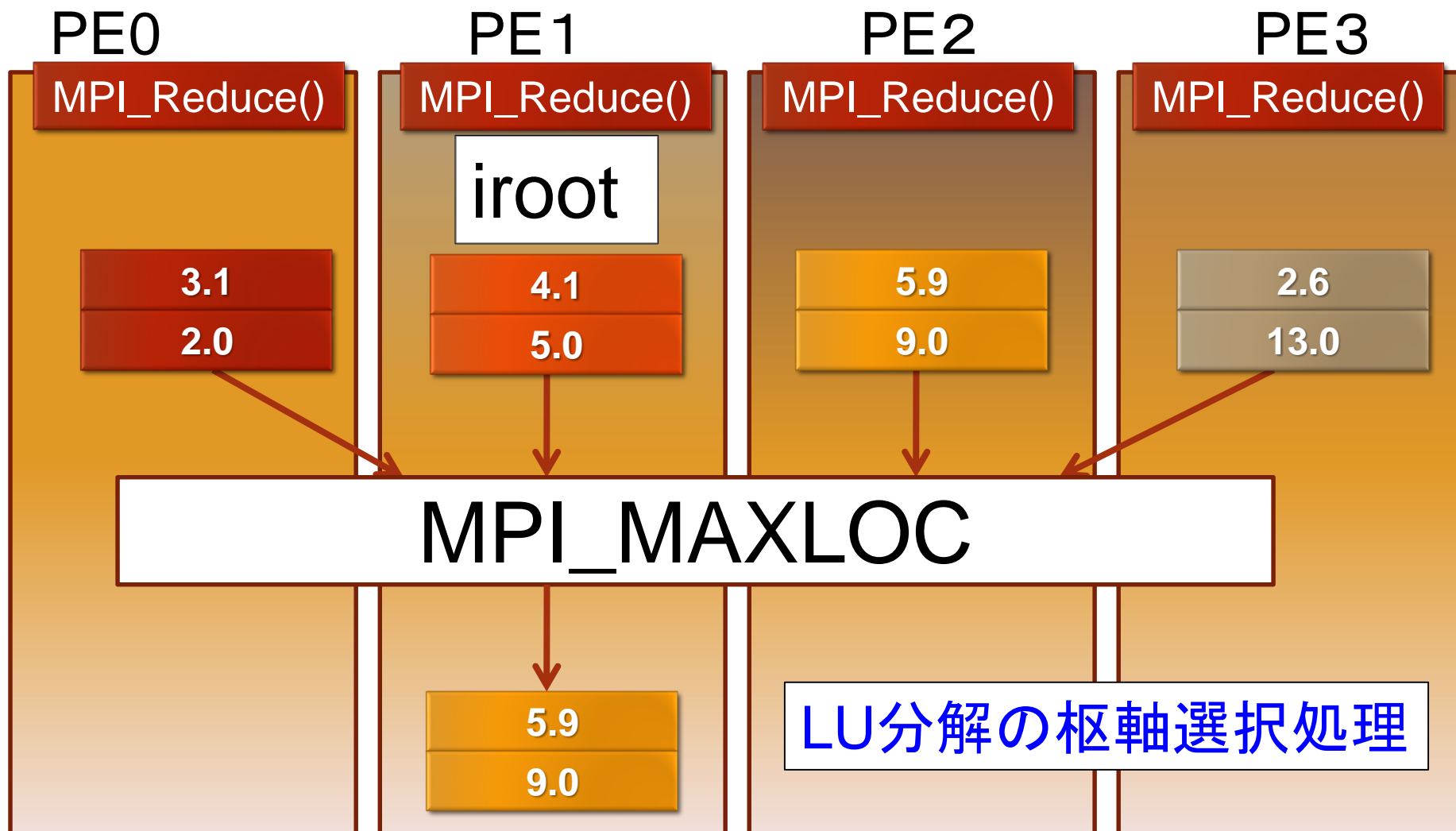
# MPI\_Reduceの概念 (集団通信)





# MPI\_Reduceによる2リスト処理例

(MPI\_2DOUBLE\_PRECISIONとMPI\_MAXLOC)



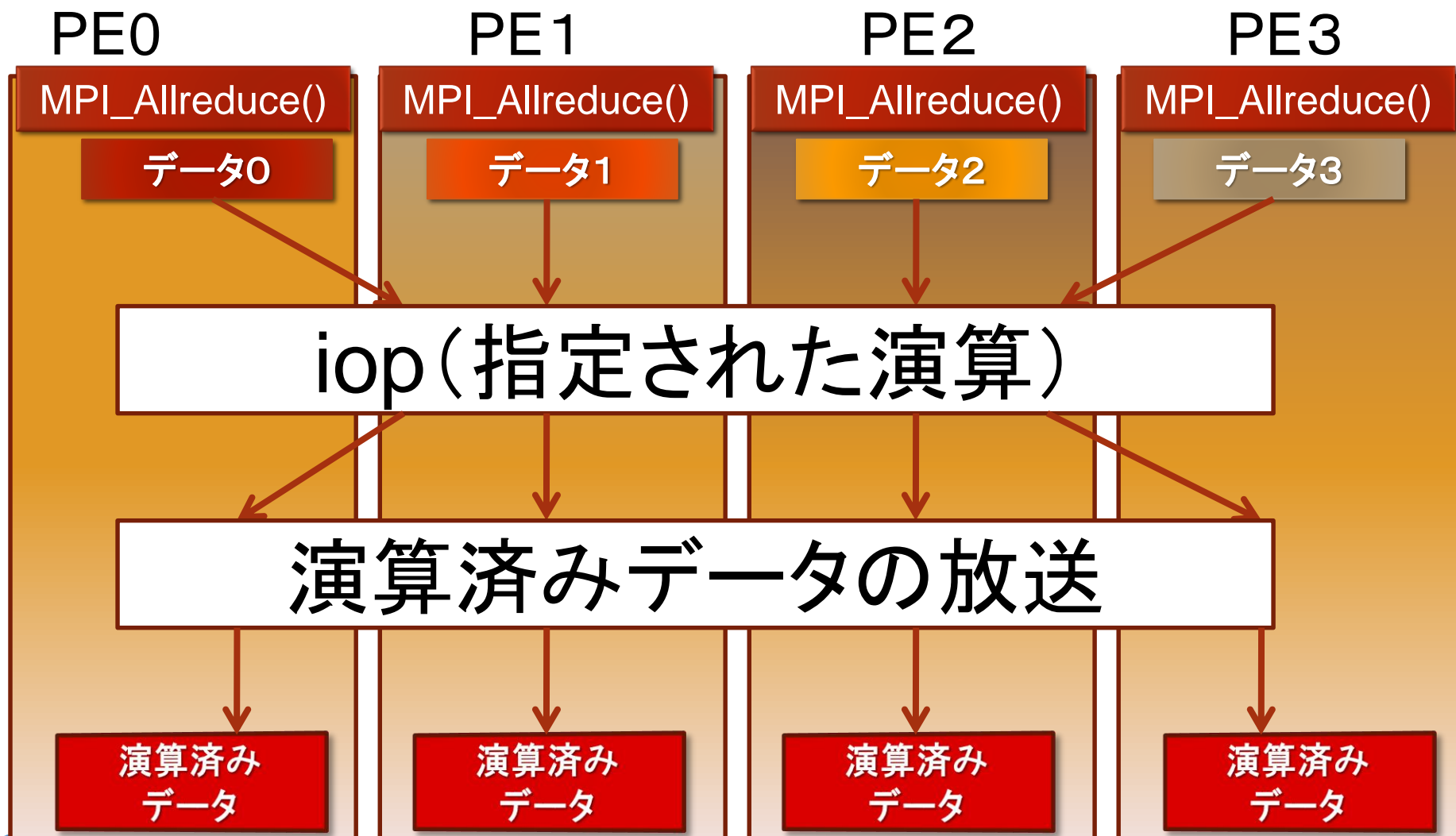
# 基礎的なMPI関数—MPI\_Allreduce

- `ierr = MPI_Allreduce(sendbuf, recvbuf, icount, idatatype, iop, ictop, icomm);`
  - `sendbuf` : 送信領域の先頭番地を指定する。
  - `recvbuf` : 受信領域の先頭番地を指定する。  
送信領域と受信領域は、同一であってはならない。  
すなわち、異なる配列を確保しなくてはならない。
  - `icount` : 整数型。送信領域のデータ要素数を指定する。
  - `idatatype` : 整数型。送信領域のデータの型を指定する。
    - 最小値や最大値と位置を返す演算を指定する場合は、`MPI_2INT`(整数型)、`MPI_2FLOAT`(単精度型)、`MPI_2DOUBLE`(倍精度型) を指定する。

# 基礎的なMPI関数—MPI\_Allreduce

- **iop** : 整数型。演算の種類を指定する。
  - **MPI\_SUM** (総和)、**MPI\_PROD** (積)、**MPI\_MAX** (最大)、**MPI\_MIN** (最小)、**MPI\_MAXLOC** (最大と位置)、**MPI\_MINLOC** (最小と位置) など。
- **icomm** : 整数型。PE集団を認識する番号であるコミュニケータを指定する。
- **ierr** : 整数型。エラーコードが入る。

# MPI\_Allreduceの概念 (集団通信)



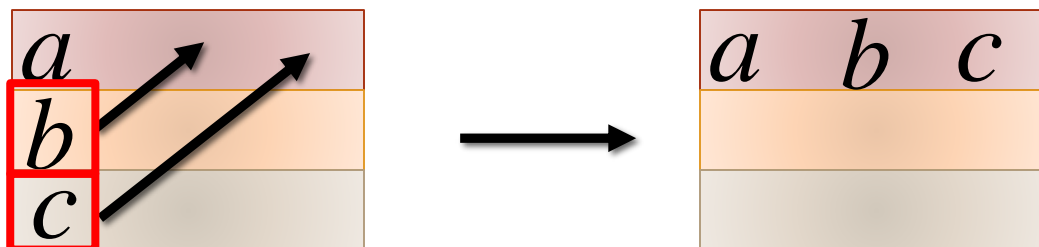
# リダクション演算

- 性能について
  - リダクション演算は、1対1通信に比べ遅い
    - プログラム中で多用すべきでない！
  - `MPI_Allreduce` は `MPI_Reduce` に比べ遅い
    - `MPI_Allreduce` は、放送処理が入る。
    - なるべく、`MPI_Reduce` を使う。

# 行列の転置

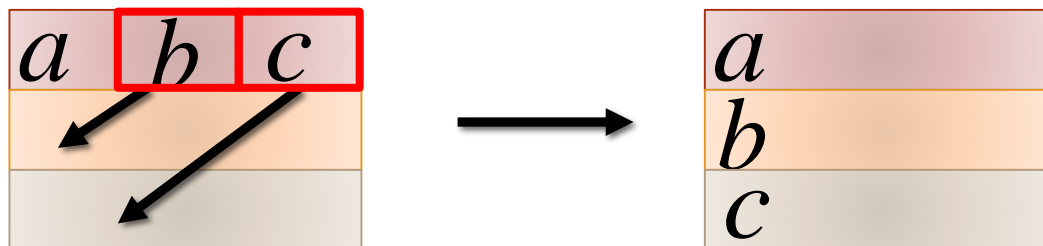
- 行列  $A$  が (Block, \*) 分散されているとする。
- 行列  $A$  の転置行列  $A^T$  を作るには、MPIでは次の2通りの関数を用いる

- MPI\_Gather関数



集めるメッセージ  
サイズが各PEで  
均一のとき使う

- MPI\_Scatter関数



集めるサイズが各PEで  
均一でないときは:

MPI\_GatherV関数  
MPI\_ScatterV関数

# 基礎的なMPI関数—MPI\_Gather

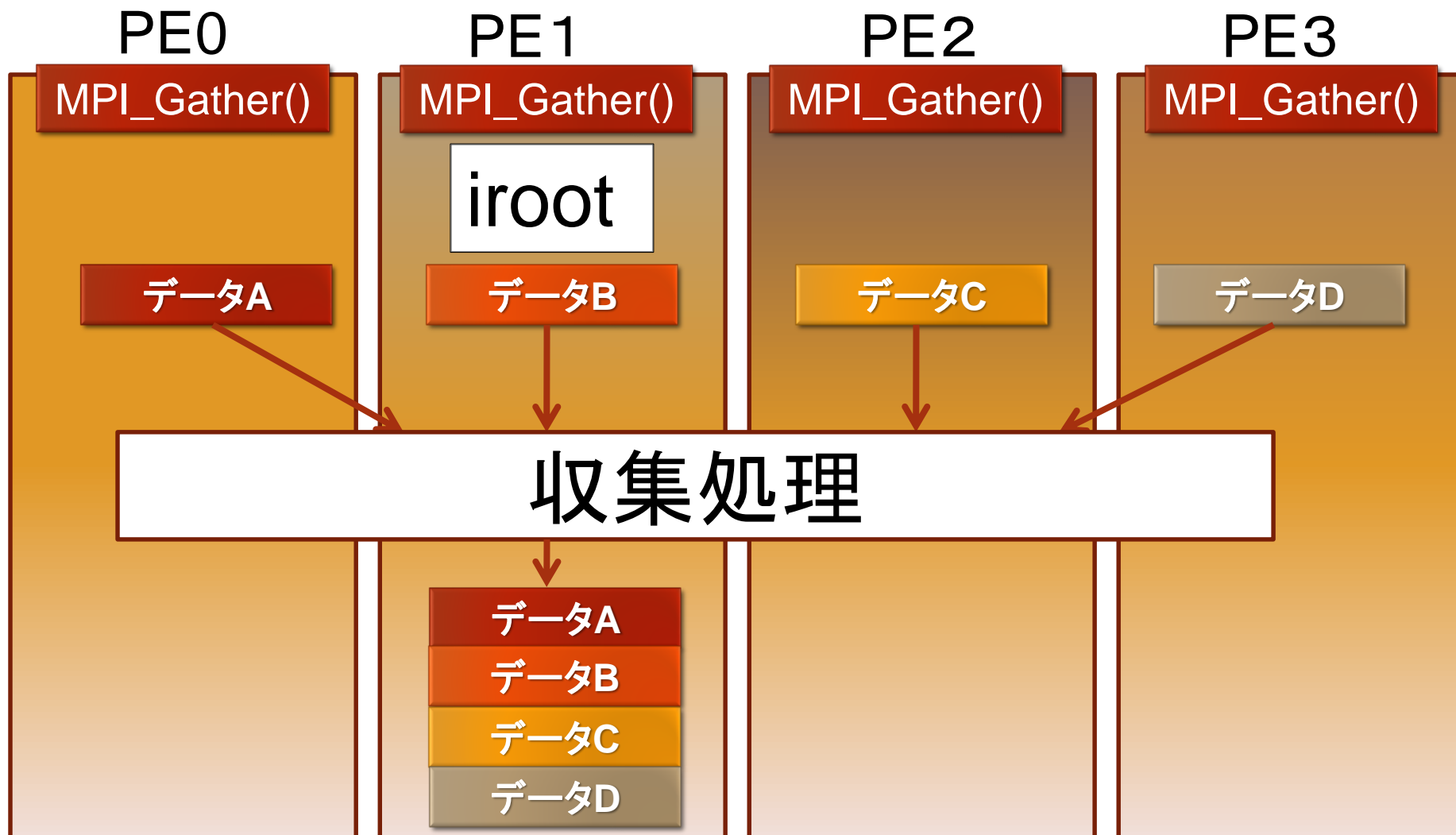
- `ierr = MPI_Gather (sendbuf, isendcount, isendtype, recvbuf, irecvcount, irecvtype, iroot, ictomm);`
  - `sendbuf` : 送信領域の先頭番地を指定する。
  - `isendcount`: 整数型。送信領域のデータ要素数を指定する。
  - `isendtype` : 整数型。送信領域のデータの型を指定する。
  - `recvbuf` : 受信領域の先頭番地を指定する。`iroot` で指定したPEのみで書き込みがなされる。
    - なお原則として、送信領域と受信領域は、同一であってはならない。すなわち、異なる配列を確保しなくてはならない。
  - `irecvcount`: 整数型。受信領域のデータ要素数を指定する。
    - この要素数は、1PE当たりの送信データ数を指定すること。
    - MPI\_Gather 関数では各PEで異なる数のデータを収集することはできないので、同じ値を指定すること。

# 基礎的なMPI関数—MPI\_Gather

- **irecvtype** : 整数型。受信領域のデータ型を指定する。
- **irroot** : 整数型。収集データを受け取るPEの `icomm` 内でのランクを指定する。
  - 全ての `icomm` 内のPEで同じ値を指定する必要がある。
- **icomm** : 整数型。PE集団を認識する番号であるコミュニケータを指定する。
- **ierr** : 整数型。エラーコードが入る。



# MPI\_Gatherの概念 (集団通信)



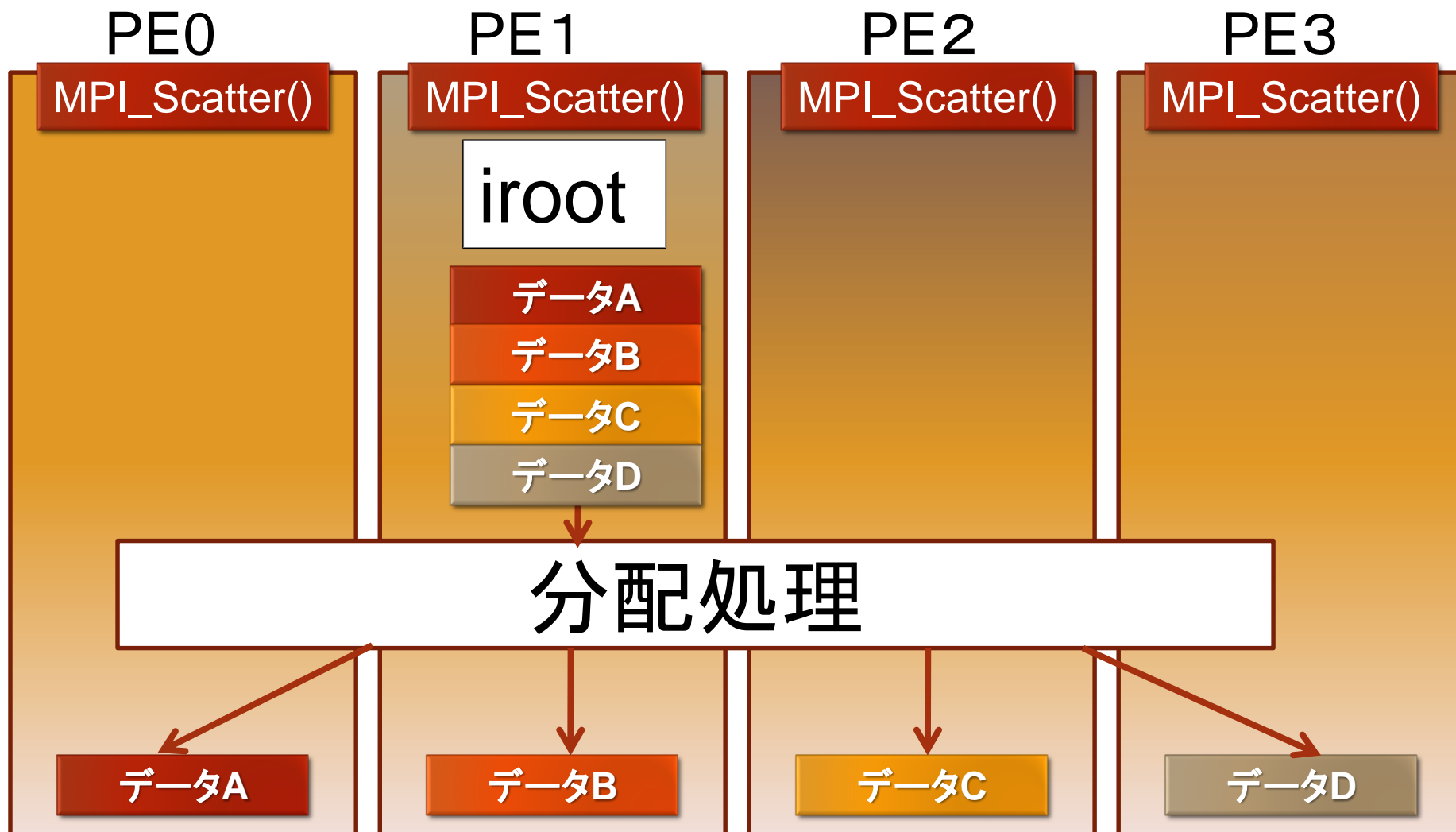
# 基礎的なMPI関数—MPI\_Scatter

- `ierr = MPI_Scatter ( sendbuf, isendcount, isendtype, recvbuf, irecvcount, irecvtype, iroot, ictomm);`
  - `sendbuf` : 送信領域の先頭番地を指定する。
  - `isendcount`: 整数型。送信領域のデータ要素数を指定する。
    - この要素数は、1PEあたりに送られる送信データ数を指定すること。
    - MPI\_Scatter 関数では各PEで異なる数のデータを分散することはできないので、同じ値を指定すること。
  - `isendtype` : 整数型。送信領域のデータの型を指定する。  
iroot で指定したPEのみ有効となる。
  - `recvbuf` : 受信領域の先頭番地を指定する。
    - なお原則として、送信領域と受信領域は、同一であってはならない。すなわち、異なる配列を確保しなくてはならない。
  - `irecvcount`: 整数型。受信領域のデータ要素数を指定する。

# 基礎的なMPI関数—MPI\_Scatter

- **irecvtype** : 整数型。受信領域のデータ型を指定する。
- **irroot** : 整数型。収集データを受け取るPEの `icomm` 内でのランクを指定する。
  - 全ての `icomm` 内のPEで同じ値を指定する必要がある。
- **icomm** : 整数型。PE集団を認識する番号であるコミュニケータを指定する。
- **ierr** : 整数型。エラーコードが入る。

# MPI\_Scatterの概念 (集団通信)



# ブロッキング、ノンブロッキング

## 1. ブロッキング

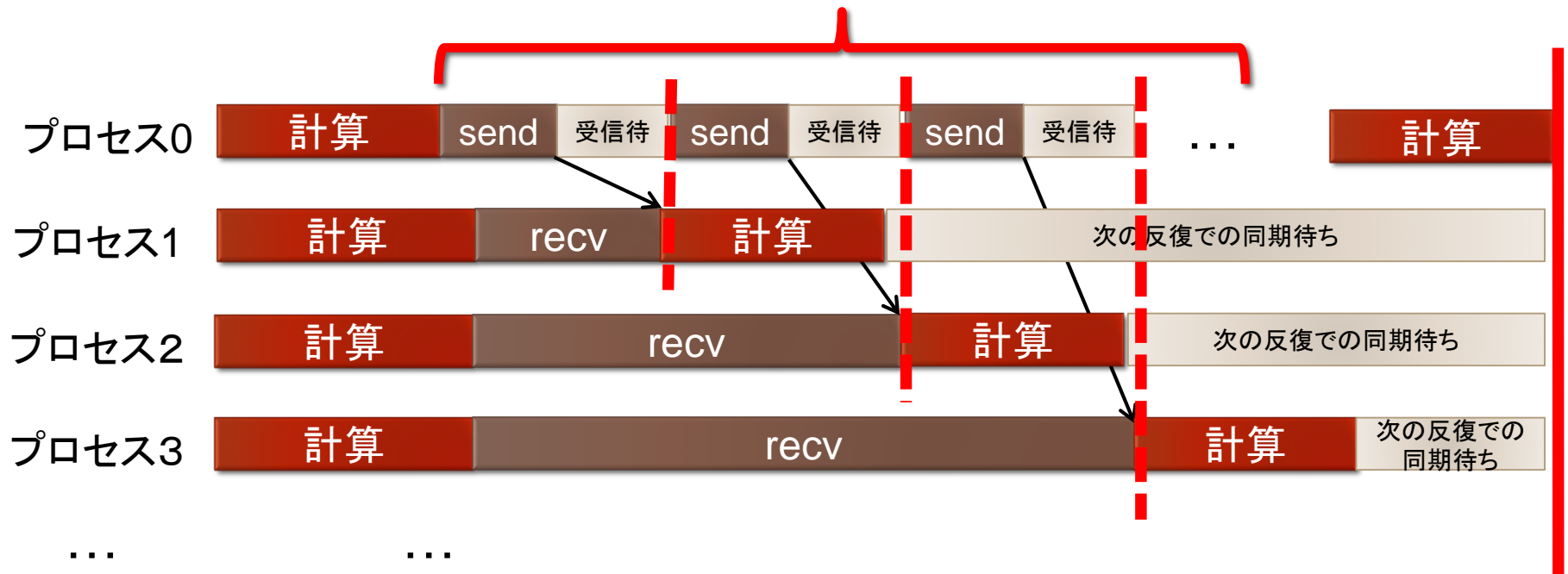
- 送信／受信側のバッファ領域にメッセージが格納され、受信／送信側のバッファ領域が自由にアクセス・上書きできるまで、呼び出しが戻らない
- バッファ領域上のデータの一貫性を保障
- MPI\_Send, MPI\_Bcastなど

## 2. ノンブロッキング

- 送信／受信側のバッファ領域のデータを保障せずすぐに呼び出しが戻る
- バッファ領域上のデータの一貫性を保障せず
  - 一貫性の保証はユーザの責任

# ブロッキング通信で効率の悪い例

- プロセス0が必要なデータを持っている場合  
連続するsendで、効率の悪い受信待ち時間が多発



次の  
反復での  
同期点

# ノンブロッキング通信関数

- `ierr = MPI_Isend(sendbuf, icount, datatype, idest, itag, ictmm, irequest);`
- `sendbuf` : 送信領域の先頭番地を指定する
- `icount` : 整数型。送信領域のデータ要素数を指定する
- `datatype` : 整数型。送信領域のデータの型を指定する
- `idest` : 整数型。送信したいPEの`ictmm` 内でのランクを指定する
- `itag` : 整数型。受信したいメッセージに付けられたタグの値を指定する

# ノンブロッキング通信関数

- **icomm** : 整数型。PE集団を認識する番号であるコミュニケータを指定する。
  - 通常ではMPI\_COMM\_WORLD を指定すればよい。
- **irequest** : MPI\_Request型 (整数型の配列)。送信を要求したメッセージにつけられた識別子が戻る。
- **ierr** : 整数型。エラーコードが入る。



# 同期待ち関数

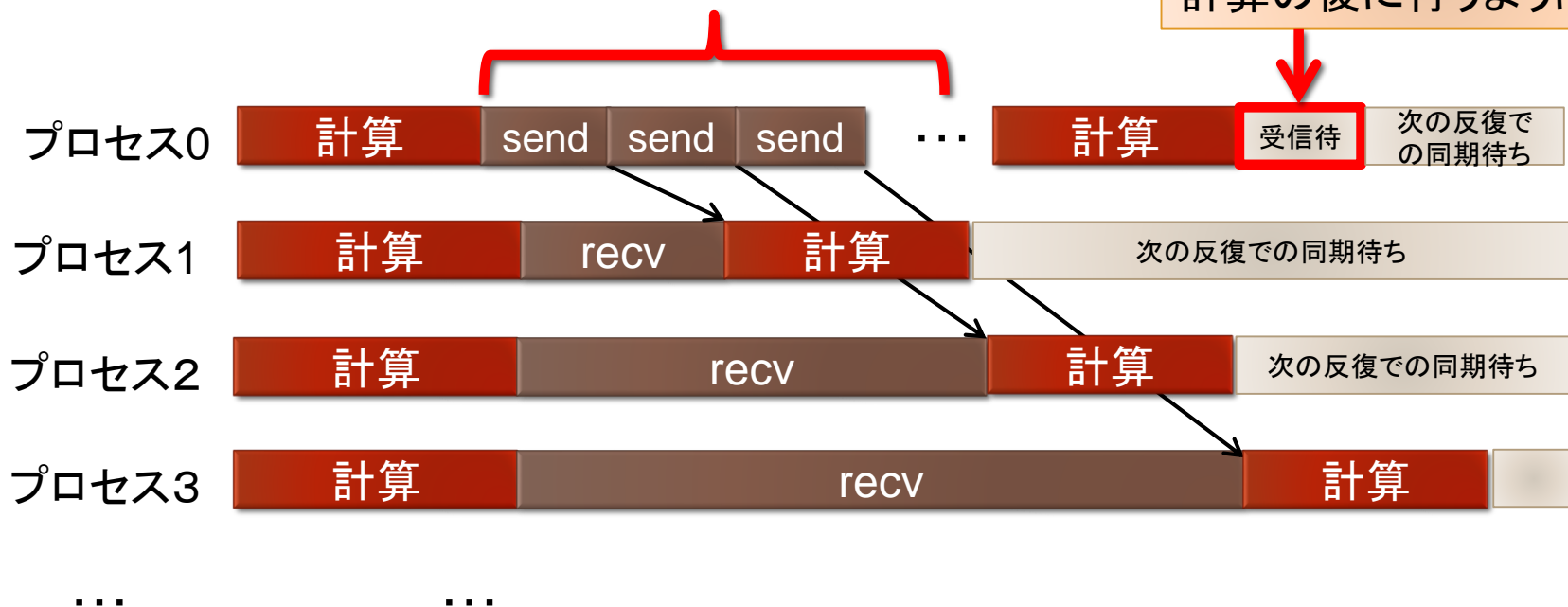
- `ierr = MPI_Wait(irequest, istatus);`
- `irequest` : MPI\_Request型 (整数型配列)。送信を要求したメッセージにつけられた識別子。
- `istatus` : MPI\_Status型 (整数型配列)。受信状況に関する情報が入る。
  - 要素数が `MPI_STATUS_SIZE` の整数配列を宣言して指定する。
  - 受信したメッセージの送信元のランクが `istatus[MPI_SOURCE]`、タグが `istatus[MPI_TAG]` に代入される。
- **送信データを変更する前・受信データを読み出す前には必ず呼ぶこと**

# ノン・ブロッキング通信による改善

- プロセス0が必要なデータを持っている場合

連続するsendにおける受信待ち時間を  
ノン・ブロッキング通信で削減

受信待ちを、MPI\_Waitで  
計算の後に行うように変更



次の  
反復での  
同期点

# 注意点

- 以下のように解釈してください:
  - **MPI\_Send**関数
    - 関数中に**MPI\_Wait**関数が入っている;
  - **MPI\_Isend**関数
    - 関数中に**MPI\_Wait**関数が入っていない;
    - かつ、すぐにユーザプログラム戻る;

# 参考文献

1. MPI並列プログラミング、P.パチェコ 著 / 秋葉博 訳
2. 並列プログラミング虎の巻MPI版、青山幸也 著、  
理化学研究所情報基盤センタ  
( <http://accc.riken.jp/HPC/training/text.html> )
3. Message Passing Interface Forum  
( <http://www.mpi-forum.org/> )
4. MPI-Jメーリングリスト  
( <http://phase.hpcc.jp/phase/mpi-j/ml/> )
5. 並列コンピュータ工学、富田真治著、昭晃堂(1996)

# 基本演算

- 逐次処理では、「データ構造」が重要
- 並列処理においては、「データ分散方法」が重要になる！
  1. 各PEの「演算負荷」を均等にする
    - ロード・バランシング： 並列処理の基本操作の一つ
    - 粒度調整
  2. 各PEの「利用メモリ量」を均等にする
  3. 演算に伴う通信時間を短縮する
  4. 各PEの「データ・アクセスパターン」を高速な方式にする  
(=逐次処理におけるデータ構造と同じ)
- 行列データの分散方法
  - <次元レベル>： 1次元分散方式、2次元分散方式
  - <分割レベル>： ブロック分割方式、サイクリック(循環)分割方式

# 並列化の考え方

## データ並列

- データを分割することで並列化する。
- データの操作(=演算)は同一となる。
- データ並列の例: **行列-行列積**

SIMDの  
考え方と同じ

$$\begin{pmatrix} 1 & 2 & 3 \\ 4 & 5 & 6 \\ 7 & 8 & 9 \end{pmatrix} \begin{pmatrix} 9 & 8 & 7 \\ 6 & 5 & 4 \\ 3 & 2 & 1 \end{pmatrix} = \begin{pmatrix} 1*9+2*6+3*3 & 1*8+2*5+3*2 & 1*7+2*4+3*1 \\ 4*9+5*6+6*3 & 4*8+5*5+6*2 & 4*7+5*4+6*1 \\ 7*9+8*6+9*3 & 7*8+8*5+9*2 & 7*7+8*4+9*1 \end{pmatrix}$$

## ● 並列化

全CPUで共有

CPU0	$\begin{pmatrix} 1 & 2 & 3 \end{pmatrix}$	$\begin{pmatrix} 9 & 8 & 7 \\ 6 & 5 & 4 \\ 3 & 2 & 1 \end{pmatrix}$	$=$	$\begin{pmatrix} 1*9+2*6+3*3 & 1*8+2*5+3*2 & 1*7+2*4+3*1 \end{pmatrix}$
CPU1	$\begin{pmatrix} 4 & 5 & 6 \end{pmatrix}$			$\begin{pmatrix} 4*9+5*6+6*3 & 4*8+5*5+6*2 & 4*7+5*4+6*1 \end{pmatrix}$
CPU2	$\begin{pmatrix} 7 & 8 & 9 \end{pmatrix}$			$\begin{pmatrix} 7*9+8*6+9*3 & 7*8+8*5+9*2 & 7*7+8*4+9*1 \end{pmatrix}$

並列に計算: 初期データは異なるが演算は同一

# その他の並列化手法

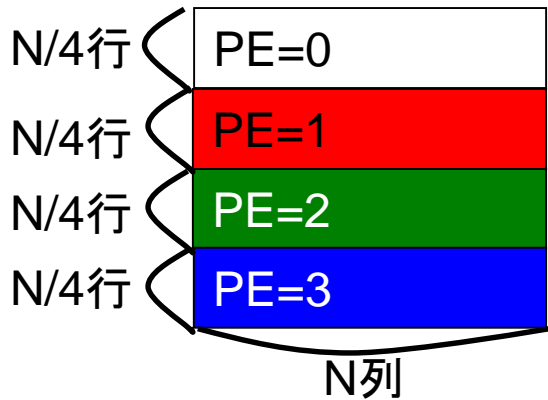
## • タスク並列

- タスク(ジョブ)を分割することで並列化する。
- データの操作(=演算)は異なるかもしれない。
- タスク並列の例: **カレーを作る**
  - 仕事1: 野菜を切る
  - 仕事2: 肉を切る
  - 仕事3: 水を沸騰させる
  - 仕事4: 野菜・肉を入れて煮込む
  - 仕事5: カレールーを入れる

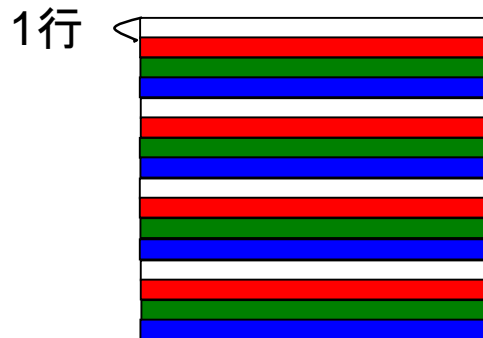
## ● 並列化



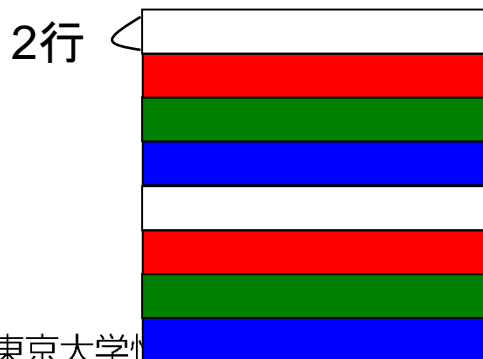
# 1次元分散



- (行方向) ブロック分割方式
- (Block, \*) 分散方式



- (行方向) サイクリック分割方式
- (Cyclic, \*) 分散方式

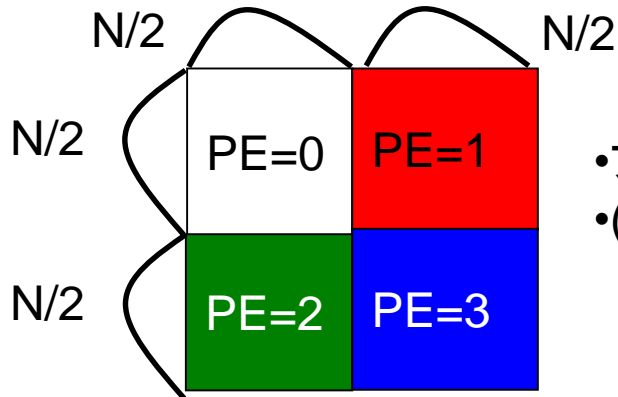


- (行方向)ブロック・サイクリック分割方式
- (Cyclic(2), \*) 分散方式

この例の「2」: <ブロック幅>とよぶ



# 2次元分散



- ブロック・ブロック分割方式
- (Block, Block)分散方式

0	1	0	1	0	1	0	1
2	3	2	3	2	3	2	3
0	1	0	1	0	1	0	1
2	3	2	3	2	3	2	3
0	1	0	1	0	1	0	1
2	3	2	3	2	3	2	3
0	1	0	1	0	1	0	1
2	3	2	3	2	3	2	3

- サイクリック・サイクリック分割方式
- (Cyclic, Cyclic)分散方式

0	0	1	1	0	0	1	1
0	0	1	1	0	0	1	1
2	2	3	3	2	2	3	3
2	2	3	3	2	2	3	3
0	0	1	1	0	0	1	1
0	0	1	1	0	0	1	1
2	2	3	3	2	2	3	3
2	2	3	3	2	2	3	3

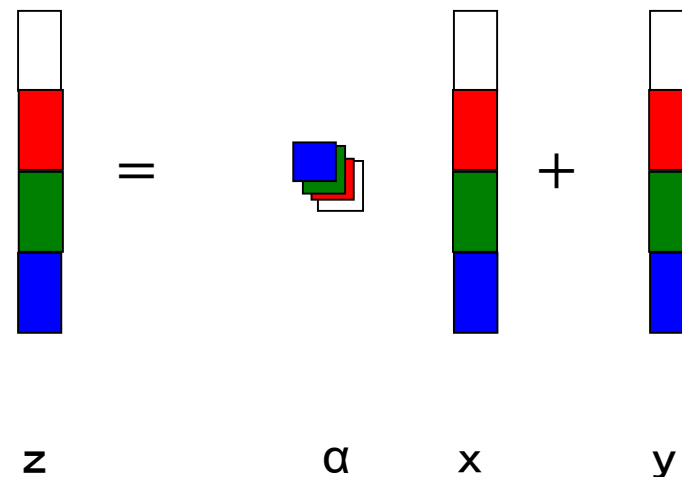
- 二次元ブロック・サイクリック分割方式
- (Cyclic(2), Cyclic(2))分散方式

# ベクトルどうしの演算

- 以下の演算

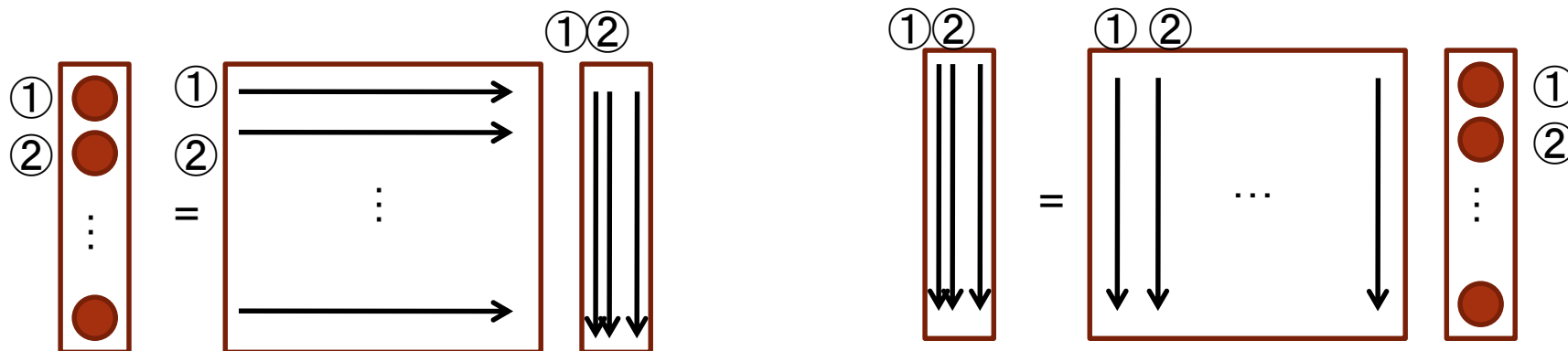
$$z = \alpha x + y$$

- ここで、 $\alpha$ はスカラ、 $z$ 、 $x$ 、 $y$  はベクトル
- どのようなデータ分散方式でも並列処理が可能
  - ただし、スカラ  $\alpha$  は全PEで所有する。
  - ベクトルは $O(n)$ のメモリ領域が必要なのに対し、スカラは $O(1)$ のメモリ領域で大丈夫。  
→スカラメモリ領域は無視可能
- 計算量:  $O(N/P)$
- あまり面白くない



# 行列とベクトルの積

- **<行方式>**と**<列方式>**がある。
  - **<データ分散方式>**と**<方式>**組のみ合わせがあり、少し面白い



```

for (i=0; i<n; i++) {
  y[i]=0.0;
  for (j=0; j<n; j++) {
    y[i] += a[i][j]*x[j];
  }
}

```

```

for (j=0; j<n; j++) y[j]=0.0;
for (j=0; j<n; j++) {
  for (i=0; i<n; i++) {
    y[i] += a[i][j]*x[j];
  }
}

```

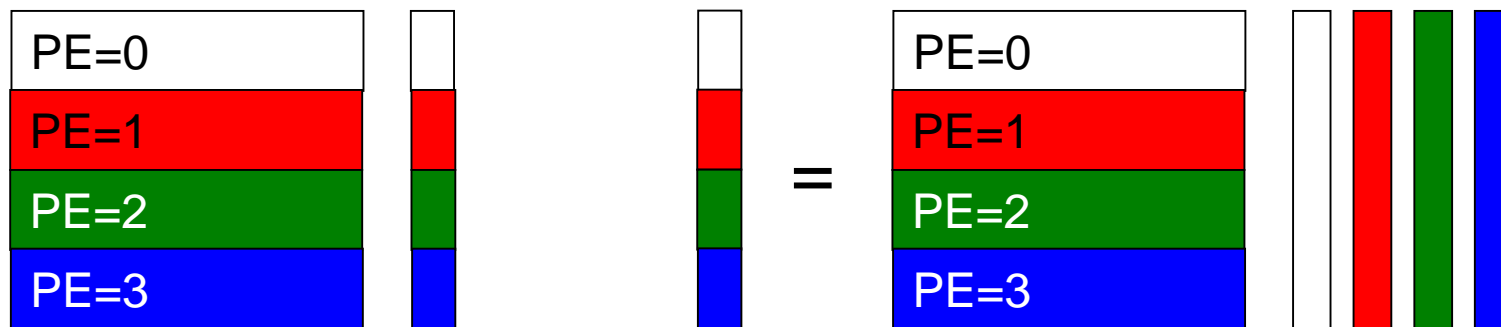
**<行方式>**: 自然な実装  
C言語向き

**<列方式>**: Fortran言語向き

# 行列とベクトルの積

## ＜行方式の場合＞

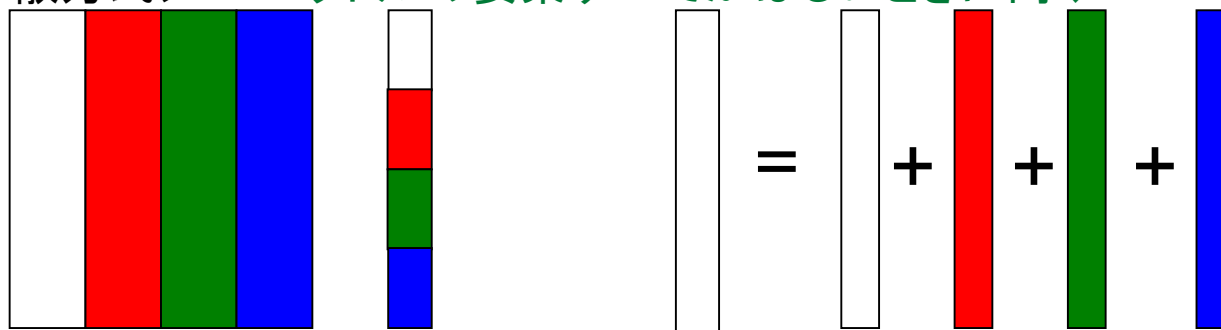
＜行方向分散方式＞ : 行方式に向く分散方式



右辺ベクトルを `MPI_Allgather` 関数  
を利用し、全PEで所有する

各PE内で行列ベクトル積を行う

＜列方向分散方式＞ : ベクトルの要素すべてがほしいときに向く



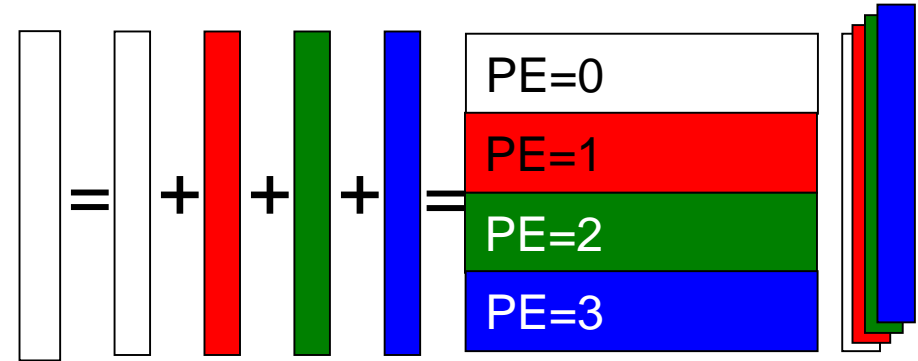
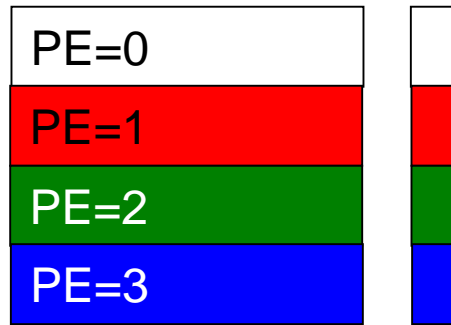
各PE内で行列-ベクトル積  
を行う

`MPI_Reduce` 関数で総和を求める  
(※ある1PEにベクトルすべてが集まる)

# 行列とベクトルの積

## ＜列方式の場合＞

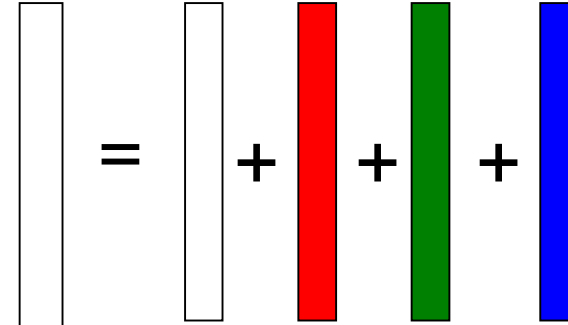
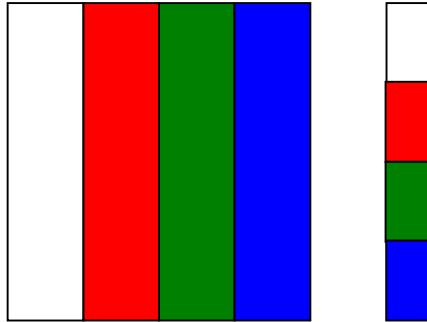
＜行方向分散方式＞ : 無駄が多く使われない



右辺ベクトルを `MPI_Allgather` 関数  
を利用して、全PEで所有する

結果を `MPI_Reduce` 関数により  
総和を求める

＜列方向分散方式＞ : 列方式に向く分散方式



各PE内で行列-ベクトル積  
を行う

`MPI_Reduce` 関数で総和を求める  
(※ある1PEにベクトルすべてが集まる)

# MPIプログラム実習 I (演習)

---

東京大学情報基盤センター 助教 三木 洋平



# 実習課題

---



# サンプルプログラムの説明

- Hello/
  - 並列版Helloプログラム
  - `hello-pure.bash`, `hello-hy??.bash` : ジョブスクリプトファイル
- Cpi/
  - 円周率計算プログラム
  - `cpi-pure.bash` ジョブスクリプトファイル
- Wa1/
  - 逐次転送方式による総和演算
  - `wa1-pure.bash` ジョブスクリプトファイル
- Wa2/
  - 二分木通信方式による総和演算
  - `wa2-pure.bash` ジョブスクリプトファイル
- Cpi\_m/
  - 円周率計算プログラムに時間計測ルーチンを追加したもの
  - `cpi_m-pure.bash` ジョブスクリプトファイル



# ハイブリッド版Helloプログラム

1. ハイブリッドMPI用の Makefile\_hy68 を使って make する。

```
$ make -f Makefile_hy68 clean
```

```
$ make -f Makefile_hy68
```

2. 実行ファイル (hello\_omp) ができていることを確認する。

```
$ ls
```

4. JOBスクリプト中 (hello-hy68.bash) のキュー名を変更する。“lecture-flat” → “tutorial-flat”に変更する。

```
$ emacs -nw hello-hy68.bash
```

# 並列版Helloプログラムを実行しよう (ハイブリッドMPI)

1. Helloフォルダ中で以下を実行する  
`$ pjsub hello-hy68.bash`
2. 自分の導入されたジョブを確認する  
`$ pjstat`
3. 実行が終了すると、以下のファイルが生成される  
`hello-hy68.bash.eXXXXXX`  
`hello-hy68.bash.oXXXXXX` (XXXXXXは数字)
4. 上記標準出力ファイルの中身を見してみる  
`$ cat hello-hy68.bash.oXXXXXX`
5. “Hello parallel world!”が、  
1プロセス\*16ノード\*68スレッド=1088 個表示されていたら成功。

# JOBスクリプトサンプルの説明 (OpenMP+MPIハイブリッド)

(hello-hy68.bash, C言語、Fortran言語共通)

```
#!/bin/bash
#PJM -L rscgrp=lecture-flat
#PJM -L node=16
#PJM --mpi proc=16
#PJM --omp thread=68
#PJM -L elapse=0:01:00
#PJM -g gt00

mpiexec.hydra -n
${PJM_MPI_PROC} ./hello_omp
```

リソースグループ名  
:lecture-flat

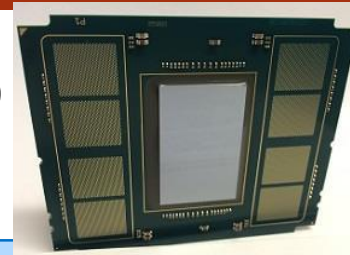
利用ノード数、  
MPIプロセス数

ノード内利用スレッド数

実行時間制限  
:1分

利用グループ名  
:gt00

MPIジョブを $1 \times 16 = 16$  プロセスで実行する。

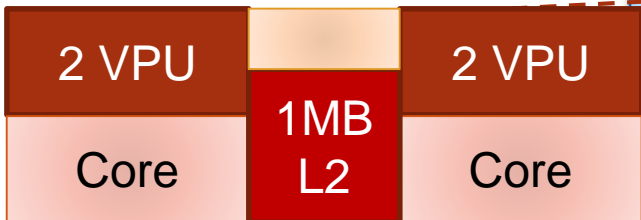
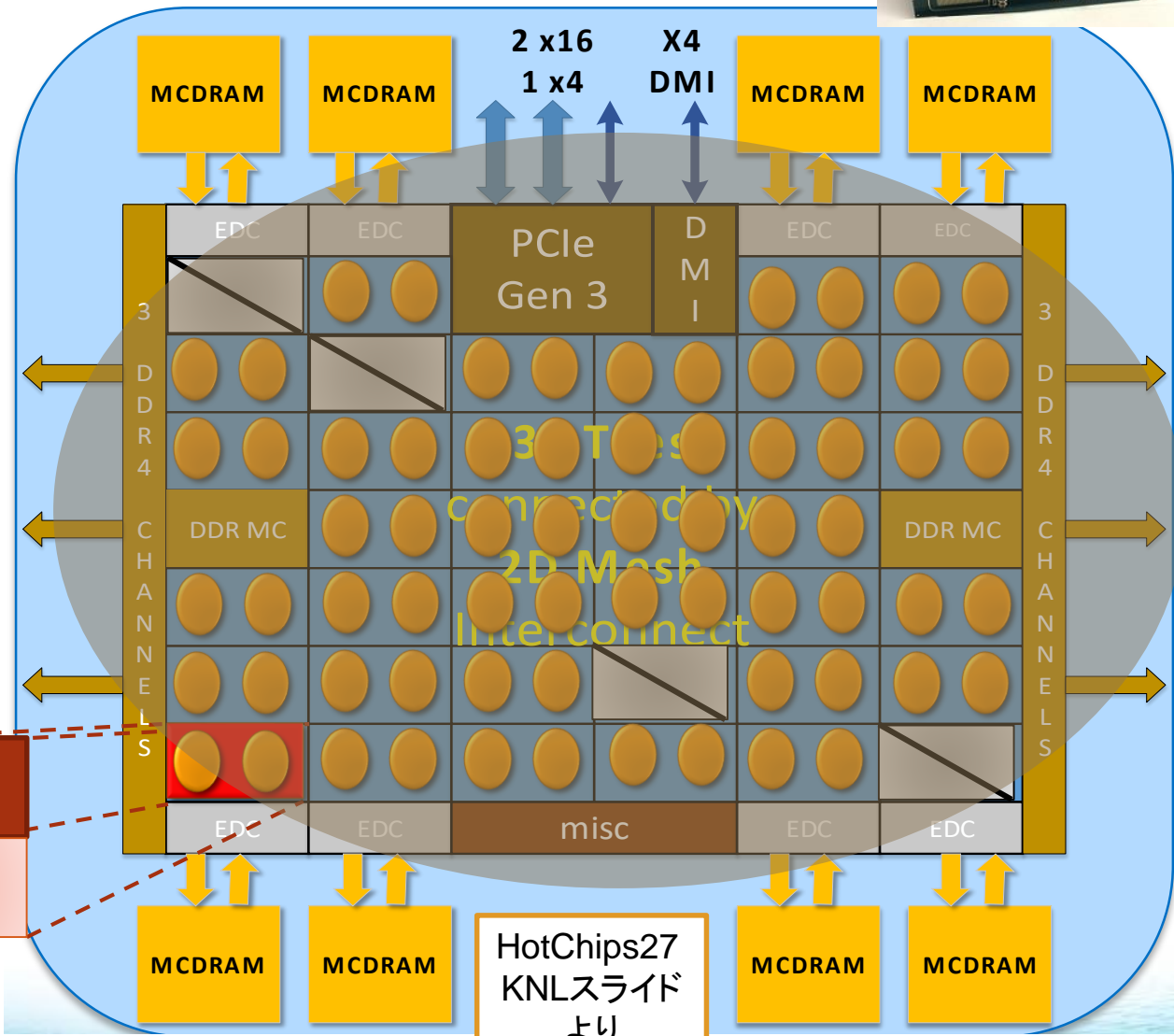


- Intel Xeon Phi (Knights Landing)
  - 1ノード1ソケット, 68コア

MPIプロセス  
 スレッド  
 無効のタイル(例)

MCDRAM: オンパッケージ  
 の高バンド幅メモリ16GB  
 + DDR4メモリ 16GBx6  
 = 16 + 96 GB

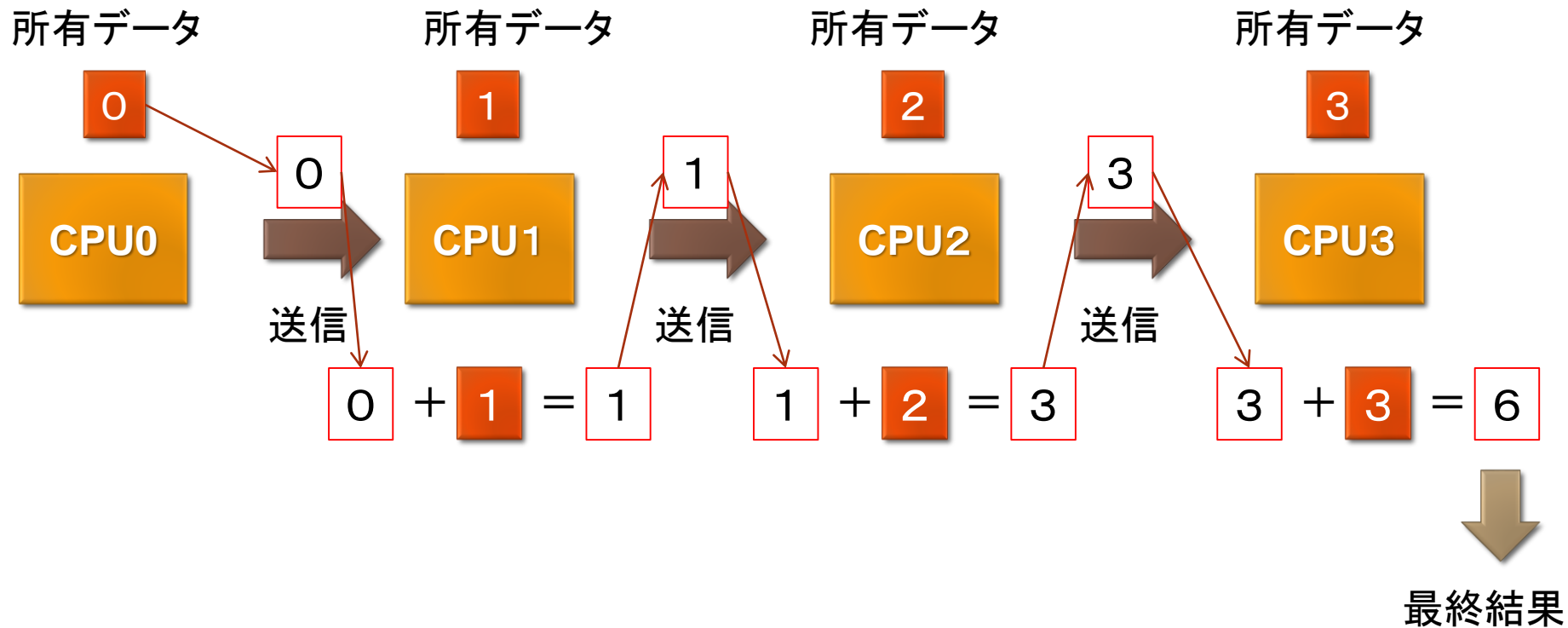
MCDRAM: 490GB/秒  
 以上 (実測)  
 DDR4: 115.2 GB/秒  
 =(8Byte × 2400MHz ×  
 6 channel)



# 総和演算プログラム(逐次転送方式)

- 各プロセスが所有するデータを、全プロセスで加算し、あるプロセス1つが結果を所有する演算を考える。
- 素朴な方法(逐次転送方式)
  1. (0番でなければ)左隣のプロセスからデータを受信する;
  2. 左隣のプロセスからデータが来ていたら;
    1. 受信する;
    2. **<自分のデータ>**と**<受信データ>**を加算する;
    3. (1023番でなければ)右隣のプロセスに**<2の加算した結果を>**送信する;
    4. 処理を終了する;
- 実装上の注意
  - 左隣りとは、(myid-1)のIDをもつプロセス
  - 右隣りとは、(myid+1)のIDをもつプロセス
    - myid=0のプロセスは、左隣りはないので、受信しない
    - myid=p-1のプロセスは、右隣りはないので、送信しない

# 逐次転送方式(バケツリレー方式)による加算



# 1対1通信利用例 (逐次転送方式、C言語)

```
void main(int argc, char* argv[]) {
    MPI_Status istatus;
    ....
    dsendbuf = myid;
    drecvbuf = 0.0;
    if (myid != 0) {
        ierr = MPI_Recv(&drecvbuf, 1, MPI_DOUBLE, myid-1, 0,
            MPI_COMM_WORLD, &istatus);
    }
    dsendbuf = dsendbuf + drecvbuf;
    if (myid != nprocs-1) {
        ierr = MPI_Send(&dsendbuf, 1, MPI_DOUBLE, myid+1, 0,
            MPI_COMM_WORLD);
    }
    if (myid == nprocs-1) printf ("Total = %4.2lf ¥n", dsendbuf);
    ....
}
```

受信用システム配列の確保

自分より一つ少ない  
ID番号(myid-1)から、  
double型データ1つを  
受信しdrecvbuf変数に  
代入

自分より一つ多い  
ID番号(myid+1)に、  
dsendbuf変数に入っ  
ているdouble型データ  
1つを送信

# 1対1通信利用例 (逐次転送方式、Fortran言語)

```
program main
....
integer :: istatus(MPI_STATUS_SIZE)
....
dsendbuf = myid
drecvbuf = 0.0
if (myid .ne. 0) then
  call MPI_RECV(drecvbuf, 1, MPI_REAL8, &
    myid-1, 0, MPI_COMM_WORLD, istatus, ierr)
endif
dsendbuf = dsendbuf + drecvbuf
if (myid .ne. numprocs-1) then
  call MPI_SEND(dsendbuf, 1, MPI_REAL8, &
    myid+1, 0, MPI_COMM_WORLD, ierr)
endif
if (myid .eq. numprocs-1) then
  print *, "Total = ", dsendbuf
endif
....
stop
end program main
```

受信システム配列の確保

自分より一つ少ない  
ID番号(myid-1)から、  
double型データ1つを  
受信しdrecvbuf変数に  
代入

自分より一つ多い  
ID番号(myid+1)に、  
dsendbuf変数に  
入っているdouble型  
データ1つを送信



# 総和演算プログラム(二分木通信方式)

## • 二分木通信方式

1.  $k = 1;$
2. for ( $i=0; i < \log_2(\text{nprocs}); i++$ )
3. if ( ( $\text{myid} \& k$ )  $== k$ )
  - ( $\text{myid} - k$ )番プロセスからデータを受信;
  - 自分のデータと、受信データを加算する;
  - $k = k * 2;$
4. else
  - ( $\text{myid} + k$ )番プロセスに、データを転送する;
  - 処理を終了する;

# 総和演算プログラム(二分木通信方式)

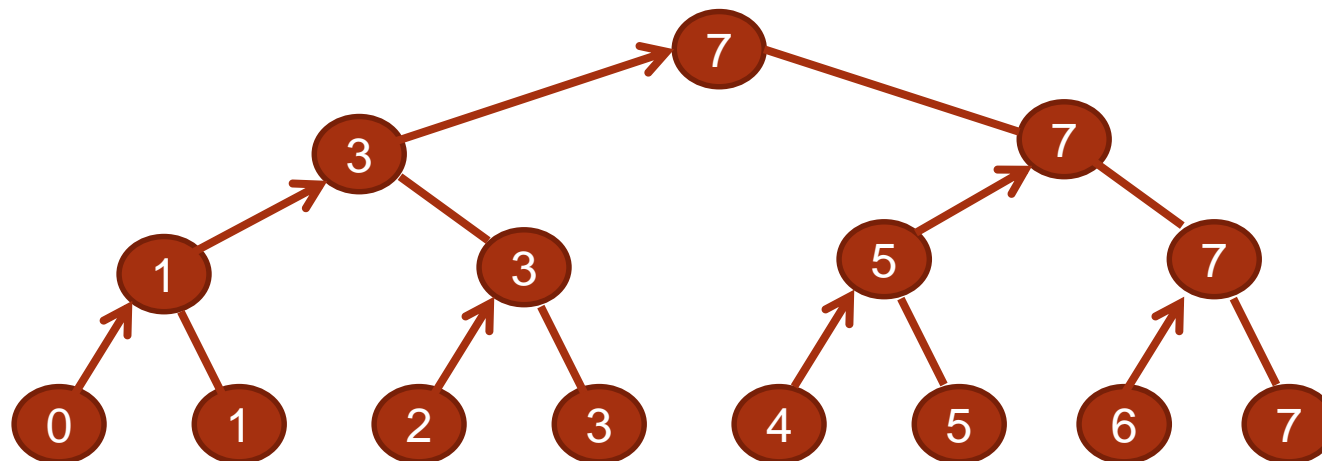
3段目 =  $\log_2(8)$  段目



2段目



1段目



# 総和演算プログラム(二分木通信方式)

- 実装上の工夫

- **要点:** プロセス番号の2進数表記の情報を利用する
- 第*i*段において、受信するプロセスの条件は、以下で書ける:  
 **$myid \& k$  が  $k$  と一致**
  - ここで、 $k = 2^{(i-1)}$ 。
  - つまり、プロセス番号の2進数表記で右から*i*番目のビットが立っているプロセスが、送信することにする
- また、送信元のプロセス番号は、以下で書ける:  
 **$myid + k$** 
  - つまり、通信が成立するプロセス番号の間隔は $2^{(i-1)}$  ←二分木なので
- 送信プロセスについては、上記の逆が成り立つ。

# 総和演算プログラム(二分木通信方式)

- 逐次転送方式の通信回数
  - 明らかに、 $nprocs - 1$  回
- 二分木通信方式の通信回数
  - 見積もりの前提
    - 各段で行われる通信は、完全に並列で行われる  
(通信の衝突は発生しない)
  - 段数の分の通信回数となる
  - つまり、 $\log_2(nprocs)$  回
- 両者の通信回数の比較
  - プロセッサ台数が増すと、通信回数の差(=実行時間)がとて大きくなる
  - 1024プロセス構成では、1023回 対 10回!
  - でも、必ずしも二分木通信方式がよいとは限らない(通信衝突が多発する可能性)

# 時間計測方法(C言語)

```
double t0, t1, t2, t_w;  
..  
ierr = MPI_Barrier(MPI_COMM_WORLD);  
t1 = MPI_Wtime();
```

<ここに測定したいプログラムを書く>

```
t2 = MPI_Wtime();
```

```
t0 = t2 - t1;  
ierr = MPI_Reduce(&t0, &t_w, 1,  
    MPI_DOUBLE, MPI_MAX, 0,  
    MPI_COMM_WORLD);
```

バリア同期後  
時間を習得し保存

各プロセッサで、 $t_0$ の値は異なる。  
この場合は、最も遅いものの値をプロセッサ0番が受け取る

# 時間計測方法 (Fortran言語)

```
real(8) :: t0, t1, t2, t_w  
..  
call MPI_BARRIER(MPI_COMM_WORLD, ierr)  
t1 = MPI_WTIME()
```

<ここに測定したいプログラムを書く>

```
t2 = MPI_WTIME()
```

```
t0 = t2 - t1
```

```
call MPI_REDUCE(t0, t_w, 1, MPI_REAL8, &  
MPI_MAX, 0, MPI_COMM_WORLD, ierr)
```

バリア同期後  
時間を習得し保存

各プロセッサで、t0の値  
は異なる。

この場合は、最も遅いもの  
の値をプロセッサ0番  
が受け取る

# MPI実行時のリダイレクトについて

- Oakforest-PACSスーパーコンピュータシステムでは、MPI実行時の入出力のリダイレクトができます。
  - 例) `mpiexec.hydra ./a.out < in.txt > out.txt`

# 性能プロファイル

---



# 性能プロファイラ

- Oakforest-PACS
  - Intel VTune Amplifier
  - PAPI (Performance API)
  - Oakforest-PACS PAライブラリ
- Webポータルから「ドキュメント閲覧」⇒  
**Oakforest-PACS システム利用手引書**  
**7.1. パフォーマンス分析ツール**  
または  
**Oakforest-PACS PAライブラリ利用ガイド**  
を参照してください。

# 演習課題

1. 逐次転送方式のプログラムを実行
  - Wa1 のプログラム
2. 二分木通信方式のプログラムを実行
  - Wa2のプログラム
3. 時間計測プログラムを実行
  - Cpi\_mのプログラム
4. プロセス数を変化させて、サンプルプログラムを実行
5. Helloプログラムを、以下のように改良
  - MPI\_Sendを用いて、プロセス0からChar型のデータ“Hello World!!”を、その他のプロセスに送信する
  - その他のプロセスでは、MPI\_Recvで受信して表示する

# MPIプログラミング実習Ⅱ (演習)

---

東京大学情報基盤センター 助教 三木 洋平



# 講義の流れ

1. 行列-行列とは(30分)
2. 行列-行列積のサンプルプログラムの実行
3. サンプルプログラムの説明
4. 演習課題(1): 簡単なもの

# 行列 - 行列積の演習の流れ

## • 演習課題(Ⅱ)

- 簡単なもの(30分程度で並列化)
- 通信関数が一切不要

## • 演習課題(Ⅲ)

- ちょっと難しい(1時間以上で並列化)
- 1対1通信関数が必要
- 演習課題(Ⅱ)が早く終わってしまった方は、やってみてください。

# 行列-行列積とは

---

実装により性能向上が見込める基本演算

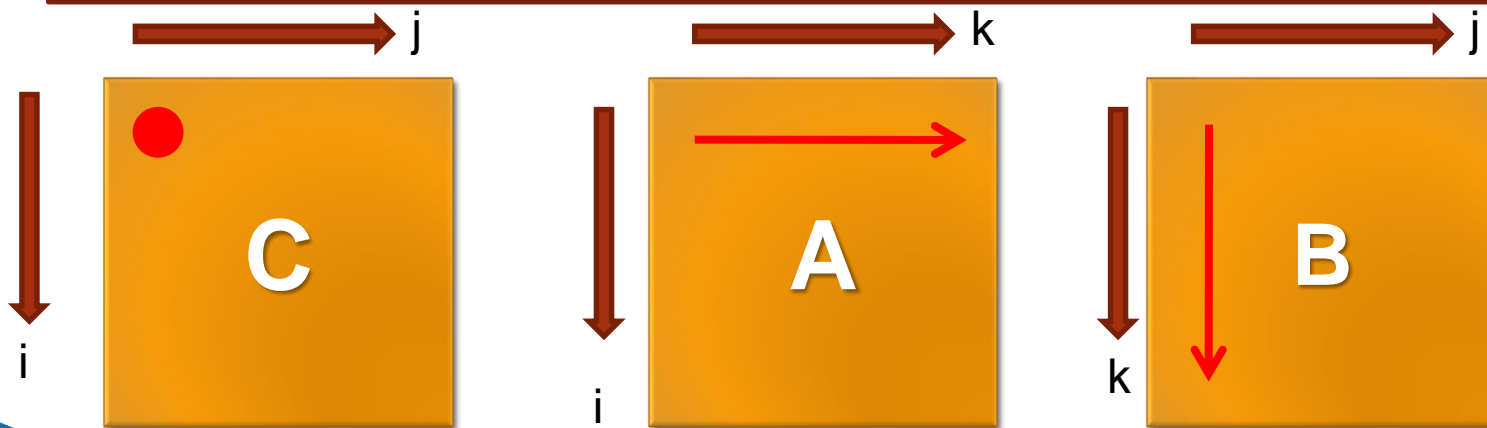
# 行列の積

- 行列積  $C = A \cdot B$  は、コンパイラや計算機のベンチマークに使われることが多い
  - **理由1**: 実装方式の違いで性能に大きな差がでる
  - **理由2**: 手ごろな問題である(プログラムし易い)
  - **理由3**: 科学技術計算の特徴がよく出ている
    1. 非常に長い<連続アクセス>がある
    2. キャッシュに乗り切らない<大規模なデータ>に対する演算である
    3. メモリバンド幅を食う演算(メモリ・インテンシブ)な処理である

# 行列積コード例 (C言語)

## ●コード例

```
for (i=0; i<n; i++)  
  for (j=0; j<n; j++)  
    for (k=0; k<n; k++)  
      C[i][j] += A[i][k] * B[k][j];
```





# 行列の積

• 行列積 
$$c_{ij} = \sum_{k=1}^n a_{ik} b_{kj} \quad (i, j = 1, 2, \dots, n)$$

の実装法は、次の二通りが知られている:

## 1. ループ交換法

- 連続アクセスの方向を変える目的で、行列-行列積を実現する3重ループの順番を交換する

## 2. ブロック化(タイリング)法

- キャッシュにあるデータを再利用する目的で、あるまとまった行列の部分データを、何度もアクセスするように実装する

# 行列の積 (C言語)

- ループ交換法
  - 行列積のコードは、以下のような3重ループになる

```
for(i=0; i<n; i++) {  
    for(j=0; j<n; j++) {  
        for(k=0; k<n; k++) {  
            c[i][j] = c[i][j] + a[i][k] * b[k][j];  
        }  
    }  
}
```

- 最内部の演算は、外側の3ループを交換しても、計算結果が変わらない  
→ 6通りの実現の方法がある

# 行列の積 (Fortran言語)

- ループ交換法
  - 行列積のコードは、以下のような3重ループになる

```
do k=1, n
  do j=1, n
    do i=1, n
      c(i, j) = c(i, j) + a(i, k) * b(k, j)
    enddo
  enddo
enddo
```

- 最内部の演算は、外側の3ループを交換しても、計算結果が変わらない  
→ 6通りの実現の方法がある

# 行列の積

- 行列データへのアクセスパターンから、以下の3種類に分類できる
  1. **内積形式 (inner-product form)**  
最内ループのアクセスパターンが  
＜ベクトルの内積＞と同等
  2. **外積形式 (outer-product form)**  
最内ループのアクセスパターンが  
＜ベクトルの外積＞と同等
  3. **中間積形式 (middle-product form)**  
内積と外積の中間

# 行列の積 (C言語)

- 内積形式 (inner-product form)

- ijk, jikループによる実現

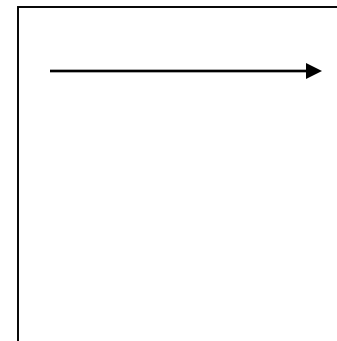
```

for (i=0; i<n; i++) {
  for (j=0; j<n; j++) {
    dc = 0.0;
    for (k=0; k<n; k++){
      dc = dc + A[ i ][ k ] * B[ k ][ j ];
    }
    C[ i ][ j ]= dc;
  }
}

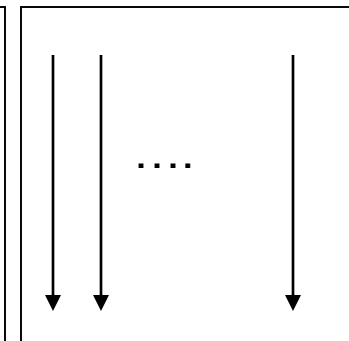
```

※以降、最外のループからの変数の順番で実装法を呼ぶ。たとえば上記のコードは<ijkループ>。

A



B



- 行方向と列方向のアクセスあり  
→行方向・列方向格納言語の  
両方で性能低下要因  
解決法:  
A, Bどちらか一方を転置しておく

# 行列の積 (Fortran言語)

- 内積形式 (inner-product form)
  - ijk, jikループによる実現

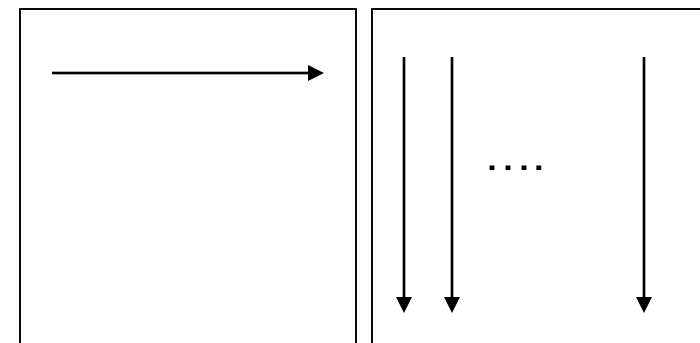
```

do i=1, n
  do j=1, n
    dc = 0.0d0
    do k=1, n
      dc = dc + A( i , k ) * B( k , j )
    enddo
    C( i , j ) = dc
  enddo
enddo

```

※以降、最外のループからの変数の順番で実装法を呼ぶ。たとえば上記のコードは<ijkループ>。

A B



- 行方向と列方向のアクセスあり  
→ 行方向・列方向格納言語の  
両方で性能低下要因  
解決法:  
A, Bどちらか一方を転置しておく

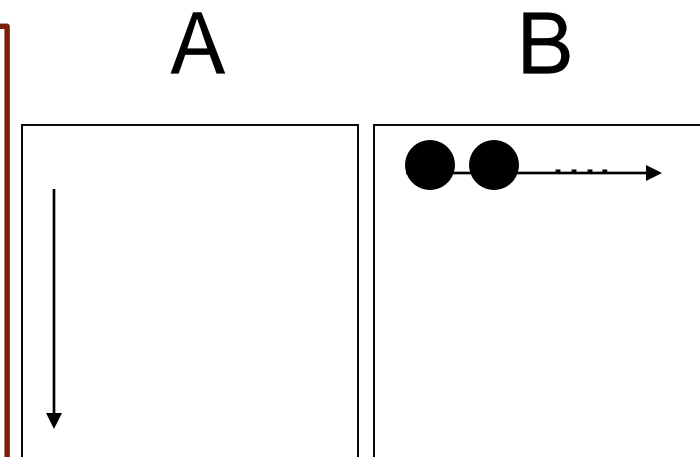
# 行列の積 (C言語)

- 外積形式 (outer-product form)
  - kij, kjiループによる実現

```

for (i=0; i<n; i++) {
  for (j=0; j<n; j++) {
    C[i][j] = 0.0;
  }
}
for (k=0; k<n; k++) {
  for (j=0; j<n; j++) {
    db = B[k][j];
    for (i=0; i<n; i++) {
      C[i][j] = C[i][j] + A[i][k] * db;
    }
  }
}

```



●kjiループでは  
列方向アクセスがメイン  
→列方向格納言語向き  
(Fortran言語)

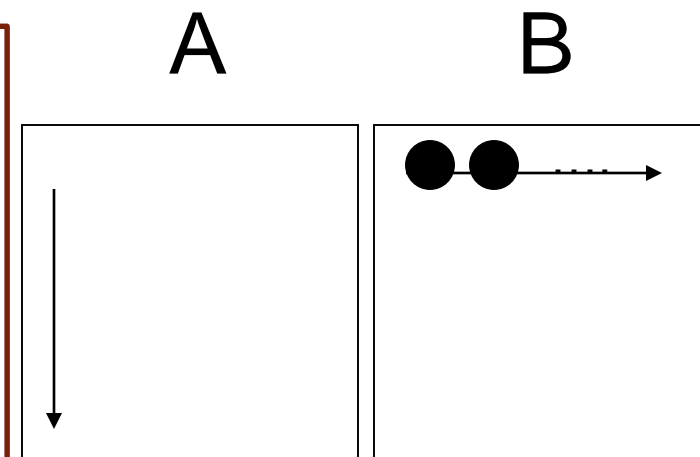
# 行列の積 (Fortran言語)

- 外積形式 (outer-product form)
  - kij, kjiループによる実現

```

• do i=1, n
  do j=1, n
    C(i, j) = 0.0d0
  enddo
enddo
do k=1, n
  do j=1, n
    db = B(k, j)
    do i=1, n
      C(i, j) = C(i, j) + A(i, k) * db
    enddo
  enddo
enddo

```



●kjiループでは  
列方向アクセスがメイン  
→列方向格納言語向き  
(Fortran言語)



# 行列の積 (C言語)

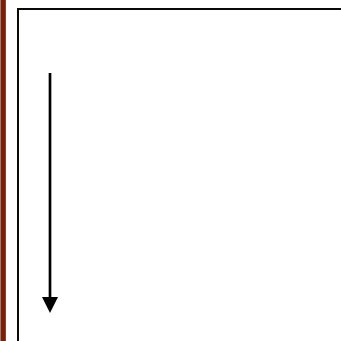
- 中間積形式 (middle-product form)
  - ikj, jkiループによる実現

```

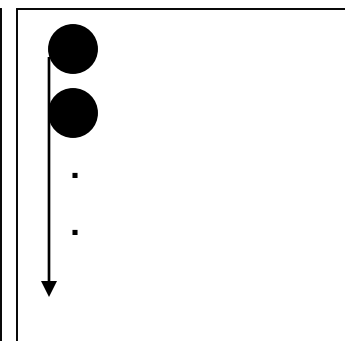
• for (j=0; j<n; j++) {
  for (i=0; i<n; i++) {
    C[i][j] = 0.0;
  }
  for (k=0; k<n; k++) {
    db = B[k][j];
    for (i=0; i<n; i++) {
      C[i][j] = C[i][j] + A[i][k] * db;
    }
  }
}

```

A



B



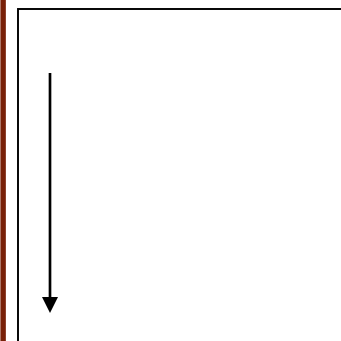
- jkiループでは  
全て列方向アクセス  
→列方向格納言語に  
最も向いている  
(Fortran言語)

# 行列の積 (Fortran言語)

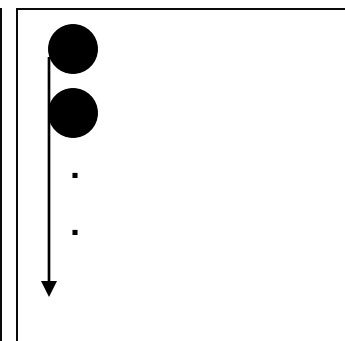
- 中間積形式 (middle-product form)
  - ikj, jkiループによる実現

```
• do j=1, n
  do i=1, n
    C(i, j) = 0.0d0
  enddo
  do k=1, n
    db = B(k, j)
    do i=1, n
      C(i, j) = C(i, j) + A(i, k) * db
    enddo
  enddo
enddo
```

A



B

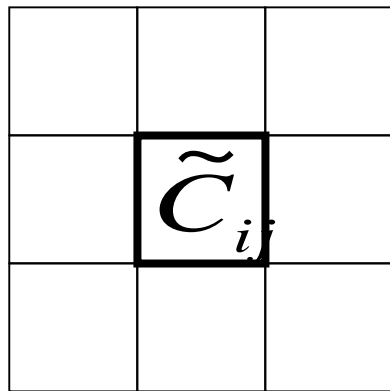
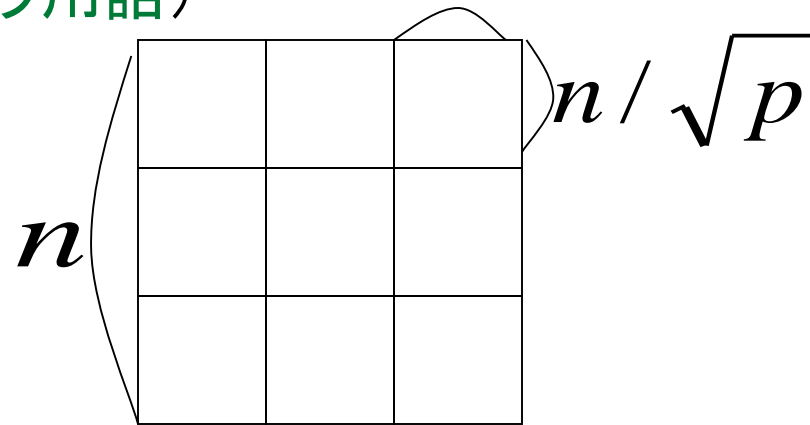


- jkiループでは  
全て列方向アクセス  
→列方向格納言語に  
最も向いている  
(Fortran言語)

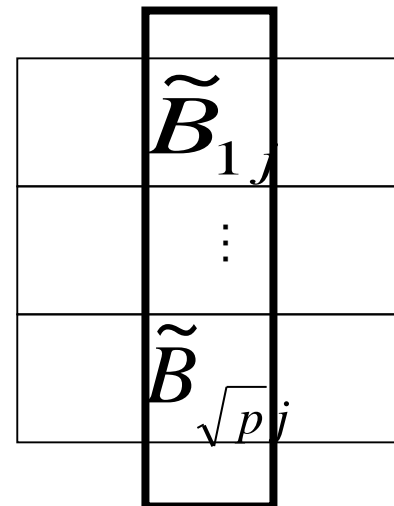
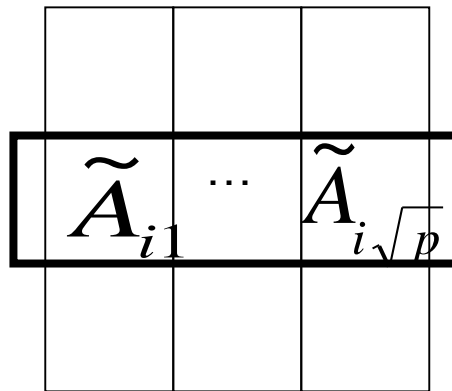
# 行列の積

- 小行列ごとの計算に分けて(配列を用意し)計算  $n / \sqrt{p}$   
(ブロック化、タイリング: コンパイラ用語)
- 以下の計算

$$\tilde{C}_{ij} = \sum_{k=1}^{\sqrt{n}} \tilde{A}_{ik} \tilde{B}_{kj}$$



=



# 行列の積

- 各小行列をキャッシュに収まるサイズにする。
  1. ブロック単位で高速な演算が行える
  2. 並列アルゴリズムの変種が構築できる
- 並列行列積アルゴリズムは、データ通信の形態から、以下の2種に分類可能:
  1. **セミ・シストリック方式**
    - 行列A、Bの小行列の一部をデータ移動  
(Cannonのアルゴリズム)
  2. **フル・シストリック方式**
    - 行列A、Bの小行列のすべてをデータ移動  
(Foxのアルゴリズム)

# サンプルプログラムの実行 (行列-行列積)

---

# 行列-行列積のサンプルプログラムの注意点

- C言語版/Fortran言語版の共通ファイル名

[Mat-Mat-ofp.tar.gz](#)

- ジョブスクリプトファイル [mat-mat.bash](#) 中のキュー名を

[lecture-flat](#) から [tutorial-flat](#) に変更してから `pjsub` してください。

- [lecture-flat](#) : 実習時間外のキュー
- [tutorial-flat](#) : 実習時間内のキュー

# 行列-行列積のサンプルプログラムの実行

- 以下のコマンドを実行する

```
$ cp /work/gt00/z30118/MPI/Mat-Mat-ofp.tar.gz ./
$ tar xvf Mat-Mat-ofp.tar.gz
$ cd Mat-Mat
```
- 以下のどちらかを実行

```
$ cd C : C言語を使う人
$ cd F : Fortran言語を使う人
```
- 以下共通

```
$ make
$ pjsub mat-mat.bash
```
- 実行が終了したら、以下を実行する

```
$ cat mat-mat.bash.oXXXXXX
```

# 行列-行列積のサンプルプログラムの実行 (C言語: 前半)

- 以下のような結果が見えれば成功

N = 1088

Mat-Mat time = 2.812263 [sec.]  
**915.926758** [MFLOPS]

コアの割り当てが偏っている  
(デフォルト)

OK!

N = 1088

Mat-Mat time = 0.584380 [sec.]  
**4407.795158** [MFLOPS]

コアの最適割り当て  
export I\_MPI\_PIN\_DOMAIN=4

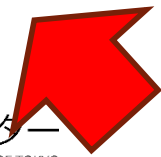
OK!

N = 1088

Mat-Mat time = 0.283406 [sec.]  
**9088.822288** [MFLOPS]

MCDRAMの利用  
numactl --preferred=1

OK!



1コアのみで、9.1GFLOPSの性能



# 行列-行列積のサンプルプログラムの実行 (C言語: 後半)

- 以下のような結果が見えれば成功

N = 1088

Mat-Mat time = 0.585994 [sec.]

**4395.654087** [MFLOPS]

OK!

N = 1088

Mat-Mat time = 0.281680 [sec.]

**9144.511376** [MFLOPS]

OK!

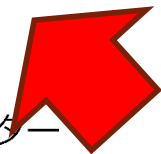
ピンング設定スクリプトの使用

source

/usr/local/bin/mpi\_core\_setting.sh

MCDRAMの利用

numactl --preferred=1



**1コアのみで、9.1GFLOPSの性能**

# 行列-行列積のサンプルプログラムの実行 (Fortran言語: 前半)

- 以下のような結果が見えれば成功

NN = 1088

Mat-Mat time[sec.] = 2.91814112663269

MFLOPS = 882.694436532947

OK!

コアの割り当てが偏っている  
(デフォルト)

NN = 1088

Mat-Mat time[sec.] = 0.552873134613037

MFLOPS = 4658.98372743236

OK!

コアの最適割り当て

NN = 1088

Mat-Mat time[sec.] = 0.298433065414429

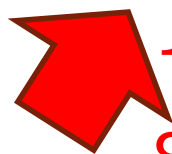
MFLOPS = 8631.17139489774

OK!

export I\_MPI\_PIN\_DOMAIN=4

MCDRAMの利用

numactl --preferred=1



1コアのみで、  
8.6GFLOPSの性能

# 行列-行列積のサンプルプログラムの実行 (Fortran言語: 後半)

- 以下のような結果が見えれば成功

NN = 1088

Mat-Mat time[sec.] = 0.572499036788940

MFLOPS = 4499.26859605578

OK!

ピンング設定スクリプトの使用

NN = 1088

source /usr/local/bin/mpi\_core\_setting.sh

Mat-Mat time[sec.] = 0.306138038635254

MFLOPS = 8413.93950578489

OK!

MCDRAMの利用

numactl --preferred=1



1コアのみで、8.4GFLOPSの性能

# サンプルプログラムの説明

- `#define N 1088`  
の、数字を変更すると、行列サイズが変更  
できます
- `#define DEBUG 0`  
の「0」を「1」にすると、行列-行列積の演算結  
果が検証できます。
- `MyMatMat`関数の仕様
  - `Double`型  $N \times N$  行列 `A` と `B` の行列積をおこない、`D`  
`ouble` 型  $N \times N$  行列 `C` にその結果が入ります

# Fortran言語のサンプルプログラムの注意

- 行列サイズ変数が、NNとなっています。  
integer, parameter :: NN=1088

# 演習課題(1)

- **MyMatMat**関数を並列化してください。
  - `#define N 1088`
  - `#define DEBUG 1`として、デバッグをしてください。
- 行列A、B、Cは、各PEで重複して、かつ全部( $N \times N$ )所有してよいです。

# 演習課題(1)

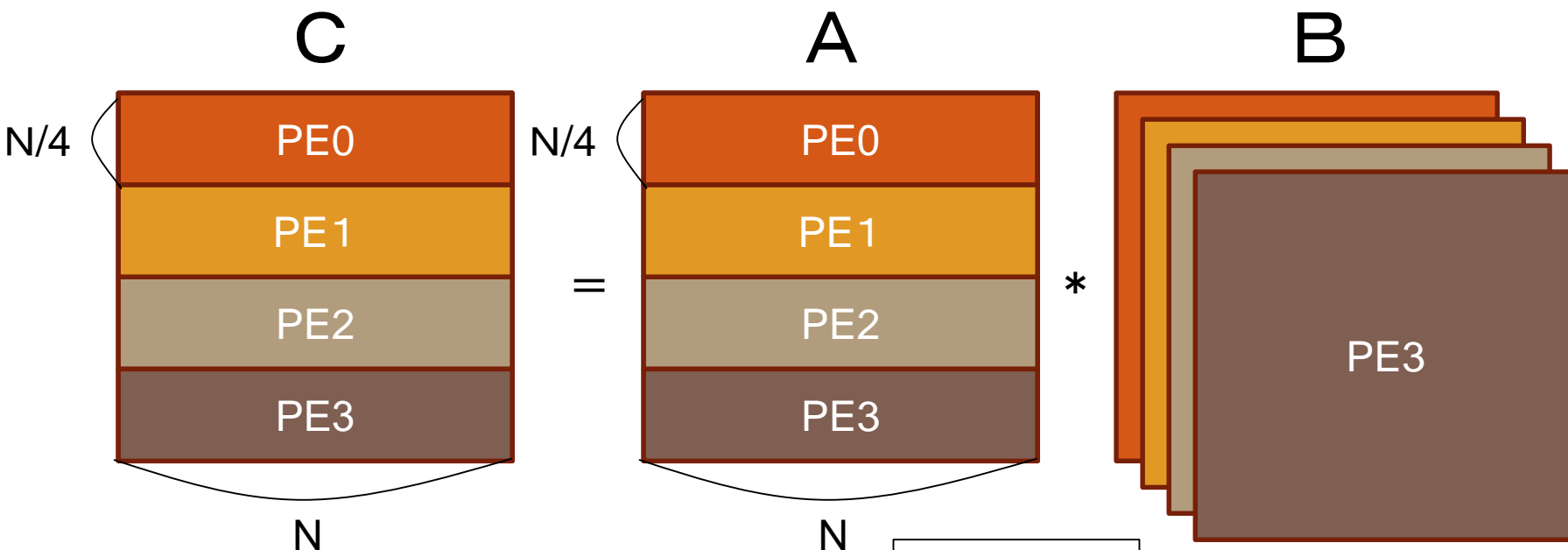
- サンプルプログラムでは、行列A、Bの要素を全部1として、行列-行列積の結果をもつ行列Cの全要素がNであるか調べ、結果検証しています。デバックに活用してください。
- 行列Cの分散方式により、

**演算結果チェックルーチンの並列化が必要**

になります。注意してください。

# 並列化のヒント

- 以下のようなデータ分割にすると、とても簡単です。



演習環境は  
異なります

全PEで重複して  
全要素を所有

- **通信関数は一切不要です。**
- 行列-ベクトル積の演習と同じ方法で並列化できます。



# MPI並列化の大前提(再確認)

## • SPMD

- 対象のメインプログラム(mat-mat)は、
  - すべてのPEで、かつ、
  - 同時に起動された状態から処理が始まる。

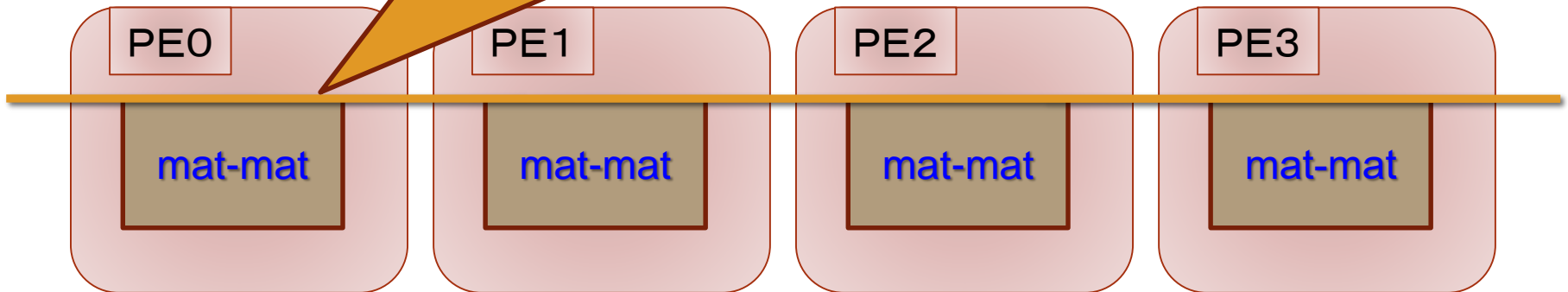
## • 分散メモリ型並列計算機

- 各PEは、完全に独立したメモリを持っている。(共有メモリではない)

# MPI並列化の大前提(再確認)

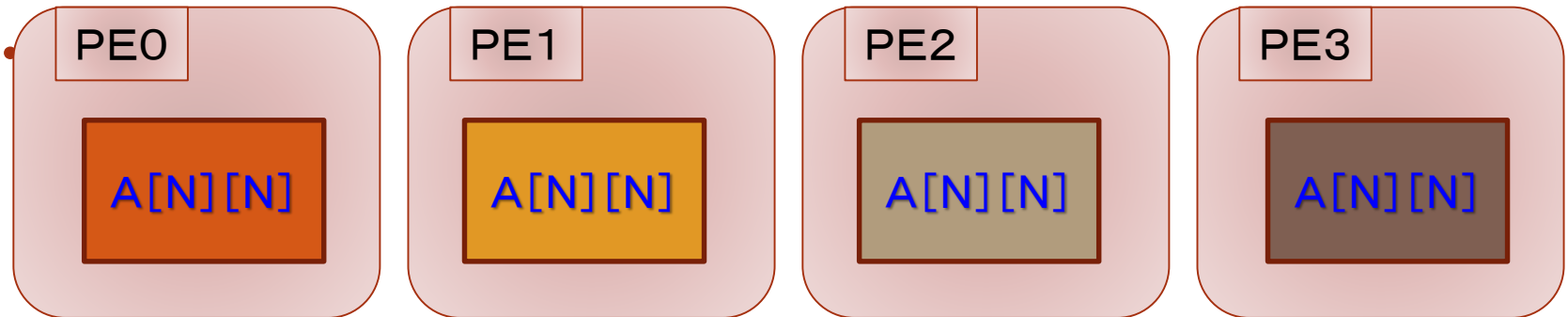
- 各PEでは、**<同じプログラムが同時に起動>**されて開始されます。

**mpiexec.hydra mat-mat**

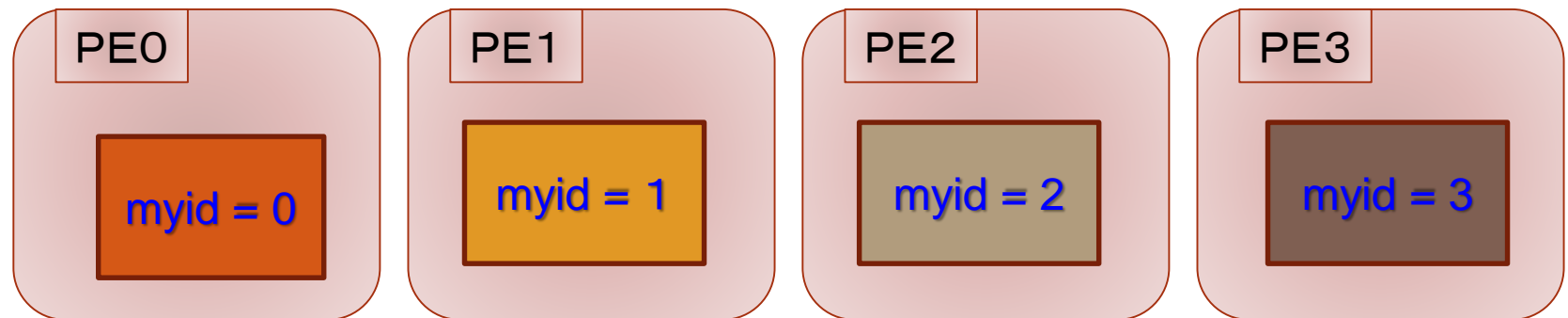


# MPI並列化の大前提(再確認)

- 各PEでは、**<別配列が個別に確保>**されます。

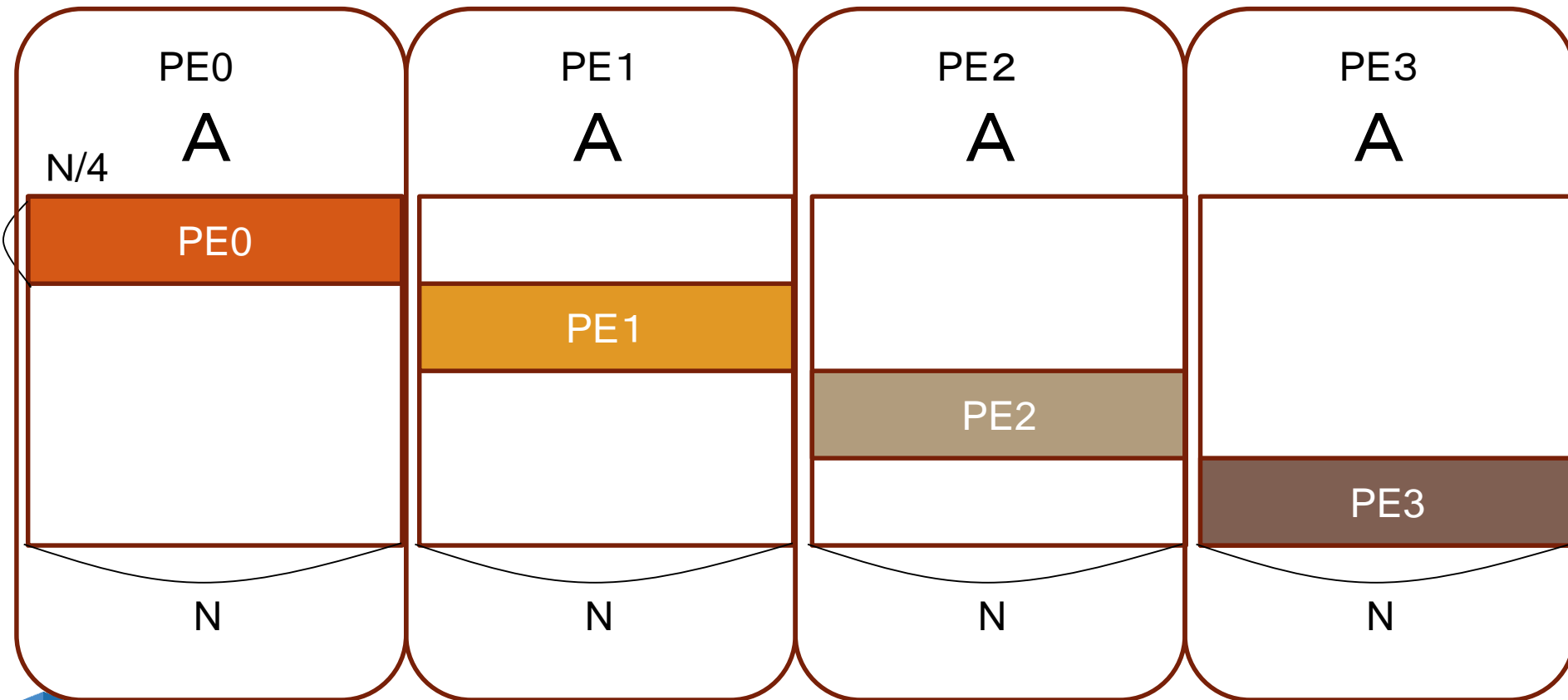


- myid変数は、MPI\_Init()関数(もしくは、サブルーチン)が呼ばれた段階で、**<各PE固有の値>**になっています。



# 各PEでの配列の確保状況

- 実際は、以下のように配列が確保されていて、部分的に使うだけになります

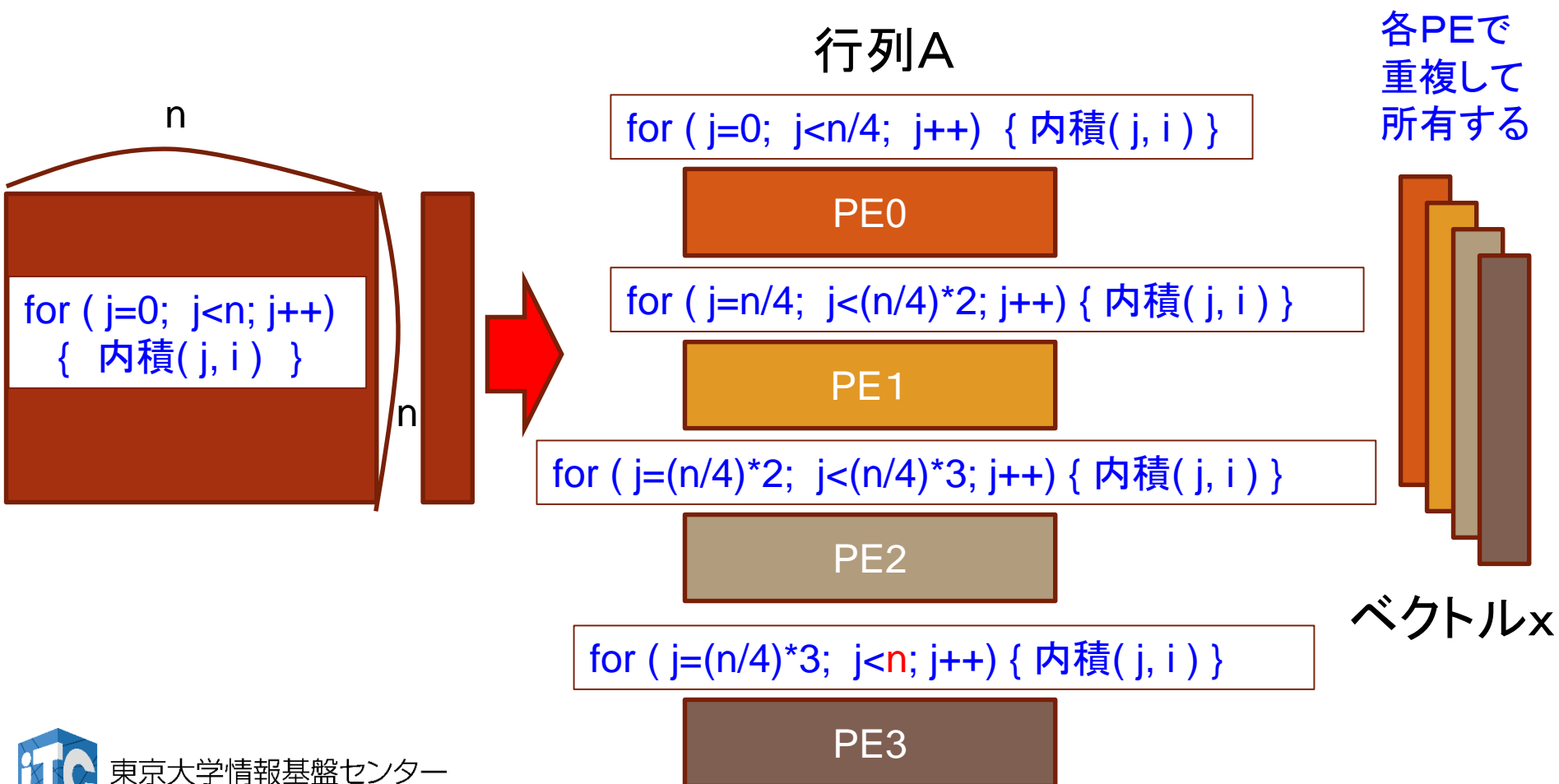


# 本実習プログラムのTIPS

- **myid, numprocs は大域変数です**
  - myid (=自分のID)、および、numprocs(=世の中のPE台数)の変数は大域変数です。**MyMatVec関数**および**main内で、引数設定や宣言なしに、参照できます。**
  - (Fortranではmodule MyCalcの中にあります)
- **myid, numprocs の変数を使う必要があります**
  - MyMatMat関数を並列化するには、myid および numprocs変数を利用しないと、並列化ができません。

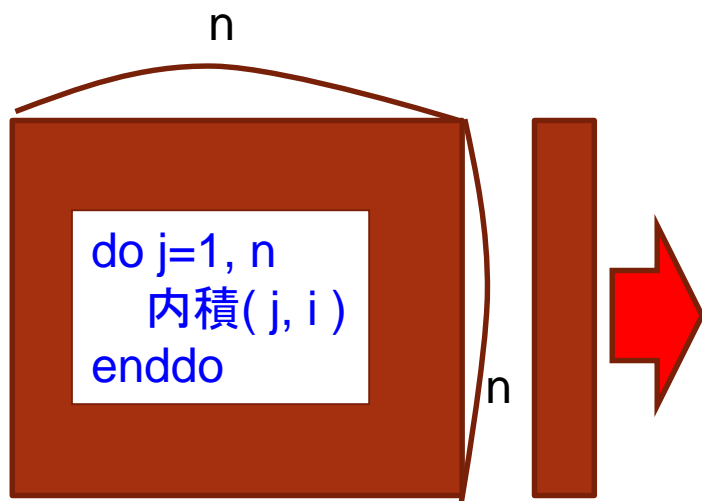
# 並列化の考え方(行列-ベクトル積の場合、C言語)

## • SIMDアルゴリズムの考え方(4PEの場合)



# 並列化の考え方(行列-ベクトル積の場合Fortran言語)

## • SIMDアルゴリズムの考え方(4PEの場合)



行列A

```
do j=1, n/4
  内積(j, i)
enddo
```

PE0

```
do j=n/4+1, (n/4)*2
  内積(j, i)
enddo
```

PE1

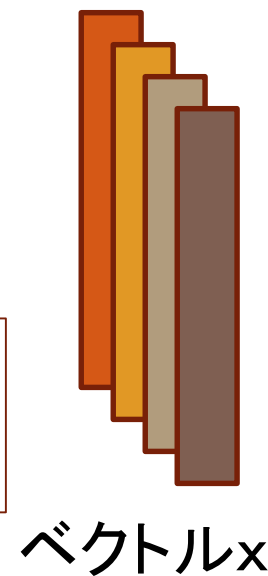
```
do j=(n/4)*2+1, (n/4)*3
  内積(j, i)
enddo
```

PE2

```
do j=(n/4)*3+1, n
  内積(j, i)
enddo
```

PE3

各PEで  
重複して  
所有する



# 並列化の方針(C言語)

1. 全PEで行列Aを $N \times N$ の大きさ、ベクトル $x$ 、 $y$ を $N$ の大きさ、確保してよいとする。
2. 各PEは、担当の範囲のみ計算するように、ループの開始値と終了値を変更する。
  - ブロック分散方式では、以下になる。  
( $n$  が  $\text{numprocs}$  で割り切れる場合)

```
ib = n / numprocs;  
for ( j=myid*ib; j<(myid+1)*ib; j++) { ... }
```

3. (2の並列化が完全に終了したら)各PEで担当のデータ部分しか行列を確保しないように変更する。
  - 上記のループは、以下のようになる。

```
for ( j=0; j<ib; j++) { ... }
```



# 並列化の方針 (Fortran言語)

1. 全PEで行列Aを $N \times N$ の大きさ、ベクトル $x$ 、 $y$ を $N$ の大きさ、確保してよいとする。
2. 各PEは、担当の範囲のみ計算するように、ループの開始値と終了値を変更する。
  - ブロック分散方式では、以下になる。  
( $n$  が  $\text{numprocs}$  で割り切れる場合)

```
ib = n / numprocs
```

```
do j=myid*ib+1, (myid+1)*ib .... enddo
```

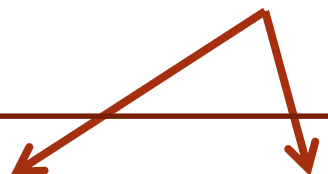
3. (2の並列化が完全に終了したら)各PEで担当のデータ部分しか行列を確保しないように変更する。
  - 上記のループは、以下のようになる。

```
do j=1, ib .... enddo
```

# 実装上の注意

- ループ変数をグローバル変数にすると、性能が出ません。必ずローカル変数か、定数( 2 など)にしてください。

ローカル変数にすること



```
• for (i=i_start; i<i_end; i++) {  
    ...  
    ...  
}
```

# MPIプログラミング実習(Ⅲ) (演習)

---

実習(Ⅱ)が早く終わってしまった方のための演習です

# 講義の流れ

1. 行列-行列積(2)のサンプルプログラムの実行
2. サンプルプログラムの説明
3. 演習課題(2): ちょっと難しい完全分散版
4. 並列化のヒント

# サンプルプログラムの実行 (行列-行列積(2))

---

# 行列-行列積のサンプルプログラムの注意点

- C言語版/Fortran言語版のファイル名

[Mat-Mat-d-ofp.tar.gz](#)

- ジョブスクリプトファイル [mat-mat-d.bash](#) 中の  
キュー名を

[lecture-flat](#) から [tutorial-flat](#) に変更してから  
qsub してください。

- [lecture-flat](#): 実習時間外のキュー
- [tutorial-flat](#): 実習時間内のキュー

# 行列-行列積(2)のサンプルプログラムの実行

- 以下のコマンドを実行する

```
$ cp /work/gt00/z30118/MPI/Mat-Mat-d-ofp.tar.gz ./
```

```
$ tar xvf Mat-Mat-d-ofp.tar.gz
```

```
$ cd Mat-Mat-d
```

- 以下のどちらかを実行

```
$ cd C : C言語を使う人
```

```
$ cd F : Fortran言語を使う人
```

- 以下共通

```
$ make
```

```
$ pjsub mat-mat-d.bash
```

- 実行が終了したら、以下を実行する

```
$ cat mat-mat-d.bash.oXXXXXX
```

# 行列-行列積のサンプルプログラムの実行 (C言語版)

- 以下のような結果が見えれば成功

Error! in ( 0 , 2 )-th argument in PE 0

Error! in ( 0 , 2 )-th argument in PE 61

...

N = 2176

Mat-Mat time = 0.000896 [sec.]

22999044.714267 [MFLOPS]

...

N = 2176

Mat-Mat time = 0.000285 [sec.]

72326702.959176 [MFLOPS]

...

N = 2176

Mat-Mat time = 0.000237 [sec.]

86952122.772853 [MFLOPS]

並列化が完成  
していないので  
エラーが出ます。  
ですが、これは  
正しい動作です



# 行列-行列積のサンプルプログラムの実行 (Fortran言語)

- 以下のような結果が見えれば成功

```
Error! in ( 1 , 3 )-th argument in PE 0
Error! in ( 1 , 3 )-th argument in PE 1033
...
  NN =      2176
Mat-Mat time = 1.497983932495117E-003
MFLOPS = 13756232.6624224
...
  NN =      2176
Mat-Mat time = 1.003026962280273E-003
MFLOPS = 20544428.2904683
...
  NN =      2176
Mat-Mat time = 1.110076904296875E-003
MFLOPS = 18563232.3492268
...
```

並列化が  
完成して  
いないので  
エラーが出ます。  
ですが、  
これは正しい  
動作です。

# サンプルプログラムの説明

- `#define N 2176`
  - 数字を変更すると、行列サイズが変更できます
- `#define DEBUG 1`
  - 「0」を「1」にすると、行列-行列積の演算結果が検証できます。
- **MyMatMat関数の仕様**
  - Double型の行列A((N/NPROCS) × N行列)とB(N × (N/NPROCS)行列)の行列積をおこない、Double型の(N/NPROCS) × N行列Cに、その結果が入ります。

# Fortran言語のサンプルプログラムの注意

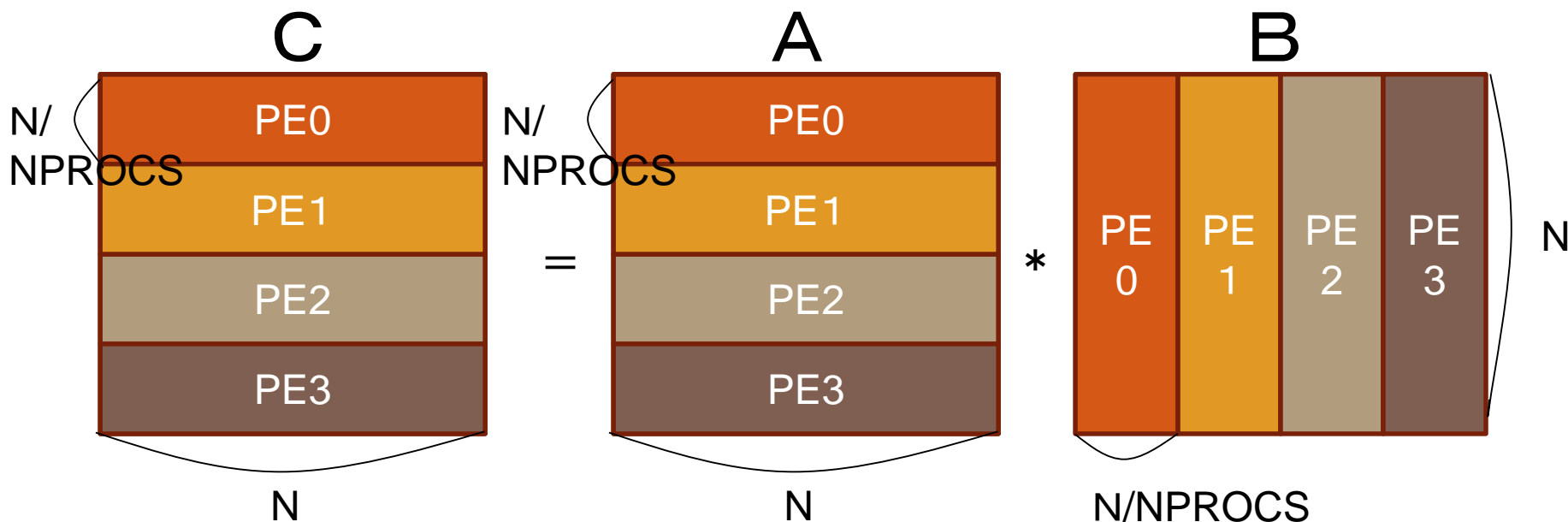
- 行列サイズ変数が、NNとなっています。  
integer, parameter :: NN=2176

# 演習課題(1)

- **MyMatMat**関数(手続き)を並列化してください。
  - デバック時は  
`#define N 2176`  
としてください。
- 行列A、B、Cの初期配置(データ分散)を、十分に考慮してください。

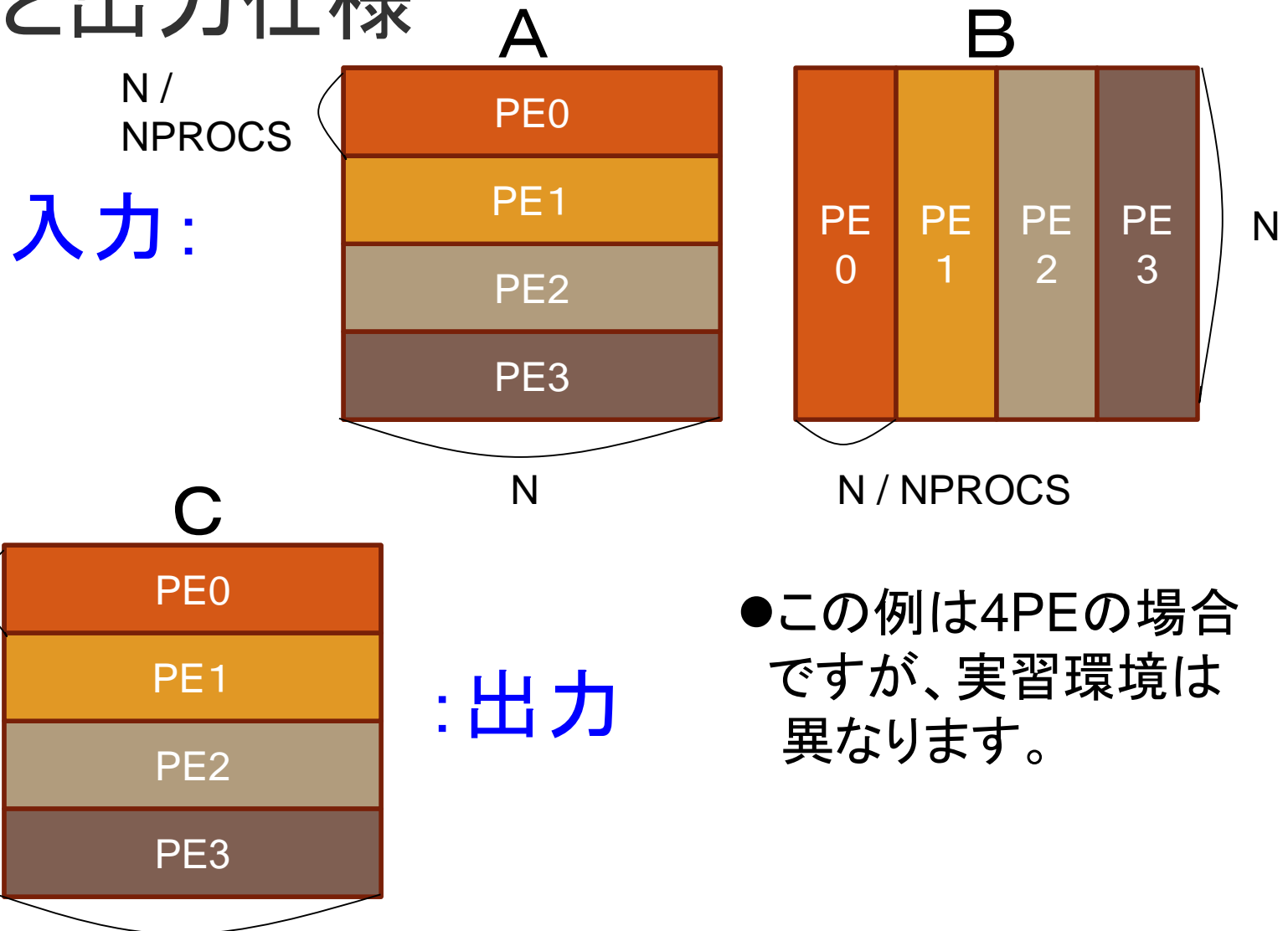
# 行列A、B、Cの初期配置

- 行列A、B、Cの配置は以下のようになっています。  
(ただし以下は4PEの場合で、実習環境は異なります。)



- 1対1通信関数が必要です。
- 行列A、B、Cの配列のほかに、受信用バッファの配列が必要です。

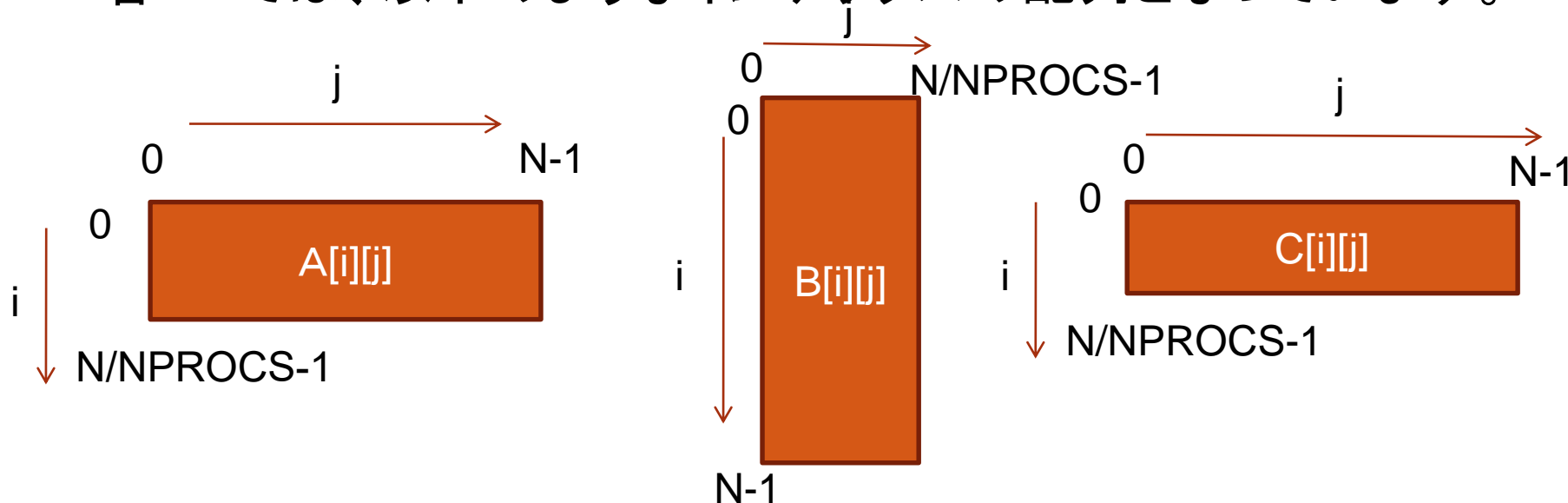
# 入力と出力仕様



- この例は4PEの場合ですが、実習環境は異なります。

# 並列化の注意 (C言語)

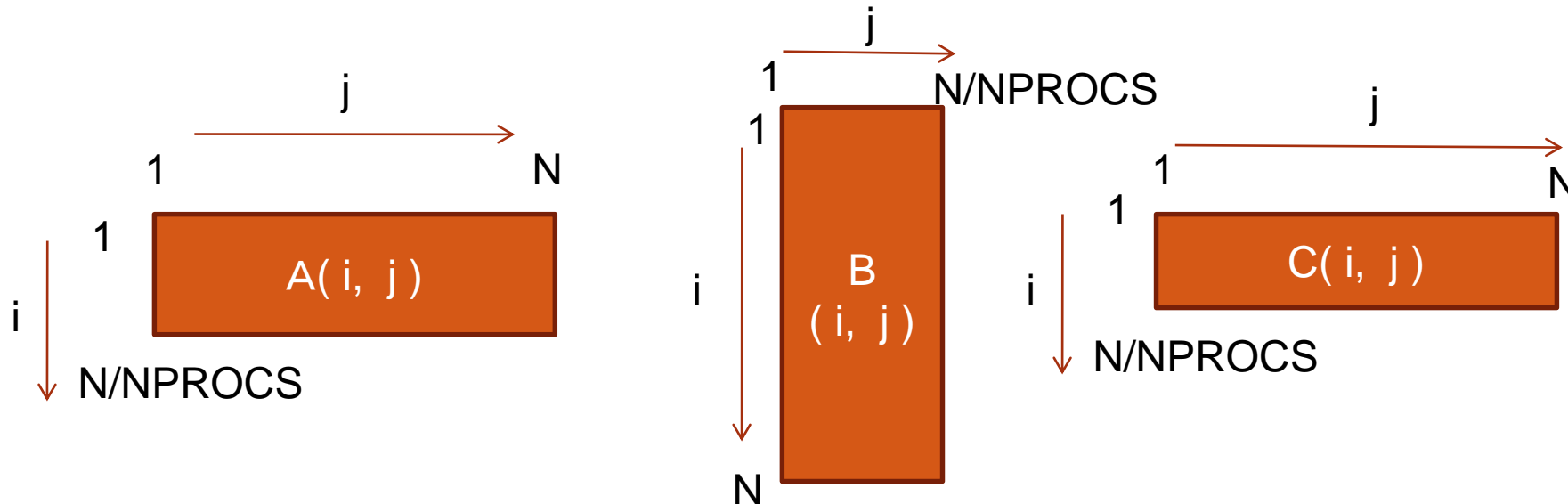
- 各配列は、完全に分散されています。
- 各PEでは、以下のようなインデックスの配列となっています。



- 各PEで行う、ローカルな行列-行列積演算時のインデックス指定に注意してください。

# 並列化の注意 (Fortran言語)

- 各配列は、完全に分散されています。
- 各PEでは、以下のようなインデックスの配列となっています。

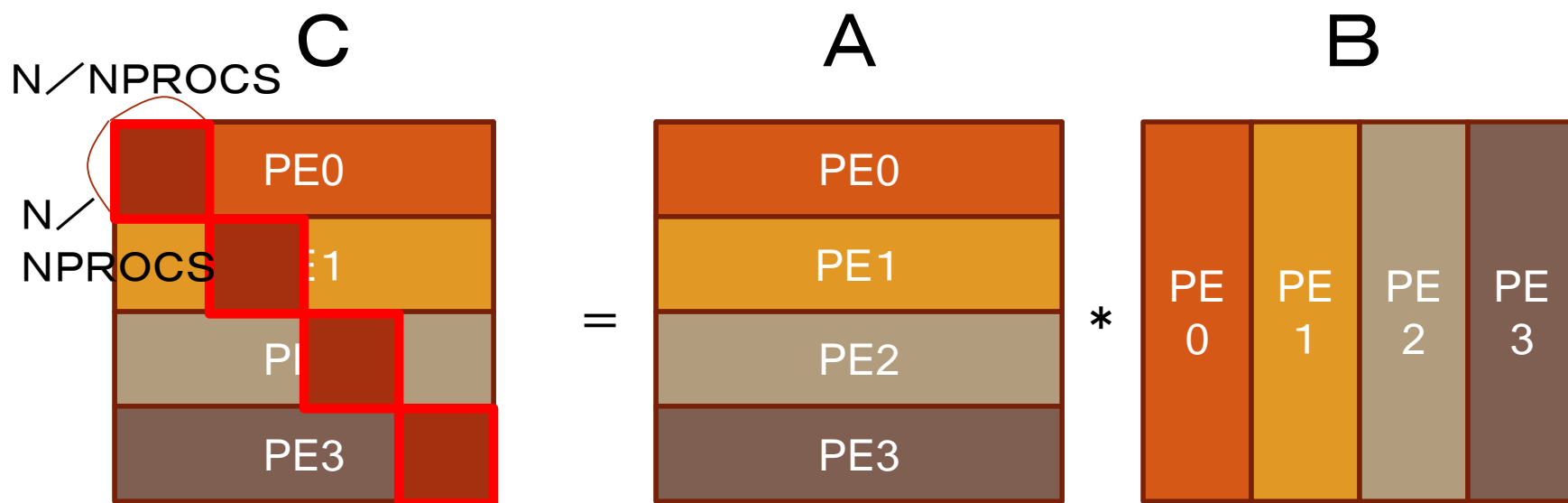


- 各PEで行う、ローカルな行列-行列積演算時のインデックス指定に注意してください。



# 並列化のヒント

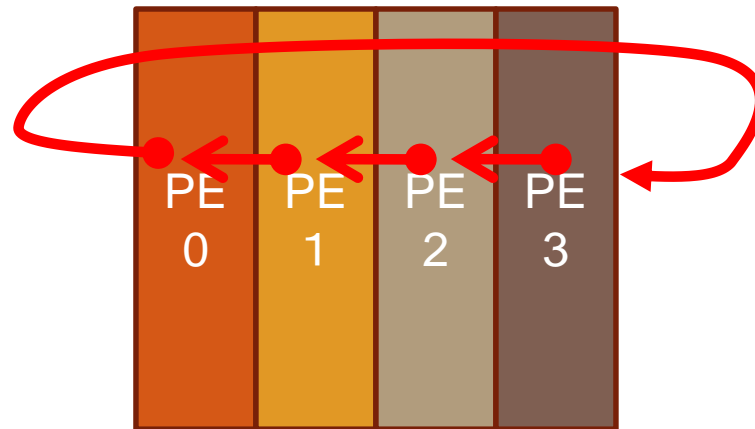
- 行列積を計算するには、各PEで**完全な行列Bのデータがない**ので、行列Bのデータについて通信が必要です。
- たとえば、以下のように計算する方法があります。
- **ステップ1**



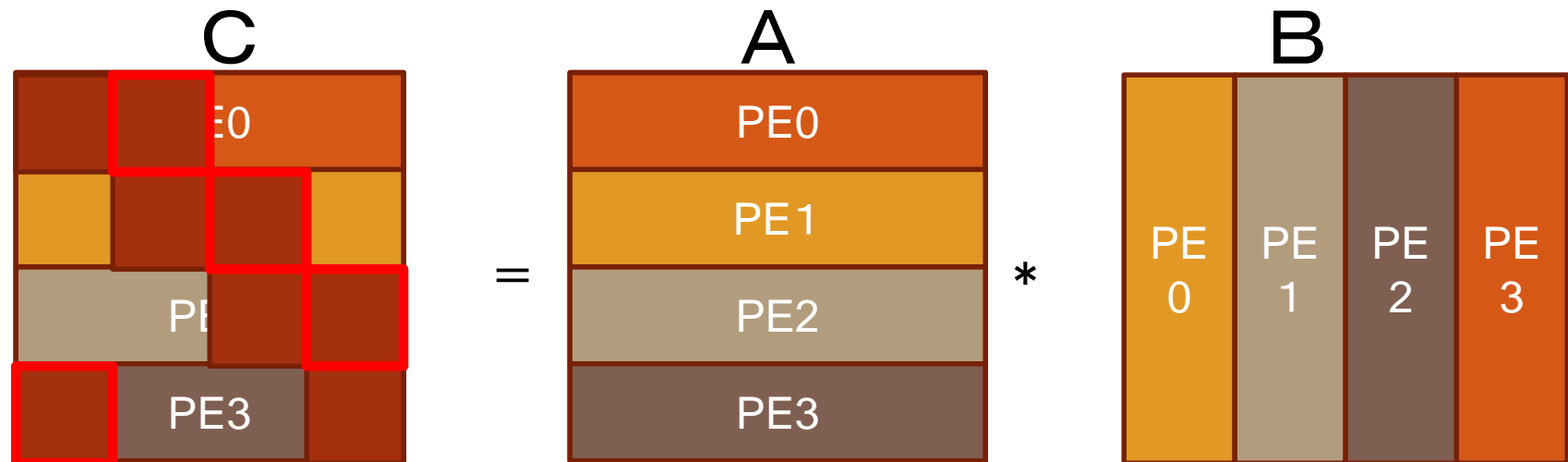
ローカルなデータを使って得られた  
行列-行列積結果

# 並列化のヒント B

## ステップ2



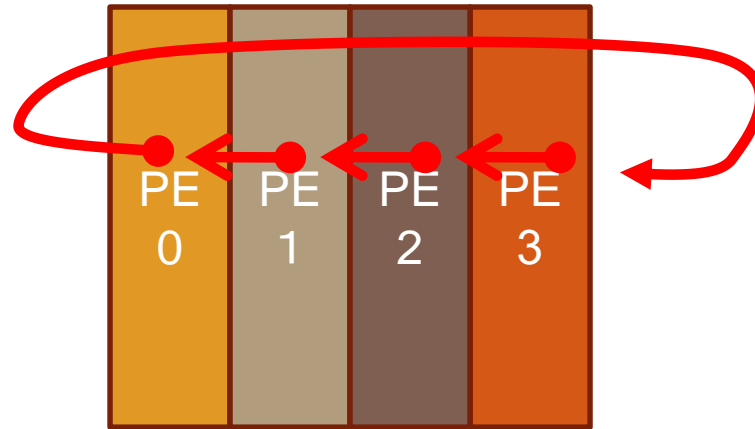
自分の持っているデータを  
ひとつ左隣りに転送する  
(PE0は、PE3に送る)  
【循環左シフト転送】



ローカルなデータを使って得られた  
行列-行列積結果

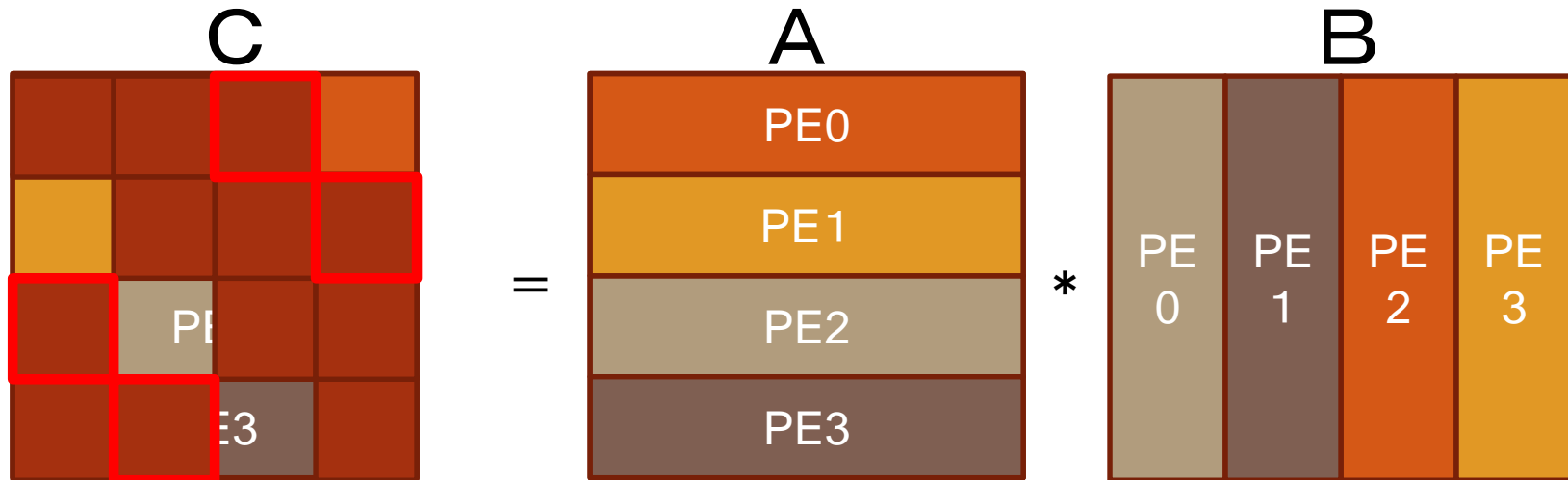
# 並列化のヒント B

## ステップ3



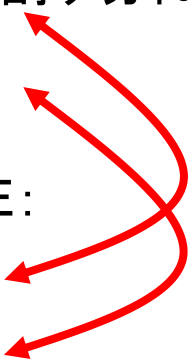
自分の持っているデータを  
ひとつ左隣りに転送する  
(PE0は、PE3に送る)

**【循環左シフト転送】**



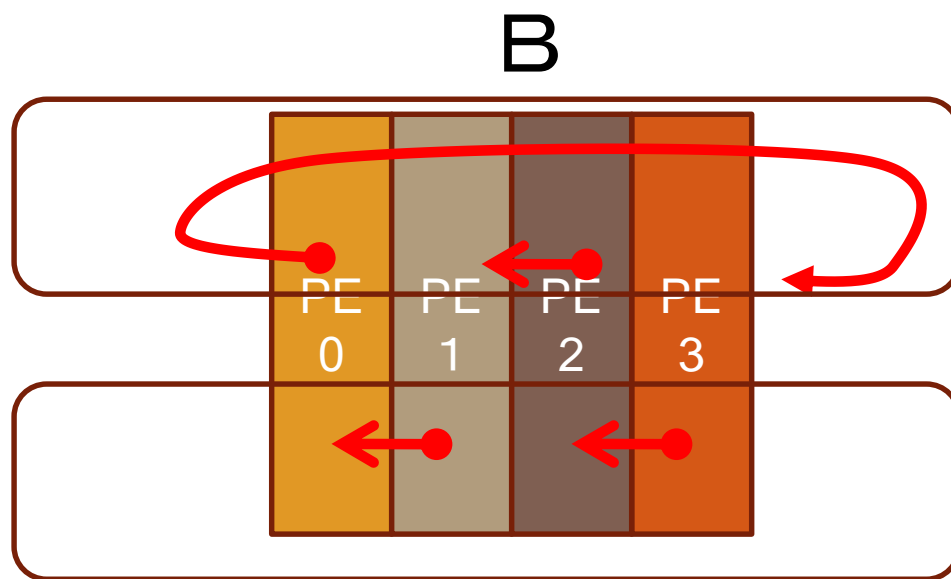
ローカルなデータを使って得られた  
行列-行列積結果

# 並列化の注意

- 循環左シフト転送を実装する際、全員がMPI\_Sendを先に発行すると、その場所で処理が止まる。  
(正確には、動いたり、動かなかったり、する)
    - MPI\_Sendの処理中で、場合により、バッファ領域がなくなる。
    - バッファ領域が空くまで待つ(スピンウェイトする)。
    - しかし、バッファ領域不足から、永遠に空かない。
  - これを回避するため、以下の実装を行う。
    - PE番号が2で割り切れるPE:
      - MPI\_Send();
      - MPI\_Recv();
    - それ以外のPE:
      - MPI\_Recv();
      - MPI\_Send();
- それぞれに対応
- 

# デットロック回避の通信パターン

- 以下の2ステップで、循環左シフト通信をする



**ステップ1:**  
2で割り切れるPEが  
データを送る

**ステップ2:**  
2で割り切れないPEが  
データを送る

# 基礎的なMPI関数—MPI\_Recv (1/2)

```
• ierr = MPI_Recv(recvbuf, icount, idatatype, isource,  
                 itag,  icomm,  istatus);
```

- `recvbuf` : 受信領域の先頭番地を指定する。
- `icount` : 整数型。受信領域のデータ要素数を指定する。
- `idatatype` : 整数型。受信領域のデータの型を指定する。
  - `MPI_CHAR` (文字型)、`MPI_INT` (整数型)、`MPI_FLOAT` (実数型)、`MPI_DOUBLE` (倍精度実数型)
- `isource` : 整数型。受信したいメッセージを送信するPEのランクを指定する。
  - 任意のPEから受信したいときは、`MPI_ANY_SOURCE` を指定する。

# 基礎的なMPI関数—MPI\_Recv (2/2)

- **itag**：整数型。受信したいメッセージに付いているタグの値を指定する。
  - 任意のタグ値のメッセージを受信したいときは、**MPI\_ANY\_TAG** を指定する。
- **icomm**：整数型。PE集団を認識する番号であるコミュニケータを指定する。
  - 通常では**MPI\_COMM\_WORLD** を指定すればよい。
- **istatus**：MPI\_Status型(整数型の配列)。受信状況に関する情報が入る。
  - 要素数が**MPI\_STATUS\_SIZE**の整数配列が宣言される。
  - 受信したメッセージの送信元のランクが **istatus[MPI\_SOURCE]**、タグが **istatus[MPI\_TAG]** に代入される。
- **ierr(戻り値)**：整数型。エラーコードが入る。

# 実装上の注意

## • タグ (itag) について

- `MPI_Send()`, `MPI_Recv()` で現れるタグ (itag) は、任意の `int` 型の数字を指定してよいです。
- ただし、同じ値 (0 など) を指定すると、どの通信に対応するかわからなくなり、誤った通信が行われるかもしれません。
- 循環左シフト通信では、`MPI_Send()` と `MPI_Recv()` の対が、2 つでてきます。これらを別のタグにした方が、より安全です。
- たとえば、一方は最外ループの値 `iloop` として、もう一方を `iloop+NPROCS` とすれば、全ループ中でタグがぶつかることがなく、安全です。



# さらなる並列化のヒント

---

以降、本当にわからない人のための資料です。  
ほぼ回答が載っています。

# 並列化のヒント

1. 循環左シフトは、**PE総数-1回** 必要
2. 行列Bのデータを受け取るため、行列B[][]に関するバッファ行列B\_T[][]が必要
3. 受け取ったB\_T[][] を、ローカルな行列-行列積で使うため、B[][]へコピーする。
4. ローカルな行列-行列積をする場合の、対角ブロックの初期値:**ブロック幅\*myid**。ループ毎にブロック幅だけ増やしていくが、**N**を超えたら0に戻さなくてはならない。

# 並列化のヒント(ほぼ回答、C言語)

- 以下のようなコードになる。

```
ib = n/numprocs;
for (iloop=0; iloop<NPROCS; iloop++ ) {
    ローカルな行列-行列積 C = A * B;
    if (iloop != (numprocs-1) ) {
        if (myid % 2 == 0 ) {
            MPI_Send(B, ib*n, MPI_DOUBLE, isendPE,
                    iloop, MPI_COMM_WORLD);
            MPI_Recv(B_T, ib*n, MPI_DOUBLE, irecvPE,
                    iloop+numprocs, MPI_COMM_WORLD, &istatus);
        } else {
            MPI_Recv(B_T, ib*n, MPI_DOUBLE, irecvPE,
                    iloop, MPI_COMM_WORLD, &istatus);
            MPI_Send(B, ib*n, MPI_DOUBLE, isendPE,
                    iloop+numprocs, MPI_COMM_WORLD);
        }
        B[ ][ ] ~ B_T[ ][ ] をコピーする;
    }
}
```

# 並列化のヒント(ほぼ回答、C言語)

- ローカルな行列-行列積は、以下のようなコードになる。

```
jstart=ib*( (myid+iloop)%NPROCS );  
for (i=0; i<ib; i++) {  
    for(j=0; j<ib; j++) {  
        for(k=0; k<n; k++) {  
            C[ i ][ jstart + j ] += A[ i ][ k ] * B[ k ][ j ];  
        }  
    }  
}
```

# 並列化のヒント(ほぼ回答, Fortran言語)

- 以下のようなコードになる。

```
ib = n/numprocs
do iloop=0, NPROCS-1
  ローカルな行列-行列積 C = A * B
  if (iloop .ne. (numprocs-1) ) then
    if (mod(myid, 2) .eq. 0 ) then
      call MPI_SEND(B, ib*n, MPI_REAL8, isendPE, &
        iloop, MPI_COMM_WORLD, ierr)
      call MPI_RECV(B_T, ib*n, MPI_REAL8, irecvPE, &
        iloop+numprocs, MPI_COMM_WORLD, istatus, ierr)
    else
      call MPI_RECV(B_T, ib*n, MPI_REAL8, irecvPE, &
        iloop, MPI_COMM_WORLD, istatus, ierr)
      call MPI_SEND(B, ib*n, MPI_REAL8, isendPE, &
        iloop+numprocs, MPI_COMM_WORLD, ierr)
    endif
    B ⇐ B_T をコピーする
  endif
enddo
```

# 並列化のヒント(ほぼ回答, Fortran言語)

- ローカルな行列-行列積は、以下のようなコードになる。

```
imod = mod( (myid+iloop), NPROCS )
jstart = ib* imod
do i=1, ib
  do j=1, ib
    do k=1, n
      C( i , jstart + j ) = C( i , jstart + j ) + A( i , k ) * B( k , j )
    enddo
  enddo
enddo
```

# おわり

---

お疲れさまでした

# 添付資料

---

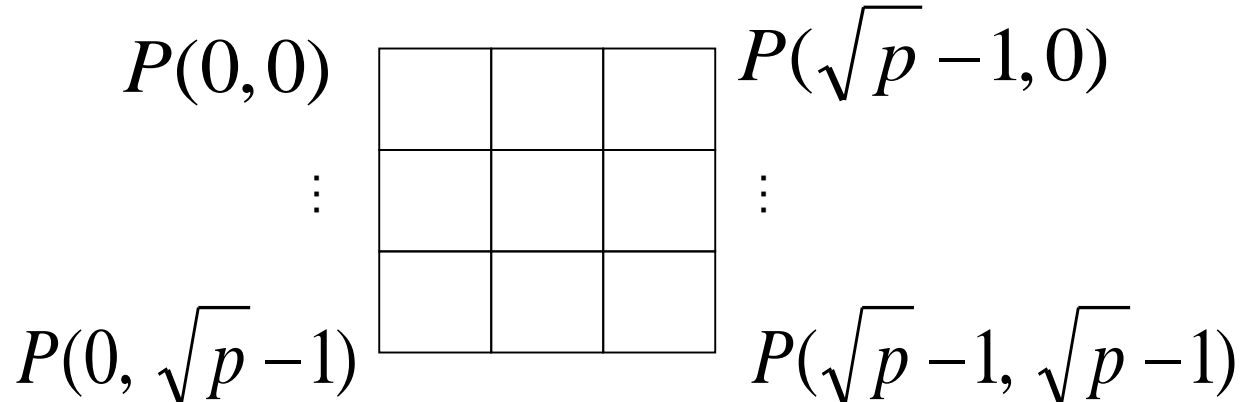
行列積の並列アルゴリズムに興味のある方はご覧ください





# Cannonのアルゴリズム

- データ分散方式の仮定
  - プロセッサ・グリッドは **二次元正方**



- PE数が、2のべき乗数しかとれない
- 各PEは、行列A、B、Cの対応する各小行列を、1つずつ所有
- 行列A、Bの小行列と同じ大きさの作業領域を所有

# 言葉の定義－放送と通信

## • 通信

- <通信>とは、1つのメッセージを1つのPEに送ることである
- `MPI_Send`関数、`MPI_Recv`関数で記述できる処理のこと
- 1対1通信ともいう

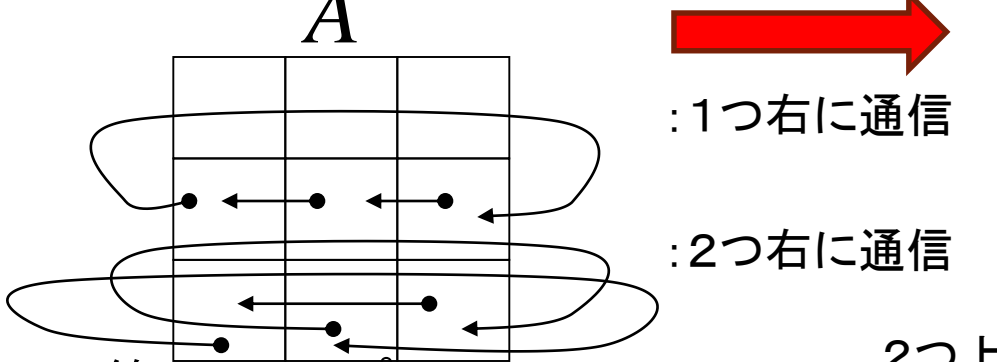
## • 放送

- <放送>とは、同一メッセージを複数のPEに(同時に)通信することである
- `MPI_Bcast`関数で記述できる処理のこと
- 1対多通信ともいう
- 通信の特殊な場合と考えられる

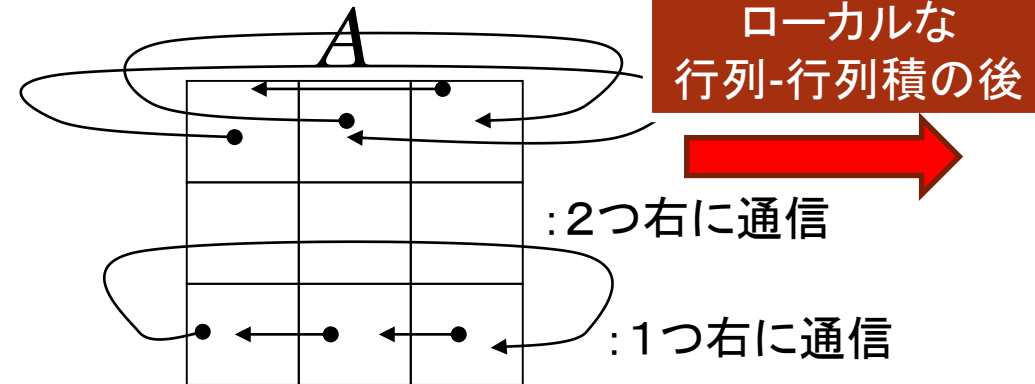
# Cannonのアルゴリズム

## • アルゴリズムの概略

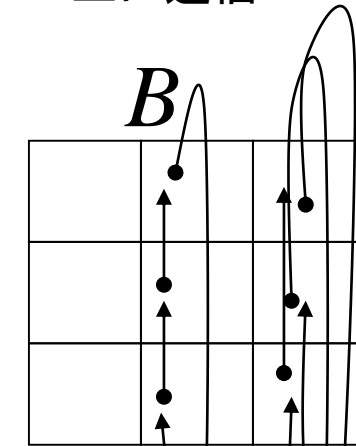
### • 第一ステップ



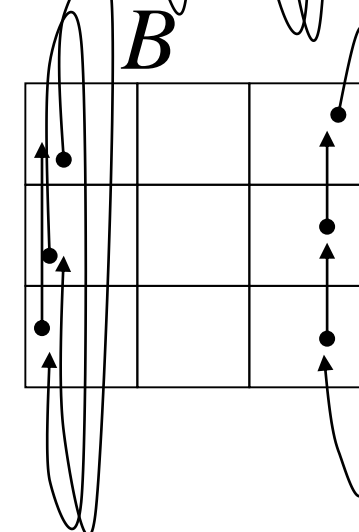
### • 第二ステップ



1つ上に通信 2つ上に通信



2つ上に通信



1つ上に通信

【通信パターンが1つ右に循環シフト】

【通信パターンが1つ下に循環シフト】

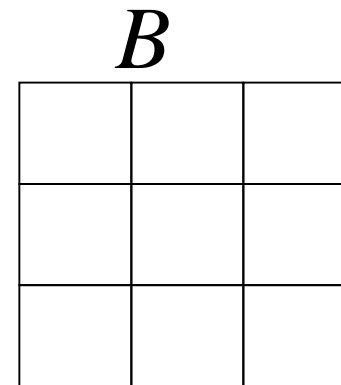
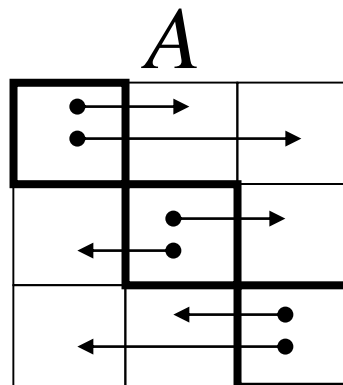
# Cannonのアルゴリズム

- まとめ
  - <循環シフト通信>のみで実現可能
  - 1対1通信(隣接通信)のみで実現可能
  - 物理的に隣接PEにしかつながないネットワーク(例えば二次元メッシュ)向き
  - 放送処理がハードウェアでできるネットワークをもつ計算機では、遅くなることも

# Foxのアルゴリズム

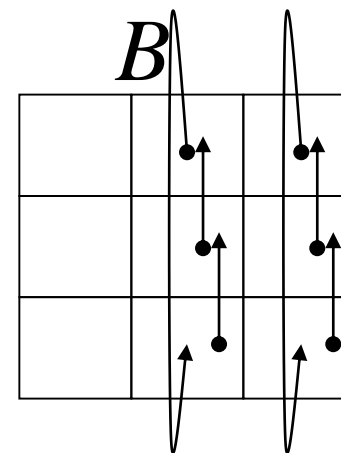
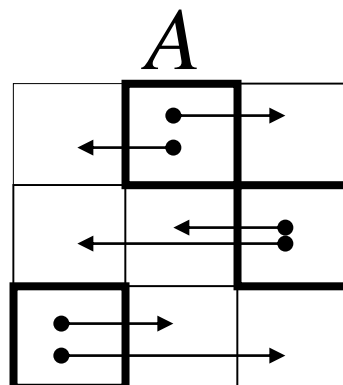
## • アルゴリズムの概要

### • 第一ステップ



### • 第二ステップ

【放送PEが  
1つ右に  
循環シフト】



1つ上に通信

# Foxのアルゴリズム

- まとめ

- <同時放送(マルチキャスト)>が必要
- 物理的に隣接PEにしかつながないネットワーク(例えば二次元メッシュ)で性能が悪い(通信衝突が多発)
- 同時放送がハードウェアでできるネットワークをもつ計算機では、Cannonのアルゴリズムに比べ高速となる

# 転置を行った後での行列積

## • 仮定

### 1. データ分散方式:

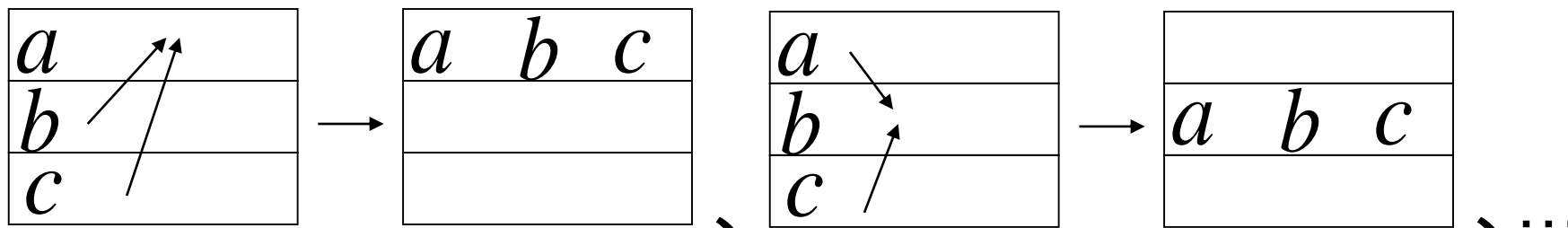
行列A、B、C: 行方向ブロック分散方式 (Block, \*)

### 2. メモリに十分な余裕があること:

分散された行列Bを各PEに全部収集できること

## • どうやって、行列Bを収集するか?

### • 行列転置の操作をプロセッサ台数回実行



# 転置を行った後での行列積

## • 特徴

- 一度、行列  $B$  の転置行列が得られれば、一切通信は不要
- 行列  $B$  の転置行列が得られているので、たとえば行方向連続アクセスのみで行列積が実現できる（行列転置の処理が不要）



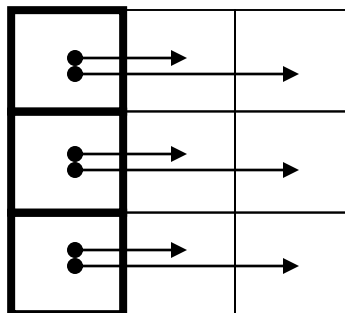
# SUMMA、PUMMA

- 近年提案された並列アルゴリズム
  1. SUMMA (Scalable Universal Matrix Multiplication Algorithm)
    - R. Van de Geijinほか、1997年
    - 同時放送(マルチキャスト)のみで実現
  2. PUMMA (Parallel Universal Matrix Multiplication Algorithms)
    - Choiほか、1994年
    - 二次元ブロックサイクリック分散方式むきのFoxのアルゴリズム

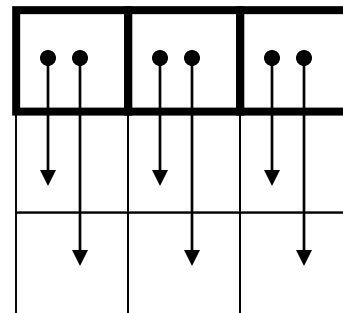
# SUMMA

- アルゴリズムの概略

- 第一ステップ *A*

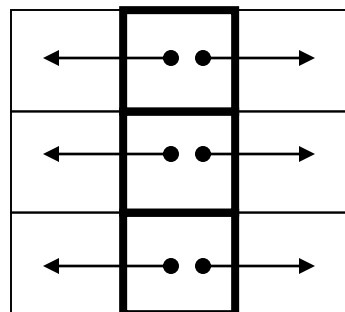


- *B*

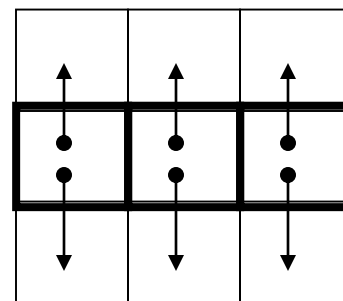


- 第二ステップ

- *A*



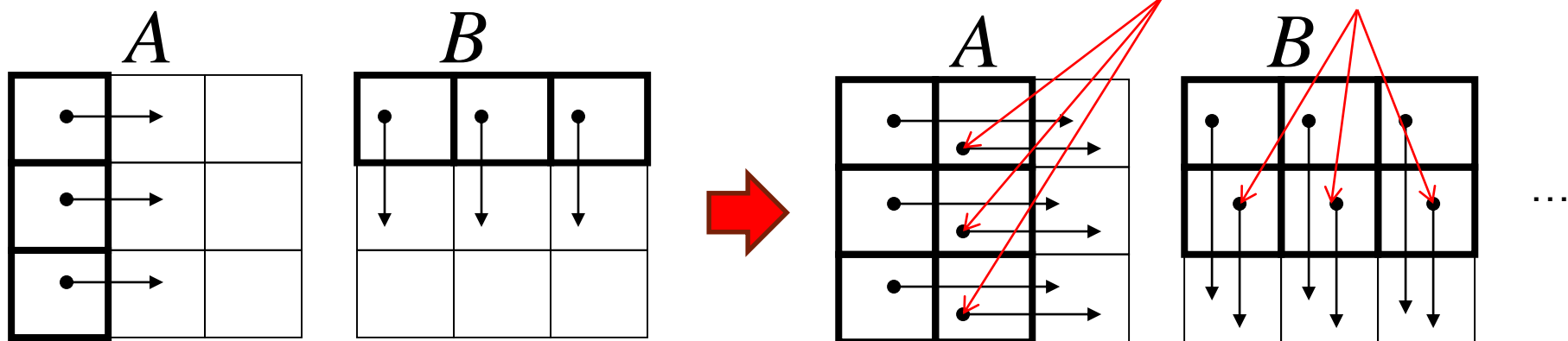
- *B*



# SUMMA

## 特徴

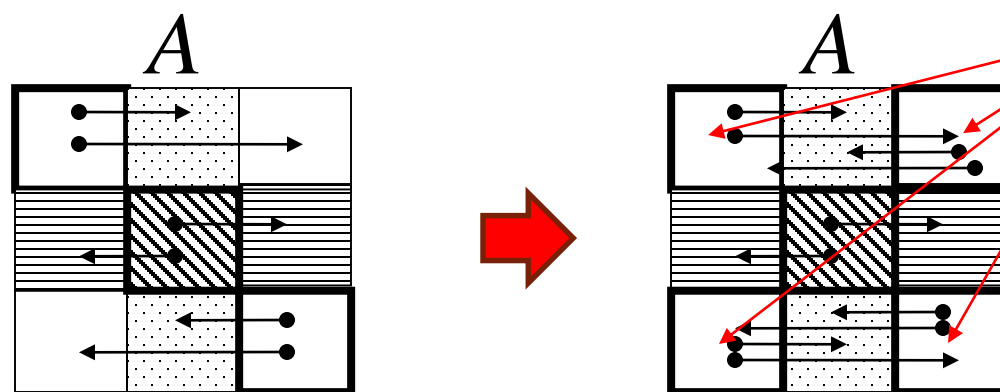
- 同時放送をブロッキング関数(例. `MPI_Bcast`)で実装すると、同期回数が多くなり性能低下の要因になる
- SUMMAにおけるマルチキャストは、非同期通信の1対1通信(例. `MPI_Isend`)で実装することで、通信と計算のオーバーラップ(通信隠蔽)可能
  - 次の2ステップをほぼ同時に



# PUMMA

- 概略

- 二次元ブロックサイクリック分散方式用のFoxアルゴリズム
- ScaLAPACKが二次元ブロックサイクリック分散を採用していることから開発された
- 例:



＜同じPE＞が所有しているデータだから、所有データをまとめて＜同一宛先PE＞に一度に送る

# Strassenのアルゴリズム

- 素朴な行列積:  $n^3$  の乗算と  $(n-1)^3$  の加算
- Strassenのアルゴリズムでは  $n^{\log 7}$  の演算
- アイデア: <分割統治法>
  - 行列を小行列に分割して、計算を分割
- 実際の性能
  - 再帰処理や行列のコピーが必要
  - 素朴な実装法より遅くなることもある
  - 再帰の打ち切り、再帰処理展開などの工夫をすれば、(nが大きい範囲で)効率の良い実装が可能

# Strassenのアルゴリズム

## • 並列化の注意

- アルゴリズムを単純に分散メモリ型並列計算機に実装すると通信が多発
  - 性能がでない
- PE内の行列積をStrassenで行い、PE間をSUMMAなどで実装すると効率的な実装が可能
- **ところが通信量は、アルゴリズムの性質から、通常の行列 - 行列積アルゴリズムに対して減少する。この性質を利用して、近年、Strassenを用いた通信回避アルゴリズムが研究されている。**